



MINISTERUL EDUCAȚIEI ȘI CERCETĂRII
Universitatea Națională de Știință și Tehnologie
POLITEHNICA București

Anexa 4

Nr. 7376/1/ASSET-IXC/29.09.2026

A N U N Ţ

Universitatea Națională de Știință și Tehnologie POLITEHNICA București, în conformitate cu prevederile Legii nr. 53/2003 – Codul Muncii, republicată, cu modificările și completările ulterioare, Legii nr. 199/2023 a Învățământului Superior, cu modificările și completările ulterioare și ale Procedurii de sistem privind angajarea pentru participarea la proiecte – PS-46-DIRU-02, având în vedere aprobarea cererii de finanțare aferentă proiectului „CONCEPȚIE, IMPLEMENTARE ȘI VALIDAREA FIABILITĂȚII UNOR NOI STRUCTURI DE INTEGRARE HETEROGENĂ PENTRU ASSET-IXC” (ASSET-IXC)”, anunță organizarea concursului pentru ocuparea pe perioadă determinată, cu fracțiune de normă, program flexibil și timp inegal de lucru, a următoarelor posturi vacante, în cadrul proiectului menționat:

Poziția postului conform deciziei	Funcție	Nr. posturi	Tarif orar brut	Timpul de lucru (ore/lună)	Perioada propusă pentru încheierea CIM ¹
C.12.	A1(6.2)_Inginer în microelectronică (Doctorand)	1	125 lei/oră	O fracțiune de normă nedeterminată, activitatea realizându-se în regim de plata cu ora	20.10.2026-31.12.2028
C.13.	A1(6.3)_Inginer în microelectronică (Doctorand)	1	125 lei/oră	O fracțiune de normă nedeterminată, activitatea realizându-se în regim de plata cu ora	20.10.2026-31.12.2028
C.22.	A1(8.4)_Tehnician în microelectronică (student)	1	75 lei/oră	O fracțiune de normă nedeterminată, activitatea realizându-se în regim de plata cu ora	20.10.2026-31.12.2028
C.23.	A1(8.5)_Tehnician în microelectronică (student)	1	75 lei/oră	O fracțiune de normă nedeterminată, activitatea realizându-se în regim de plata cu ora	20.10.2026-31.12.2028
C.95.	A6(9.3)_Inginer electronist (Masterand)	1	125 lei/oră	O fracțiune de normă nedeterminată, activitatea realizându-se în regim de plata cu ora	20.10.2026-31.12.2028
C.96.	A6(9.4)_Inginer electronist (Masterand)	1	125 lei/oră	O fracțiune de normă nedeterminată, activitatea realizându-se în regim de plata cu ora	20.10.2026-31.12.2028



C.97.	A6(9.5)_Inginer electronist (Masterand)	1	125 lei/oră	O fracțiune de normă nedeterminată, activitatea realizându-se în regim de plata cu ora	20.10.2026-31.12.2028
C.98.	A6(9.6)_Inginer electronist (Masterand)	1	125 lei/oră	O fracțiune de normă nedeterminată, activitatea realizându-se în regim de plata cu ora	20.10.2026-31.12.2028
C.99.	A6(9.7)_Inginer electronist (Masterand)	1	125 lei/oră	O fracțiune de normă nedeterminată, activitatea realizându-se în regim de plata cu ora	20.10.2026-31.12.2028
C.100.	A6(9.8)_Inginer electronist (Masterand)	1	125 lei/oră	O fracțiune de normă nedeterminată, activitatea realizându-se în regim de plata cu ora	20.10.2026-31.12.2028
C.101.	A6(9.10)_Inginer electronist (Masterand)	1	125 lei/oră	O fracțiune de normă nedeterminată, activitatea realizându-se în regim de plata cu ora	20.10.2026-31.12.2028
C.113.	A6(10.11)_Tehnician electronică (Student)	1	75 lei/oră	O fracțiune de normă nedeterminată, activitatea realizându-se în regim de plata cu ora	20.10.2026-31.12.2028
C.125.	A7(8.5)_Tehnician proiectant circuite integrate (Student)	1	75 lei/oră	O fracțiune de normă nedeterminată, activitatea realizându-se în regim de plata cu ora	20.10.2026-31.12.2028
C.130.	A7(8.10)_Tehnician proiectant circuite integrate (Student)	1	75 lei/oră	O fracțiune de normă nedeterminată, activitatea realizându-se în regim de plata cu ora	20.10.2026-31.12.2028

Intervalul orar în care se poate desfășura activitatea este 06:00 – 22:00, programul de lucru având caracter flexibil, în funcție de specificul postului, fără a se suprapune programele de lucru în cazul cumulului. Activitatea va fi remunerată lunar, proporțional cu timpul lucrat de către angajat, pe baza documentelor de raportare/conform procedurilor specifice ale proiectului și ținând cont de legislația în vigoare și prevederile/instrucțiunile/ordinele etc. aplicabile proiectului.

¹ Perioada de angajare corespunde perioadei de implementare a proiectului sau perioadei de implementare a activității/subactivității, conform prevederilor cererii de finanțare aprobate. În cazul în care este necesară prelungirea perioadei de activitate, aceasta se va modifica prin acordul părților în baza unui act adițional la Contractul Individual de Muncă.

A. Condițiile generale de participare la examen, conform legislație în vigoare, sunt:

- a) are cetățenia română sau cetățenia unui alt stat membru al Uniunii Europene, a unui stat parte la Acordul privind Spațiul Economic European (SEE) sau cetățenia Confederației Elvețiene;
- prin excepție de la condiția prevăzută la lit. a) pot fi angajați și cetățeni străini, cu respectarea regimului stabilit pentru aceștia prin legislația specifică și legislația muncii (atestatul de recunoaștere a diplomei de studii, eliberat de Centrul Național de Recunoaștere și Echivalare a Studiilor. Dacă țara care a emis diploma de studii nu este semnatară a Convenției de la Haga, caz

în care este necesară apostilarea diplomei, sau nu a semnat cu România un tratat de recunoaștere reciprocă a actelor, atunci este necesară supralegalizarea diplomei, codul COR aferent funcției pe care se dorește angajarea trebuie să fie compatibil cu studiile cetățeanului străin, așa cum au fost ele recunoscute de instituția competentă)

- b) cunoaște limba română, scris și vorbit sau o limbă de circulație internațională (limba engleză sau limba franceză);
- c) are capacitate de muncă în conformitate cu prevederile Legii nr. 53/2003 – Codul Muncii, republicată, cu modificările și completările ulterioare;
- d) are o stare de sănătate corespunzătoare postului pentru care candidează, atestată pe baza adeverinței medicale eliberate de medicul de familie sau de unitățile sanitare abilitate;
- e) îndeplinește condițiile de studii, de vechime în specialitate și, după caz, alte condiții specifice potrivit cerințelor postului scos la examen;
- f) nu a fost condamnată definitiv pentru săvârșirea unei infracțiuni contra securității naționale, contra autorității, contra umanității, infracțiuni de corupție sau de serviciu, infracțiuni de fals ori contra înfăptuirii justiției, infracțiuni săvârșite cu intenție care ar face o persoană candidată la post incompatibilă cu exercitarea funcției contractuale pentru care candidează, cu excepția situației în care a intervenit reabilitarea;
- g) nu execută o pedeapsă complementară prin care i-a fost interzisă exercitarea dreptului de a ocupa funcția, de a exercita profesia sau meseria ori de a desfășura activitatea de care s-a folosit pentru săvârșirea infracțiunii sau față de aceasta nu s-a luat măsura de siguranță a interzicerii ocupării unei funcții sau a exercitării unei profesii;
- h) nu a comis infracțiuni prevăzute la art. 1 alin. (2) din Legea nr. 118/2019 privind Registrul național automatizat cu privire la persoanele care au comis infracțiuni sexuale, de exploatare a unor persoane sau asupra minorilor, precum și pentru completare Legii nr. 76/2008 privind organizarea și funcționarea Sistemului Național de Date Genetice judiciare, cu modificările ulterioare, pentru domeniile prevăzute la art. 35 alin. (1) lit. h

Actele² necesare înscrierii sunt:

- a) formular de înscriere la examen <https://posturivacante.upb.ro/cercetare/>, în original;
- b) copia actului de identitate sau orice alt document care atestă identitatea, potrivit legii, aflat în termen de valabilitate;
- c) copia certificatului de căsătorie sau a altui document prin care s-a realizat schimbarea de nume, după caz;
- d) copiile documentelor care atestă nivelul studiilor și ale altor acte care atestă efectuarea unor specializări, precum și copiile documentelor care atestă îndeplinirea condițiilor specifice ale postului solicitat prin prezentul anunț;
- e) copia carnetului de muncă, a adeverinței eliberate de angajator pentru perioada lucrată, care să ateste vechimea în muncă și în specialitatea studiilor solicitate pentru ocuparea postului;
- f) *cazierul judiciar, în original, sau o declarație pe propria răspundere privind lipsa antecedentelor penale care să-l facă incompatibil cu funcția pentru care candidează, în original. În acest caz, candidatul declarat admis la selecția dosarelor și care nu a solicitat expres la înscrierea la concurs preluarea informațiilor privind antecedentele penale direct de la autoritatea sau instituția publică competentă cu eliberarea certificatelor de cazier judiciar are obligația de a completa dosarul de concurs cu originalul documentului, anterior datei de susținere a probei scrise și/sau probei practice;
- g) *certificatul de integritate comportamentală, în original, din care să reiasă că nu s-a comis infracțiuni prevăzute la art. 1 alin. (2) din Legea nr. 118/2019 privind Registrul național automatizat cu privire la persoanele care au comis infracțiuni sexuale, de exploatare a unor persoane sau asupra minorilor, precum și pentru completarea Legii nr. 76/2008 privind organizarea și funcționarea Sistemului Național de Date Genetice Juridice, cu modificările ulterioare, pentru candidații înscriși pentru posturile din sistemului de învățământ, sănătate sau protecție social, precum și orice entitate publică sau private a cărei activitate

presupune contactul direct cu copii, persoane în vârstă, persoane cu dizabilități sau alte categorii de persoane vulnerabile ori care presupune examinarea fizică sau evaluarea psihologică a unei persoane;

h) **certificat medical eliberat de către medicul specialist de medicina muncii, conform Ordinului 4.060/1.502/2024 privind aprobarea modului de acordare a avizelor medicale pentru exercitarea funcțiilor didactice de predare sau didactice auxiliare și a modelului de certificat medical pentru încadrarea într-o funcție didactică de predare sau didactică auxiliară din învățământul superior, eliberat în baza avizului medical emis de către medicul specialist psihiatru și a adeverinței medicale eliberate de către medicul de familie, în original, care să ateste starea de sănătate corespunzătoare, eliberat cu cel mult 6 luni anterior derulării concursului, cu mențiunea apt pentru concurs. Dacă informațiile prezentate se dovedesc a fi neconforme sau formatul documentelor nu este conform ordinului menționat anterior, certificatul va fi considerat nul;*

i) certificatul care atestă starea de sănătate conține, în clar, numărul, data, numele emitentului și calitatea acestuia, în formatul standard stabilit prin ordin al ministrului sănătății. Pentru candidații cu dizabilități, în situația solicitării de adaptare rezonabilă, adeverința care atestă starea de sănătate trebuie însoțită de copia certificatului de încadrare într-un grad de handicap, emis în condițiile legii;

j) curriculum vitae, model comun european, datat și semnat pe fiecare pagină, în care se menționează proiectul și postul vizat de candidat.

**În cazul candidaților care nu au cetățenia română, pentru atestarea îndeplinirii condițiilor stipulate la punctele f), g), respectiv h) este necesară completarea unei declarații pe propria răspundere.*

² Documentele transmise trebuie să fie traduse în limba română sau o limbă de circulație internațională (în limba engleză sau în limba franceză)

În situația în care, POLITEHNICA București întreprinde toate diligențele pentru obținerea extrasului de pe cazierul judiciar, respectiv a certificatului de integritate comportamentală, și la eliberarea documentelor, de către autoritățile competente, se constată încălcarea condițiilor generale de participare la examenul de ocupare a postului, candidatul va fi exclus din cadrul examenului în orice etapă a acestuia și/sau nu va fi încadrat pe post.

Înscrierile se fac până la data de **06.10.2026**, inclusiv, ora 15⁰⁰ - UTC +2 Eastern European Time (EET).

- fie la sediul Universității Naționale de Știință și Tehnologie POLITEHNICA București, Splaiul Independenței, nr. 313, sector 6, cod poștal 060042, clădire Rectorat, etaj 1, camera 114, telefon 021.402.9234/9233,
- fie încărcat, în format electronic, la adresa resurse.umane@upb.ro, respectând prevederile Regulamentului UE 2016/679 privind protecția persoanelor fizice în ceea privește prelucrarea datelor cu caracter personal.

Transmiterea documentelor prin poșta electronică se realizează în format .pdf cu volum maxim de 1 MB, documentele fiind acceptate doar în formă lizibilă și să nu existe informații sub formă de link în corpul e-mail-ului.

Orice document asumat în nume propriu de către candidat, transmis prin poșta electronică (formular de înscriere, declarație pe propria răspundere etc.), va fi semnat utilizând semnătura electronică avansată sau calificată.

Prin raportare la nevoile individuale, candidatul cu dizabilități poate înainta comisiei de examen, în termenul prevăzut pentru depunerea dosarelor, propunerea sa privind instrumentele necesare pentru asigurarea accesibilității probelor de concurs.

Nerespectarea termenului de depunere a dosarelor de examen și a formatului menționat, după caz, conduce la respingerea candidatului.

Candidatul declarat admis are obligația de a prezenta secretarului comisiei de evaluare și selecție originalele documentelor prezentate în copie în vedere certificării „conform cu originalul”, dacă acest lucru îi este solicitat, conform procedurilor specifice fiecărui proiect.

B. Condițiile specifice de participare la concurs pentru posturile vacante scoase la concurs, conform specificației Fișei Postului sunt:

Nr. crt.	Funcție	Nr. post uri	Condiții minime obligatorii	Criterii suplimentare de selecție
C.12.	A1(6.2)_ Inginer în microelectronică (Doctorand)	1	-studii superioare la nivel de masterat sau echivalent în domeniul Inginerie electronică - 20 puncte. -studentul doctorand înscris la o școală doctorală în domeniul Inginerie electronică -20 puncte. -minim 2 publicații în domeniul Inginerie electronică - 20 puncte.	-experiență de cercetare demonstrată prin 2 publicații științifice ISI/WOS relevante - 20 puncte. -participare la minim 3 conferințe internaționale – 20 puncte.
C.13.	A1(6.3)_ Inginer în microelectronică (Doctorand)	1	-studii superioare la nivel de masterat sau echivalent în domeniul Inginerie electronică - 20 puncte. -studentul doctorand înscris la o școală doctorală în domeniul Inginerie electronică -20 puncte. -minim 2 publicații în domeniul Inginerie electronică - 20 puncte.	-experiență de cercetare demonstrată prin 2 publicații științifice ISI/WOS relevante - 20 puncte. - participare la minim 3 conferințe internaționale – 20 puncte.
C.22.	A1(8.4)_ Tehnician în microelectronică (student)	1	-studii medii absolvite cu diploma de bacalaureat - 30 puncte. - studentul trebuie sa faca dovada că este înscris la licență, în domeniul Inginerie electronică - 30 puncte.	- nivel mediu privind activitatea de proiectare CAD/EDA, probat prin absolvirea unui curs universitar de specialitate sau a unui proiect universitar de specialitate– 40 puncte
C.23.	A1(8.5)_ Tehnician în microelectronică (student)	1	-studii medii absolvite cu diploma de bacalaureat - 30 puncte. - studentul trebuie sa faca dovada că este înscris la licență, în domeniul Inginerie electronică - 30 puncte.	- nivel mediu privind activitatea de proiectare CAD/EDA, probat prin absolvirea unui curs universitar de specialitate sau a unui proiect universitar de specialitate– 40 puncte
C.95.	A6(9.3)_ Inginer electronist (Masterand)	1	-studii superioare absolvite cu diplomă de licență în domeniul electronicii- 20 puncte. -student înscris la un program de masterat în domeniul electronicii – 20 puncte. -minim 6 luni experiență în activități specifice în industrie sau în laboratoarele de cercetare din universitate -20 puncte.	-participarea la minim 1 Sesiune de Comunicări Științifice sau la conferințe naționale sau internaționale în domeniul microelectronicii (10 puncte). -experiență în suita Cadence Virtuoso (20 puncte). -experiență în MATLAB (10 puncte).

C.96.	A6(9.4)_Inginer electronist (Masterand)	1	-studii superioare absolvite cu diplomă de licență în domeniul electronicii- 20 puncte. -student înscris la un program de masterat în domeniul electronicii – 20 puncte. -minim 6 luni experiență în activități specifice în industrie sau în laboratoarele de cercetare din universitate -20 puncte.	-participarea la minim 1 Sesiune de Comunicări Științifice sau la conferințe naționale sau internaționale în domeniul microelectronicii (10 puncte). -experiență în suita Cadence Virtuoso (20 puncte). -experiență în MATLAB (10 puncte).
C.97.	A6(9.5)_Inginer electronist (Masterand)	1	-studii superioare absolvite cu diplomă de licență în domeniul electronicii- 20 puncte. -student înscris la un program de masterat în domeniul electronicii – 20 puncte. -minim 6 luni experiență în activități specifice în industrie sau în laboratoarele de cercetare din universitate -20 puncte.	-participarea la minim 1 Sesiune de Comunicări Științifice sau la conferințe naționale sau internaționale în domeniul microelectronicii (10 puncte). -experiență în suita Cadence Virtuoso (20 puncte). -experiență în MATLAB (10 puncte).
C.98.	A6(9.6)_Inginer electronist (Masterand)	1	-studii superioare absolvite cu diplomă de licență în domeniul electronicii- 20 puncte. -student înscris la un program de masterat în domeniul electronicii – 20 puncte. -minim 6 luni experiență în activități specifice în industrie sau în laboratoarele de cercetare din universitate -20 puncte.	-participarea la minim 1 Sesiune de Comunicări Științifice sau la conferințe naționale sau internaționale în domeniul microelectronicii (10 puncte). -experiență în suita Cadence Virtuoso (20 puncte). -experiență în MATLAB (10 puncte).
C.99.	A6(9.7)_Inginer electronist (Masterand)	1	-studii superioare absolvite cu diplomă de licență în domeniul electronicii- 20 puncte. -student înscris la un program de masterat în domeniul electronicii – 20 puncte. -minim 6 luni experiență în activități specifice în industrie sau în laboratoarele de cercetare din universitate -20 puncte.	-participarea la minim 1 Sesiune de Comunicări Științifice sau la conferințe naționale sau internaționale în domeniul microelectronicii (10 puncte). -experiență în suita Cadence Virtuoso (20 puncte). -experiență în MATLAB (10 puncte).
C.100.	A6(9.8)_Inginer electronist (Masterand)	1	-studii superioare absolvite cu diplomă de licență în domeniul electronicii- 20 puncte. -student înscris la un program de masterat în domeniul electronicii – 20 puncte. -minim 6 luni experiență în activități specifice în industrie sau în laboratoarele de cercetare din universitate -20 puncte.	-participarea la minim 1 Sesiune de Comunicări Științifice sau la conferințe naționale sau internaționale în domeniul microelectronicii (10 puncte). -experiență în suita Cadence Virtuoso (20 puncte). -experiență în MATLAB (10 puncte).

C.101.	A6(9.10)_Inginer electronist (Masterand)	1	-studii superioare absolvite cu diplomă de licență în domeniul electronicii- 20 puncte. -student înscris la un program de masterat în domeniul electronicii – 20 puncte. -minim 6 luni experiență în activități specifice în industrie sau în laboratoarele de cercetare din universitate -20 puncte.	-participarea la minim 1 Sesiune de Comunicări Științifice sau la conferințe naționale sau internaționale în domeniul microelectronicii (10 puncte). -experiență în suita Cadence Virtuoso (20 puncte). -experiență în MATLAB (10 puncte).
C.113.	A6(10.11)_ Tehnician electronică (Student)	1	-studii medii absolvite cu diplomă de bacalaureat- 30 puncte -student înscris la un program de licență în domeniul microelectronicii/electronicii -30 puncte.	-experiență în suita Cadence Virtuoso (20 puncte). -experiență în MATLAB (20 puncte).
C.125.	A7(8.5)_ Tehnician proiectant circuite integrate (Student)	1	-studii medii absolvite cu diploma de bacalaureat– 30 puncte. -student înscris la studii de licență în curs, minim anul II la una din Facultățile: Inginerie Electrică, Electronică, Telecomunicații și Tehnologia Informației, Automatică și Calculatoare – 30 puncte	-media notelor de evaluare la disciplina Bazele Electrotehnicii să fie min. 8.50 – 20 puncte -nota de admitere în facultate minim 8.50 – 20 puncte
C.130.	A7(8.10)_ Tehnician proiectant circuite integrate (Student)	1	-studii medii absolvite cu diploma de bacalaureat– 30 puncte. - student înscris la studii de licență în curs, minim anul II la una din Facultățile: Inginerie Electrică, Electronică, Telecomunicații și Tehnologia Informației, Automatică și Calculatoare – 30 puncte	-media notelor de evaluare la disciplina Bazele Electrotehnicii să fie min. 8.50 – 20 puncte -nota de admitere în facultate minim 8.50 – 20 puncte

C. Concursul constă în:

1. Evaluarea dosarelor de candidatură – pe baza grilei de evaluare care cuprinde notarea condițiilor minime obligatorii, a criteriilor suplimentare și celor de departajare.

Se consideră admis la concursul pentru ocuparea unui post vacant, candidatul care a îndeplinit condițiile minime obligatorii menționate la punctul B.

2. Interviu (probă opțională) (prezență fizică) – va avea loc doar în situația în care, în etapa de evaluare a dosarelor de candidatură, vor fi mai mulți candidați pe aceeași poziție decât numărul de posturi scoase la concurs.

Notarea probei interviu se va realiza pe baza urmatoarei grile de evaluare:

Criteriile de evaluare	
a) abilități și cunoștințe impuse de funcție;	30 puncte
b) capacitatea de analiză și sinteză;	10 puncte
c) motivația candidatului;	30 puncte
d) comportamentul în situațiile de criză;	10 puncte
e) inițiativă și creativitate.	20 puncte

*Notă- Fiecare probă de concurs poate avea maxim 100 de puncte/probă. Punctajul final se calculează ca media aritmetică a punctajelor obținute la fiecare probă.

D. Bibliografie și Tematică

Indice poziție	Funcție	Bibliografie	Tematică
C.12.	A1(6.2)_Inginer în microelectronică (Doctorand)	1. Rao Tummala, "Fundamentals of Microsystems Packaging", McGraw-Hill. 2. John H. Lau, "3D IC Integration and Packaging", McGraw-Hill Education. 3. Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim. 4. Eric Bogatin, "Signal and Power Integrity - Simplified", Pearson Education.	Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim., 2017, cap. 1 – 3. Dezvoltarea proiectelor de complexitate redusă și de mare complexitate (ierarhizate și concatenate). Crearea de componente virtuale.
C.13.	A1(6.3)_Inginer în microelectronică (Doctorand)	1. Rao Tummala, "Fundamentals of Microsystems Packaging", McGraw-Hill. 2. John H. Lau, "3D IC Integration and Packaging", McGraw-Hill Education. 3. Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim. 4. Eric Bogatin, "Signal and Power Integrity - Simplified", Pearson Education.	Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim., 2017, cap. 1 – 3. Dezvoltarea proiectelor de complexitate redusă și de mare complexitate (ierarhizate și concatenate). Crearea de componente virtuale.
C.22.	A1(8.4)_Tehnician în microelectronică (student)	1. Rao Tummala, "Fundamentals of Microsystems Packaging", McGraw-Hill. 2. John H. Lau, "3D IC Integration and Packaging", McGraw-Hill Education. 3. Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim.	Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim., 2017, cap. 1 – 3. Dezvoltarea proiectelor de complexitate redusă și de mare complexitate (ierarhizate și concatenate). Crearea de componente virtuale.

		4. Eric Bogatin, "Signal and Power Integrity - Simplified", Pearson Education.	
C.23.	A1(8.5)_Tehnician în microelectronică (student)	1. Rao Tummala, "Fundamentals of Microsystems Packaging", McGraw-Hill. 2. John H. Lau, "3D IC Integration and Packaging", McGraw-Hill Education. 3. Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim. 4. Eric Bogatin, "Signal and Power Integrity - Simplified", Pearson Education.	Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim., 2017, cap. 1 – 3. Dezvoltarea proiectelor de complexitate redusă și de mare complexitate (ierarhizate și concatenate). Crearea de componente virtuale.
C.95.	A6(9.3)_Inginer electronist (Masterand)	1. Harris, D., & Harris, S. (2022). Digital Design and Computer Architecture: RISCv Edition. Morgan Kaufmann. 2. Weste, N. H. E., & Harris, D. M. (2010). CMOS VLSI Design: A Circuits and Systems Perspective (4th ed.). Pearson/AddisonWesley.	1. Proiectarea Logicii Secvențiale 2. Sub sisteme de Memorii SRAM, DRAM
C.96.	A6(9.4)_Inginer electronist (Masterand)	1. Harris, D., & Harris, S. (2022). Digital Design and Computer Architecture: RISCv Edition. Morgan Kaufmann. 2. Weste, N. H. E., & Harris, D. M. (2010). CMOS VLSI Design: A Circuits and Systems Perspective (4th ed.). Pearson/AddisonWesley.	1. Proiectarea Logicii Secvențiale 2. Sub sisteme de Memorii SRAM, DRAM
C.97.	A6(9.5)_Inginer electronist (Masterand)	1. Harris, D., & Harris, S. (2022). Digital Design and Computer Architecture: RISCv Edition. Morgan Kaufmann. 2. Weste, N. H. E., & Harris, D. M. (2010). CMOS VLSI Design: A Circuits and Systems Perspective (4th ed.). Pearson/AddisonWesley.	1. Proiectarea Logicii Secvențiale 2. Sub sisteme de Memorii SRAM, DRAM
C.98.	A6(9.6)_Inginer electronist (Masterand)	1. Harris, D., & Harris, S. (2022). Digital Design and Computer Architecture: RISCv Edition. Morgan Kaufmann. 2. Weste, N. H. E., & Harris, D. M. (2010). CMOS VLSI Design: A Circuits and Systems Perspective (4th ed.). Pearson/AddisonWesley.	1. Proiectarea Logicii Secvențiale 2. Sub sisteme de Memorii SRAM, DRAM
C.99.	A6(9.7)_Inginer electronist (Masterand)	1. Harris, D., & Harris, S. (2022). Digital Design and Computer Architecture: RISCv Edition. Morgan Kaufmann. 2. Weste, N. H. E., & Harris, D. M. (2010). CMOS VLSI Design: A Circuits and Systems Perspective (4th ed.). Pearson/AddisonWesley.	1. Proiectarea Logicii Secvențiale 2. Sub sisteme de Memorii SRAM, DRAM

C.100.	A6(9.8)_ Inginer electronist (Masterand)	1. Harris, D., & Harris, S. (2022). Digital Design and Computer Architecture: RISC-V Edition. Morgan Kaufmann. 2. Weste, N. H. E., & Harris, D. M. (2010). CMOS VLSI Design: A Circuits and Systems Perspective (4th ed.). Pearson/AddisonWesley.	1. Proiectarea Logicii Secvențiale 2. Sub sisteme de Memorii SRAM, DRAM
C.101.	A6(9.10)_ Inginer electronist (Masterand)	1. Harris, D., & Harris, S. (2022). Digital Design and Computer Architecture: RISC-V Edition. Morgan Kaufmann. 2. Weste, N. H. E., & Harris, D. M. (2010). CMOS VLSI Design: A Circuits and Systems Perspective (4th ed.). Pearson/AddisonWesley.	1. Proiectarea Logicii Secvențiale 2. Sub sisteme de Memorii SRAM, DRAM
C.113.	A6(10.11)_ Tehnician electronică (Student)	[1] Harris, D., & Harris, S. (2022). Digital Design and Computer Architecture: RISC-V Edition. Morgan Kaufmann. [2] Weste, N. H. E., & Harris, D. M. (2010). CMOS VLSI Design: A Circuits and Systems Perspective (4th ed.). Pearson/Addison-Wesley.	1. Proiectarea Logicii Secvențiale 2. Sub sisteme de Memorii - SRAM, DRAM
C.125.	A7(8.5)_ Tehnician proiectant circuite integrate (Student)	1. G. Ciuprina, D. Ioan, M. Popescu, S. Lup, R. Bărbulescu 10 seminarii de bază despre circuite electrice, Matrixrom, 2022. 2. M. Iordache, Lucia Dumitriu, Teoria Circuitelor Electrice, Matrixrom, București 2006. 3. C. K. Alexander, M. N. O Sadiku, Fundamentals of Electric Circuits, Mc Graw Hill. 4. Aant Agarwal, J. Lang, Foundations of Analog & Digital Electronic Circuits, Elsevier, 2005.	Metoda nodală modificată, pentru analiza circuitelor electrice liniare și neliniare. Schemele echivalente pentru tranzistoarele bipolar, MOS și MOSFET. Tehnici de simulare a circuitelor electrice cu un pachet software bazat pe platforma SPICE.
C.130.	A7(8.10)_ Tehnician proiectant circuite integrate (Student)	1. G. Ciuprina, D. Ioan, M. Popescu, S. Lup, R. Bărbulescu 10 seminarii de bază despre circuite electrice, Matrixrom, 2022. 2. M. Iordache, Lucia Dumitriu, Teoria Circuitelor Electrice, Matrixrom, București 2006. 3. C. K. Alexander, M. N. O Sadiku, Fundamentals of Electric Circuits, Mc Graw Hill. 4. Aant Agarwal, J. Lang, Foundations of Analog & Digital Electronic Circuits, Elsevier, 2005.	Metoda nodală modificată, pentru analiza circuitelor electrice liniare și neliniare. Schemele echivalente pentru tranzistoarele bipolar, MOS și MOSFET. Tehnici de simulare a circuitelor electrice cu un pachet software bazat pe platforma SPICE.

Documentele necesare înscrierii și alte informații suplimentare se găsesc pe site-ul universității www.upb.ro sau la telefon 021.402.9233/9234.

Datele de desfășurare a probelor de concurs:

02.10.2026 - 06.10.2026	-depunerea dosarelor de înscriere la concurs
07.10.2026 – 08.10.2026	-verificarea administrativă, selecție și evaluare dosare
09.10.2026	- afișarea rezultatelor parțiale (<i>proba evaluare dosare</i>)
12.10.2026	-depunerea contestațiilor (<i>proba evaluare dosare</i>)
13.10.2026	-afișarea soluționării contestațiilor (<i>proba evaluare dosare</i>)
	-programarea interviului (<i>în cazul în care se înscriu mai mulți candidați pe același post</i>)
	- comunicarea rezultatelor finale (<i>în cazul în care nu se organizează proba interviu</i>)
14.10.2026	-proba interviu (prezență fizică)
15.10.2026	-afișarea rezultatelor (<i>proba interviu</i>)
16.10.2026	-depunerea contestațiilor (<i>proba interviu</i>)
19.10.2026	-soluționarea contestațiilor (<i>proba interviu</i>)
	- comunicarea rezultatelor finale

NOTĂ: Originalul documentului semnat se regăsește la sediul POLITEHNICA București, Direcția Informatizare și Resurse Umane, Serviciul Evidența Resurselor Umane, clădirea Rectorat, cam. 114.

