



MINISTERUL EDUCAȚIEI ȘI CERCETĂRII
Universitatea Națională de Știință și Tehnologie
POLITEHNICA București

Anexa 4

Nr. 6336/1/ASSET-IXC /20.07.2026

A N U N Ț

Universitatea Națională de Știință și Tehnologie POLITEHNICA București, în conformitate cu prevederile Legii nr. 53/2003 – Codul Muncii, republicată, cu modificările și completările ulterioare și ale Procedurii de sistem privind selecția și încadrarea personalului pe posturi în afara organigramei, aprobată prin Ordinul Ministrului Educației și Cercetării nr. 4003/09.05.2025, având în vedere aprobarea cererii de finanțare aferentă proiectului “Tehnologii avansate în microelectronică cu aplicații la realizarea de senzori și actuatori pentru ASSET-IXC” (ASSET-IXC), prin contractul de finanțare. nr. RUE 6. PI/I4/C9 – Apelul 2, anunță organizarea concursului pentru ocuparea pe perioadă determinată, cu fracțiune de normă, program flexibil și timp inegal de lucru, a următoarelor posturi vacante, în cadrul proiectului menționat:

Poziția postului	Funcție	Presupune activități cu elevi/ studenți	Nr. posturi	Salariul lunar brut	Perioada propusă pentru încheierea CIM ¹	Timpul de lucru (ore/lună) ²
C39.1- C39.5	Tehnician (Student)	☒ DA ☐ NU	5	75 lei/oră	10.08.2026 - 31.12.2028	20 ore/ lună
C43	CSII - Expert în nanoelectronică și microelectronică avansată	☒ DA ☐ NU	1	250 lei/oră	10.08.2026 - 31.12.2028	10 ore/ lună
C44	CSII - Expert în nanoelectronică și microelectronică	☒ DA ☐ NU	1	250 lei/oră	10.08.2026 - 31.12.2028	20 ore/ lună
C45	CS - Inginer de cercetare în mecanică fină	☒ DA ☐ NU	1	175 lei/oră	10.08.2026 - 31.12.2028	20 ore/ lună
C46	Expert în nanoelectronică și microelectronică	☒ DA ☐ NU	1	175 lei/oră	10.08.2026 - 31.12.2028	10 ore/ lună
C47	Expert în Automatică	☒ DA ☐ NU	1	175 lei/oră	10.08.2026 - 31.12.2028	40 ore/ lună



C48	Expert în microelectronică	☒ DA ☐ NU	1	175 lei/oră	10.08.2026 - 31.12.2028	40 ore/ lună
C49.1- C49.2	Expert în electronică și telecomunicații	☒ DA ☐ NU	2	125 lei/oră	10.08.2026 - 31.12.2028	40 ore/ lună
C50.1- C50.3	Expert în electronică și telecomunicații (Doctorand)	☒ DA ☐ NU	3	125 lei/oră	10.08.2026 - 31.12.2028	40 ore/ lună
C51.1- C51.8	Inginer în microelectronică (Masterand)	☒ DA ☐ NU	8	125 lei/oră	10.08.2026 - 31.12.2028	40 ore/ lună
C52.1- C52.2	Tehnician (Student)	☒ DA ☐ NU	2	75 lei/oră	10.08.2026 - 31.12.2028	40 ore/ lună

¹Perioada de angajare este conform perioadei de implementare a proiectului și prevederilor cererii de finanțare aprobate. În cazul în care este necesară prelungirea perioadei de activitate, aceasta se va modifica prin acordul părților, în baza unui act adițional la Contractul Individual de Muncă.

²Timpul de lucru se poate modifica prin acordul părților, în baza unui act adițional la Contractul Individual de Muncă, în funcție de activitățile proiectului.

Intervalul orar în care se poate desfășura activitatea este 06:00 – 22:00, programul de lucru având caracter flexibil, în funcție de specificul postului, fără a se suprapune programele de lucru în cazul cumulului. Activitatea va fi remunerată lunar, proporțional cu timpul lucrat de către angajat, pe baza documentelor de raportare/conform procedurilor specifice ale proiectului și ținând cont de legislația în vigoare și prevederile/instrucțiunile/ordinele etc. aplicabile proiectului.

A. Condițiile generale de participare la examen, conform legislație în vigoare, sunt:

- a) are cetățenia română sau cetățenia unui alt stat membru al Uniunii Europene, a unui stat parte la Acordul privind Spațiul Economic European (SEE) sau cetățenia Confederației Elvețiene;
 - prin excepție de la condiția prevăzută la lit. a) pot fi angajați și cetățeni străini, cu respectarea regimului stabilit pentru aceștia prin legislația specifică și legislația muncii (atestatul de recunoaștere a diplomei de studii, eliberat de Centrul Național de Recunoaștere și Echivalare a Studiilor. Dacă țara care a emis diploma de studii nu este semnatară a Convenției de la Haga, caz în care este necesară apostilarea diplomei, sau nu a semnat cu România un tratat de recunoaștere reciprocă a actelor, atunci este necesară supralegalizarea diplomei, codul COR aferent funcției pe care se dorește angajarea trebuie să fie compatibil cu studiile cetățeanului străin, așa cum au fost ele recunoscute de instituția competentă)
- b) cunoaște limba română, scris și vorbit sau o limbă de circulație internațională;
- c) are capacitate de muncă în conformitate cu prevederile Legii nr. 53/2003 – Codul Muncii, republicată, cu modificările și completările ulterioare;

- d) *are o stare de sănătate corespunzătoare postului pentru care candidează, atestată pe baza adeverinței medicale eliberate de medicul de familie sau de unitățile sanitare abilitate;
- e) îndeplinește condițiile de studii, de vechime în specialitate și, după caz, alte condiții specifice potrivit cerințelor postului scos la examen;
- f) *nu a fost condamnată definitiv pentru săvârșirea unei infracțiuni contra securității naționale, contra autorității, contra umanității, infracțiuni de corupție sau de serviciu, infracțiuni de fals ori contra înfăptuirii justiției, infracțiuni săvârșite cu intenție care ar face o persoană candidată la post incompatibilă cu exercitarea funcției contractuale pentru care candidează, cu excepția situației în care a intervenit reabilitarea;
- g) *nu execută o pedeapsă complementară prin care i-a fost interzisă exercitarea dreptului de a ocupa funcția, de a exercita profesia sau meseria ori de a desfășura activitatea de care s-a folosit pentru săvârșirea infracțiunii sau față de aceasta nu s-a luat măsura de siguranță a interzicerii ocupării unei funcții sau a exercitării unei profesii;
- h) *nu a comis infracțiuni prevăzute la art. 1 alin. (2) din Legea nr. 118/2019 privind Registrul național automatizat cu privire la persoanele care au comis infracțiuni sexuale, de exploatare a unor persoane sau asupra minorilor, precum și pentru completare Legii nr. 76/2008 privind organizarea și funcționarea Sistemului Național de Date Genetice judiciare, cu modificările ulterioare, pentru domeniile prevăzute la art. 35 alin. (1) lit. h

**În cazul cetățenilor străini, pentru atestarea îndeplinirii condițiilor stipulate la punctele d), f), g), respectiv h) este necesară completarea unei declarații pe propria răspundere.*

Actele necesare înscrierii sunt:

- a) formular de înscriere la examen <https://posturivacante.upb.ro/cercetare/>, în original;
- b) copia actului de identitate sau orice alt document care atestă identitatea, potrivit legii, aflat în termen de valabilitate;
- c) copia certificatului de căsătorie sau a altui document prin care s-a realizat schimbarea de nume, după caz;
- d) copiile documentelor care atestă nivelul studiilor și ale altor acte care atestă efectuarea unor specializări, precum și copiile documentelor care atestă îndeplinirea condițiilor specifice ale postului solicitat prin prezentul anunț;
- e) copia carnetului de muncă, a adeverinței eliberate de angajator pentru perioada lucrată, care să ateste vechimea în muncă și în specialitatea studiilor solicitate pentru ocuparea postului;
- f) cazierul judiciar, în original, sau o declarație pe propria răspundere privind lipsa antecedentelor penale care să-l facă incompatibil cu funcția pentru care candidează, în original. În acest caz, candidatul declarat admis la selecția dosarelor și care nu a solicitat expres la înscrierea la concurs preluarea informațiilor privind antecedentele penale direct de la autoritatea sau instituția publică competentă cu eliberarea certificatelor de cazier judiciar are obligația de a completa dosarul de concurs cu originalul documentului, anterior datei de susținere a probei scrise și/sau probei practice;
- g) certificatul de integritate comportamentală, în original, din care să reiasă că nu s-a comis infracțiuni prevăzute la art. 1 alin. (2) din Legea nr. 118/2019 privind Registrul național automatizat cu privire la persoanele care au comis infracțiuni sexuale, de exploatare a unor persoane sau asupra minorilor, precum și pentru completarea Legii nr. 76/2008 privind organizarea și funcționarea Sistemului Național de Date Genetice Juridice, cu modificările ulterioare, pentru candidații înscriși pentru posturile din sistemului de învățământ, sănătate sau protecție social, precum și orice entitate publică sau privată a cărei activitate presupune contactul direct cu copii, persoane în vârstă, persoane cu dizabilități sau alte categorii de persoane vulnerabile ori care presupune examinarea fizică sau evaluarea psihologică a unei persoane;
- h) certificat medical eliberat de către medicul specialist de medicina muncii eliberat în baza avizului medical emis de către medicul specialist psihiatru și a adeverinței medicale eliberate de către medicul de familie, în original, care să ateste starea de sănătate corespunzătoare, eliberat cu cel mult 6 luni anterior

derulării concursului, cu mențiunea apt pentru concurs. Dacă informațiile prezentate în certificat se dovedesc a fi neconforme, documentul va fi considerat nul;

i) certificatul care atestă starea de sănătate conține, în clar, numărul, data, numele emitentului și calitatea acestuia, în formatul standard stabilit prin ordin al ministrului sănătății. Pentru candidații cu dizabilități, în situația solicitării de adaptare rezonabilă, certificatul care atestă starea de sănătate trebuie însoțit de copia certificatului de încadrare într-un grad de handicap, emis în condițiile legii (copia certificatului se prezintă însoțită de documentul original, pentru certificarea cu mențiunea „conform cu originalul”);

j) curriculum vitae, model comun european, datat și semnat pe fiecare pagină, în care se menționează proiectul și postul vizat de candidat.

În situația în care, POLITEHNICA București întreprinde toate diligențele pentru obținerea extrasului de pe cazierul judiciar, respectiv a certificatului de integritate comportamentală, și la eliberarea documentelor, de către autoritățile competente, se constată încălcarea condițiilor generale de participare la examenul de ocupare a postului, candidatul va fi exclus din cadrul examenului în orice etapă a acestuia și/sau nu va fi încadrat pe post.

Înscrierile se fac până la data de **27.07.2026**, inclusiv, ora 16⁰⁰ - UTC +2 Eastern European Time (EET).

- fie la sediul Universității Naționale de Știință și Tehnologie POLITEHNICA București, Splaiul Independenței, nr. 313, sector 6, cod poștal 060042, clădire Rectorat, etaj 1, camera 114, telefon 021.402.9234/9233,
- fie încărcat, în format electronic, la adresa resurse.umane@upb.ro, respectând prevederile Regulamentului UE 2016/679 privind protecția persoanelor fizice în ceea privește prelucrarea datelor cu caracter personal.

Transmiterea documentelor prin poșta electronică se realizează în format .pdf cu volum maxim de 1 MB, documentele fiind acceptate doar în formă lizibilă și să nu existe informații sub formă de link în corpul e-mail-ului.

Orice document asumat în nume propriu de către candidat, transmis prin poșta electronică (formular de înscriere, declarație pe propria răspundere etc.), va fi semnat utilizând semnătura electronică avansată sau calificată.

Prin raportare la nevoile individuale, candidatul cu dizabilități poate înainta comisiei de examen, în termenul prevăzut pentru depunerea dosarelor, propunerea sa privind instrumentele necesare pentru asigurarea accesibilității probelor de concurs.

Nerespectarea termenului de depunere a dosarelor de examen și a formatului menționat, după caz, conduce la respingerea candidatului.

Toate documentele se depun în limba română.

Candidatul declarat admis are obligația de a prezenta secretarului comisiei de evaluare și selecție originalele documentelor prezentate în copie în vederea certificării „conform cu originalul”, dacă acest lucru îi este solicitat, conform procedurilor specifice fiecărui proiect.

B. Condițiile specifice de participare la concurs pentru postul vacant scos la concurs, conform specificației Fișei Postului sunt:

Funcție	Nr. posturi	Condiții minime obligatorii ¹	Criterii suplimentare de selecție	Criterii de departajare
CSII-Expert în nanoelectronică și microelectronică avansată	1	- Doctorat în domeniul Inginerie Electronică, Telecomunicații și Tehnologii Informaționale sau echivalent - 20 puncte. - Deținerea gradului științific de CS II sau echivalent — 20 puncte. - Vechime în muncă de minimum 10 ani – 20 puncte.	- Participarea în proiecte de cercetare - 1 proiect - 5 puncte și fiecare proiect suplimentar câte 5 puncte până la maxim 15 puncte. - Experiență dovedită prin publicarea de lucrări în jurnale sau în volumele unor manifestări științifice în domeniul dispozitivelor și circuitelor integrate analogice și de semnal mixt - min. zece lucrări, dintre care cinci ISI-Q1 sau ISI-Q2) - 25 puncte.	În situația în care vor fi doi sau mai mulți candidați pe același post se va organiza următoarea etapă de departajare, proba interviu.
CSII-Expert în nanoelectronică și microelectronică	1	- Doctorat în domeniul Inginerie Electronică, Telecomunicații și Tehnologii Informaționale sau echivalent - 20 puncte. - Deținerea gradului științific de CS II sau echivalent — 20 puncte. - Vechime în muncă de minimum 10 ani – 20 puncte.	- Participarea în proiecte de cercetare - 1 proiect – 5 puncte și fiecare proiect suplimentar câte 5 puncte până la maxim 15 puncte. - Experiență dovedită prin publicarea de lucrări în jurnale sau în volumele unor manifestări științifice în domeniul dispozitivelor și circuitelor integrate analogice și de semnal mixt (min. zece lucrări, dintre care trei ISI-Q1 sau ISI-Q2) - 25 puncte.	În situația în care vor fi doi sau mai mulți candidați pe același post se va organiza următoarea etapă de departajare, proba interviu.

CS - Inginer de cercetare în mecanică fină	1	- Doctorat în domeniul Inginerie Mecanică - 20 puncte. - Deținerea gradului științific de CS sau echivalent - 20 puncte. - Vechime în muncă de minimum 15 ani - 20 puncte.	- Publicarea a minimum 10 articole în calitate de autor sau coautor - 20 puncte. - Participare în proiecte/ granturi naționale/ internaționale (minimum 2 proiecte) - 20 puncte.	În situația în care vor fi doi sau mai mulți candidați pe același post se va organiza următoarea etapă de departajare, proba interviu.
Expert în nanoelectronică și microelectronică	1	- Doctorat în domeniul Inginerie Electronică, Telecomunicații și Tehnologii Informaționale (sau echivalent) - 20 puncte. - Minimum 2 ani experiență în mediul microelectronicii - 20 puncte. - Experiență dovedită prin publicarea de lucrări în jurnale sau în volumele unor manifestări științifice, în domeniul analizei numerice și comportării materialelor (min. 2 lucrări în reviste indexate, minimum 5 participări la conferințe) – 20 puncte.	- Participarea în proiecte de cercetare - 1 proiect – 10 puncte și fiecare proiect suplimentar câte 10 puncte până la maximum 20 puncte. - Activitate de cercetare/ activitate didactică susținută cu ajutorul Cadence Virtuoso - 20 puncte.	În situația în care vor fi doi sau mai mulți candidați pe același post se va organiza următoarea etapă de departajare, proba interviu.
Expert în Automatică	1	- Doctorat în domeniul Inginerie Electronică, Telecomunicații și Tehnologii Informaționale sau în domeniul Informatică (sau echivalent) - 20 puncte. - Minimum 2 ani experiență în mediul electronicii sau al automatizării - 20 puncte.	- Participarea în proiecte de cercetare - 1 proiect – 10 puncte și fiecare proiect suplimentar câte 10 puncte până la maxim 20 puncte. - Experiență în limbajul de programare Python - 20 puncte.	În situația în care vor fi doi sau mai mulți candidați pe același post se va organiza următoarea etapă de departajare, proba interviu.

		- Experiență dovedită prin publicarea de lucrări în jurnale sau în volumele unor manifestări științifice, în domeniul analizei numerice și comportării materialelor (min. 2 lucrări în reviste indexate, minimum 5 participări la conferințe) – 20 puncte.		
Expert în microelectronică	1	- Diplomă de master sau echivalent în domeniul microelectronicii – 20 puncte. - Vechime în muncă minimum 10 ani - 40 puncte.	- Experiență în LabView - 20 puncte. - Experiență în Visual Basic - 20 puncte.	În situația în care vor fi doi sau mai mulți candidați pe același post se va organiza următoarea etapă de departajare, proba interviu.
Expert în electronică și telecomunicații	2	- Diplomă de master sau echivalent în domeniul microelectronicii – 20 puncte. - Vechime în muncă minimum 1 an – 40 puncte.	- Participarea la Sesiuni de Comunicări Științifice sau la conferințe naționale sau internaționale în domeniul microelectronicii - 10 puncte. - Experiență în suita Cadence Virtuoso - 20 puncte. - Experiență în MATLAB - 10 puncte.	În situația în care vor fi doi sau mai mulți candidați pe același post se va organiza următoarea etapă de departajare, proba interviu.
Expert în electronică și telecomunicații (Doctorand)	3	- Diplomă de master sau echivalent în domeniul microelectronicii – 20 puncte. - Înmatriculat ca doctorand în domeniul Inginerie Electronică, Telecomunicații și Tehnologii Informaționale (sau echivalent) – 40 puncte.	- Participarea la Sesiuni de Comunicări Științifice sau la conferințe naționale sau internaționale în domeniul microelectronicii - 1 participare – 20 puncte și fiecare participare suplimentară câte 20 puncte până la maxim 40 puncte.	În situația în care vor fi doi sau mai mulți candidați pe același post se va organiza următoarea etapă de departajare, proba interviu.
Inginer în microelectronică (Masterand)	8	- Diplomă de licență în domeniul microelectronicii – 20 puncte	- Participarea la Sesiuni de Comunicări Științifice sau la conferințe naționale sau internaționale în domeniul microelectronicii - 10 puncte.	În situația în care vor fi doi sau mai mulți candidați pe același post se va organiza următoarea

		- Înmatriculat ca student masterand în domeniul microelectronicii - 40 puncte	- Experiență în suita Cadence Virtuoso - 20 puncte. - Experiență în MATLAB - 10 puncte.	etapă de departajare, proba interviu.
Tehnician (Student)	2	- Diplomă de bacalaureat - 20 puncte. - Înmatriculat ca student în domeniul microelectronicii - 40 puncte.	- Experiență în suita Cadence Virtuoso - 20 puncte. - Experiență în MATLAB - 20 puncte.	În situația în care vor fi doi sau mai mulți candidați pe același post se va organiza următoarea etapă de departajare, proba interviu.

C. Concursul constă în:

1. Evaluarea dosarelor de candidatură.

Se consideră admis la concursul pentru ocuparea unui post vacant, candidatul care a îndeplinit condițiile minime obligatorii menționate la punctul B.

În situația în care se înscriu mai mulți candidați pe același post, candidații vor fi invitați la proba interviu în urma căreia comisia de concurs va decide asupra candidatului câștigător.

2. Interviu (probă opțională) – se va susține doar în situația în care se înscriu mai mulți candidați pe același post – pe baza grilei de evaluare a următoarelor competențe:

Criteriile de evaluare pentru stabilirea interviului sunt:	
a) abilități și cunoștințe impuse de funcție;	20 puncte
b) capacitatea de analiză și sinteză;	15 puncte
c) competență managerială;	40 puncte
d) comportamentul în situațiile de criză;	15 puncte
e) inițiativă și creativitate.	10 puncte

Se consideră selectat pentru ocuparea postului vacant, candidatul care a obținut cel mai mare punctaj, calculat ca medie aritmetică a punctajelor obținute la proba evaluării dosarelor și proba interviu.

D. Bibliografia și Tematica (se stabilește pe baza bibliografiei): în cazul probelor opționale:

Poziția postului conform deciziei	Funcție	Bibliografie	Tematică
C39.1- C39.5	Tehnician (Student)	- Dumitrache, I. (2010). Ingineria reglării automate București: Editura Politehnica Press - Avram, Mihai. Acționări hidraulice și pneumatice: Editura Universitară, București, 2005 - Lincă, Mihăiță. Acționări electrice. Editura Pro Universitaria, București, 2022.	- Tipuri de sisteme de actionare si particularitatile lor. Sisteme de reglare automata in bucla inchisa, respectiv deschisa si particularitatile lor. Particularitati ale sistemelor de pozitionare de precizie inalta.
C43	CSII - Expert în nanoelectronică și	- R. J. Baker, CMOS: Circuit Design, Layout, and Simulation, 4th ed. Wiley-IEEE Press, 2019.	- Proiectarea de circuite analogice si sisteme complexe in contextul chiplets

	microelectronică avansată	- N. H. E. Weste and D. M. Harris, CMOS VLSI Design: A Circuits and Systems Perspective, 4th ed. Pearson/Addison-Wesley, 2010. - H. Johnson and M. Graham, High-Speed Digital Design: A Handbook of Black Magic. Englewood Cliffs, NJ, USA: Prentice Hall, 1993. - F. Sheikh et al., "Chiplelets Everywhere!: Opportunities and challenges," in IEEE Solid-State Circuits Magazine, vol. 17, no. 4, pp. 47-61, Fall 2025. - Razavi, B. (2015). Design of Analog CMOS Integrated Circuits (2nd ed.). McGraw-Hill Education. - Razavi, B. (2021). Fundamentals of Microelectronics (3rd ed.). Wiley.	
C44	CSII - Expert în nanoelectronică și microelectronică	- R. J. Baker, CMOS: Circuit Design, Layout, and Simulation, 4th ed. Wiley-IEEE Press, 2019. - N. H. E. Weste and D. M. Harris, CMOS VLSI Design: A Circuits and Systems Perspective, 4th ed. Pearson/Addison-Wesley, 2010. - F. Sheikh et al., "Chiplelets Everywhere!: Opportunities and challenges," in IEEE Solid-State Circuits Magazine, vol. 17, no. 4, pp. 47-61, Fall 2025. - Razavi, B. (2015). Design of Analog CMOS Integrated Circuits (2nd ed.). McGraw-Hill Education. - Razavi, B. (2021). Fundamentals of Microelectronics (3rd ed.). Wiley.	- Proiectarea de circuite analogice și sisteme complexe în contextul chiplelets
C45	CS - Inginer de cercetare în mecanică fină	- Lucian Bogatu, „Senzori și sisteme senzoriale”, Ed. Printech, 2020, București - R. Voinea, D. Voiculescu, V. Ceașu, „Mecanica”, Ed. Didactică și pedagogică, 1983, București	- Caracteristici generale ale traductoarelor și sistemelor senzoriale - Elemente de cinematica vibrațiilor
C46	Expert în nanoelectronică și microelectronică	- R. J. Baker, CMOS: Circuit Design, Layout, and Simulation, 4th ed. Wiley-IEEE Press, 2019. - N. H. E. Weste and D. M. Harris, CMOS VLSI Design: A Circuits and Systems Perspective, 4th ed. Pearson/Addison-Wesley, 2010. - F. Sheikh et al., "Chiplelets Everywhere!: Opportunities and challenges," in IEEE Solid-State Circuits Magazine, vol. 17, no. 4, pp. 47-61, Fall 2025. - Razavi, B. (2015). Design of Analog CMOS Integrated Circuits (2nd ed.). McGraw-Hill Education. - Razavi, B. (2021). Fundamentals of Microelectronics (3rd ed.). Wiley.	- Proiectarea de circuite analogice și sisteme complexe în contextul chiplelets
C47	Expert în Automatică	- R. Ma, Y. Zhang, J. Wang, W. Lu, and X. Luo, “Advancements in adversarial example defense for deep learning models: a review,” Cybersecurity, vol. 9, no. 1, p. 108, 2026. - D. Jurafsky and J. H. Martin, Speech and Language Processing: An Introduction to Natural Language Processing, Computational Linguistics, and Speech Recognition with Language Models, 3rd ed. Online manuscript, Jan. 6, 2026. - Q. F. Hassan and A. Sagahyroon, “RISC-V: A comprehensive overview of an emerging ISA	- Modele de inteligență artificială (ex. tehnici de procesare a limbajului natural - NLP / LLM) - Optimizarea algoritmilor și a instrumentelor de automatizare

		for the AI-IoT era,” in Advances in the Internet of Things, 2025, pp. 244-284. - I. Goodfellow, Y. Bengio, and A. Courville, Deep Learning. Cambridge, MA, USA: MIT Press, 2016. - B. W. Mezger, D. A. Santos, L. Dilillo, C. A. Zeferino, and D. R. Melo, “A survey of the RISC-V architecture software support,” IEEE Access, vol. 10, pp. 51394–51411, 2022.	
C48	Expert în microelectronică	- F. Sheikh et al., "Chipselets Everywhere!: Opportunities and challenges," in IEEE Solid-State Circuits Magazine, vol. 17, no. 4, pp. 47-61, Fall 2025. - Razavi, B. (2021). Fundamentals of Microelectronics (3rd ed.). Wiley. - Ian A. Grout, Integrated Circuit Test Engineering - Modern Techniques, 2006, Springer.	- Testarea și validarea de circuite integrate și sisteme complexe în contextul chipsets
C49.1- C49.2	Expert în electronică și telecomunicații	- R. J. Baker, CMOS: Circuit Design, Layout, and Simulation, 4th ed. Wiley-IEEE Press, 2019. - N. H. E. Weste and D. M. Harris, CMOS VLSI Design: A Circuits and Systems Perspective, 4th ed. Pearson/Addison-Wesley, 2010. - F. Sheikh et al., "Chipselets Everywhere!: Opportunities and challenges," in IEEE Solid-State Circuits Magazine, vol. 17, no. 4, pp. 47-61, Fall 2025. - Razavi, B. (2015). Design of Analog CMOS Integrated Circuits (2nd ed.). McGraw-Hill Education. - Razavi, B. (2021). Fundamentals of Microelectronics (3rd ed.). Wiley.	- Implementarea de circuite integrate în contextul chipsets
C50.1- C50.3	Expert în electronică și telecomunicații (Doctorand)	- R. J. Baker, CMOS: Circuit Design, Layout, and Simulation, 4th ed. Wiley-IEEE Press, 2019. - N. H. E. Weste and D. M. Harris, CMOS VLSI Design: A Circuits and Systems Perspective, 4th ed. Pearson/Addison-Wesley, 2010. - H. Johnson and M. Graham, High-Speed Digital Design: A Handbook of Black Magic. Englewood Cliffs, NJ, USA: Prentice Hall, 1993. - F. Sheikh et al., "Chipselets Everywhere!: Opportunities and challenges," in IEEE Solid-State Circuits Magazine, vol. 17, no. 4, pp. 47-61, Fall 2025. - Razavi, B. (2015). Design of Analog CMOS Integrated Circuits (2nd ed.). McGraw-Hill Education. - Razavi, B. (2021). Fundamentals of Microelectronics (3rd ed.). Wiley.	- Proiectarea de circuite analogice/digitale și de semnal mixt în contextul chipsets
C51.1- C51.8	Inginer în microelectronică (Masterand)	- R. J. Baker, CMOS: Circuit Design, Layout, and Simulation, 4th ed. Wiley-IEEE Press, 2019. - N. H. E. Weste and D. M. Harris, CMOS VLSI Design: A Circuits and Systems Perspective, 4th ed. Pearson/Addison-Wesley, 2010. - Razavi, B. (2015). Design of Analog CMOS Integrated Circuits (2nd ed.). McGraw-Hill Education. - Razavi, B. (2021). Fundamentals of Microelectronics (3rd ed.). Wiley. - F. Sheikh et al., "Chipselets Everywhere!: Opportunities and challenges," in IEEE Solid-	- Proiectarea de circuite analogice și sisteme în contextul chipsets

		State Circuits Magazine, vol. 17, no. 4, pp. 47-61, Fall 2025.	
C52.1- C52.2	Tehnician (Student)	- R. J. Baker, CMOS: Circuit Design, Layout, and Simulation, 4th ed. Wiley-IEEE Press, 2019. - N. H. E. Weste and D. M. Harris, CMOS VLSI Design: A Circuits and Systems Perspective, 4th ed. Pearson/Addison-Wesley, 2010. - Razavi, B. (2015). Design of Analog CMOS Integrated Circuits (2nd ed.). McGraw-Hill Education. - Razavi, B. (2021). Fundamentals of Microelectronics (3rd ed.). Wiley.	- Proiectarea de circuite analogice/digitale si de semnal mixt in contextul chiplets

Documentele necesare înscrierii și alte informații suplimentare se găsesc pe site-ul universității www.upb.ro sau la telefon 021.402.9233/9234.

Datele de desfășurare a probelor de concurs:

21.07.2026 - 27.07.2026	-depunerea dosarelor de înscriere la concurs
28.07.2026- 29.07.2026	-verificarea administrativă, selecție și evaluare dosare
30.07.2026	-afișarea rezultatelor parțiale (<i>proba evaluare dosare</i>)
31.07.2026	-depunerea contestațiilor (<i>proba evaluare dosare</i>)
	-afișarea soluționării contestațiilor (<i>proba evaluare dosare</i>)
03.08.2026	-programarea interviului (<i>în cazul în care se înscriu mai mulți candidați pe același post</i>)
	- comunicarea rezultatelor finale (<i>în cazul în care nu se organizează proba interviu</i>)
04.08.2026	-proba interviu
05.08.2026	-afișarea rezultatelor (<i>proba interviu</i>)
06.08.2026	-depunerea contestațiilor (<i>proba interviu</i>)
07.08.2026	-soluționarea contestațiilor (<i>proba interviu</i>)
	-comunicarea rezultatelor finale

NOTĂ: Originalul documentului semnat se regăsește la sediul Universității Naționale de Știință și Tehnologie POLITEHNICA București, Direcția Informatizare și Resurse Umane, Serviciul Evidența Resurselor Umane I, clădirea Rectorat, cam. 114.