



MINISTERUL EDUCAȚIEI ȘI CERCETĂRII  
Universitatea Națională de Știință și Tehnologie  
POLITEHNICA București

Anexa 4

Nr. 5576/1/ASSET-IXC/27.05.2026

ANUNȚ

Universitatea Națională de Știință și Tehnologie POLITEHNICA București, în conformitate cu prevederile Legii nr. 53/2003 – Codul Muncii, republicată, cu modificările și completările ulterioare și ale Procedurii de sistem privind selecția și încadrarea personalului pe posturi în afara organigramei, aprobată prin Ordinul Ministrului Educației și Cercetării nr. 4003/09.05.2025, având în vedere aprobarea cererii de finanțare aferentă proiectului “*CONCEPȚIE, IMPLEMENTARE ȘI VALIDAREA FIABILITĂȚII UNOR NOI STRUCTURI DE INTEGRARE HETEROGENĂ PENTRU ASSET-IXC*” (ASSET-IXC), prin contractul de finanțare nr. RUE 9.PI/14/C9, anunță organizarea concursului pentru ocuparea pe perioadă determinată, cu fracțiune de normă, program flexibil și timp inegal de lucru, a următoarelor posturi vacante, în cadrul proiectului menționat:

Poziția postului	Funcție	Presupune activități cu elevi/ studenți	Nr. posturi	Salariul lunar brut	Perioada propusă pentru încheierea CIM <sup>1</sup>	Timpul de lucru (ore/lună) <sup>2</sup>
C.8.	A1(4.2) Cercetător în microelectronică (CS III)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	175 lei/oră	19.06.2026-31.12.2028	10 ore/lună
C.10.	A1(5.2) Cercetător în Știința și Ingineria Materialelor (CS II)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	250 lei/oră	19.06.2026-31.12.2028	30 ore/lună
C.12.	A1(6.2)_Inginer în microelectronică (Doctorand)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	125 lei/oră	19.06.2026-31.12.2028	40 ore/lună
C.13.	A1(6.3)_Inginer în microelectronică (Doctorand)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	125 lei/oră	19.06.2026-31.12.2028	40 ore/lună
C.14.	A1(6.4)_Inginer în microelectronică (Doctorand)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	125 lei/oră	19.06.2026-31.12.2028	40 ore/lună
C.17.	A1(7.1)_Inginer în microelectronică (Masterand)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	125 lei/oră	19.06.2026-31.12.2028	40 ore/lună
C.18.	A1(7.2)_Inginer în microelectronică (Masterand)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	125 lei/oră	19.06.2026-31.12.2028	40 ore/lună

C.19.	A1(8.1)_Tehnician în microelectronică (student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	19.06.2026-31.12.2028	80 ore/lună
C.20.	A1(8.2)_Tehnician în microelectronică (student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	19.06.2026-31.12.2028	40 ore/lună
C.21.	A1(8.3)_Tehnician în microelectronică (student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	19.06.2026-31.12.2028	40 ore/lună
C.22.	A1(8.4)_Tehnician în microelectronică (student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	19.06.2026-31.12.2028	40 ore/lună
C.23.	A1(8.5)_Tehnician în microelectronică (student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	19.06.2026-31.12.2028	40 ore/lună
C.24.	A1(8.6)_Tehnician în microelectronică (student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	19.06.2026-31.12.2028	40 ore/lună
C.25.	A1(8.7)_Tehnician în microelectronică (student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	19.06.2026-31.12.2028	40 ore/lună
C.26.	A1(9.1)_Tehnician electronist	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	19.06.2026-31.12.2028	120 ore/lună
C.27.	A1(9.2)_Tehnician electronist	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	19.06.2026-31.12.2028	120 ore/lună
C.28.	A1(9.3)_Tehnician electronist	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	19.06.2026-31.12.2028	40 ore/lună
C.29.	A1(9.4)_Tehnician electronist	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	19.06.2026-31.12.2028	40 ore/lună
C.38.	A2(9)_Expert în Dinamica și Stabilitatea Structurilor (CS III)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	175 lei/oră	19.06.2026-31.12.2028	20 ore/lună
C.39.	A2(10)_Expert în Modelare și Optimizare Structurală (CS III)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	175 lei/oră	19.06.2026-31.12.2028	20 ore/lună

C.40.	A2(11)_Expert în Analiză Structurală și Mecanica Materialelor (CSIII)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	175 lei/oră	19.06.2026-31.12.2028	40 ore/lună
C.41.	A2(12)_Expert în Integritatea Structurilor	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	175 lei/oră	19.06.2026-31.12.2028	40 ore/lună
C.42.	A2(13)_Inginer mecatronist (Masterand)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	125 lei/oră	19.06.2026-31.12.2028	20 ore/lună
C.43.	A2(14.1)_Inginer autovehicule rutiere (Masterand)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	125 lei/oră	19.06.2026-31.12.2028	80 ore/lună
C.44.	A2(14.2)_Inginer autovehicule rutiere (Masterand)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	125 lei/oră	19.06.2026-31.12.2028	40 ore/lună
C.45.	A2(15)_Inginer Industrial (Masterand)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	125 lei/oră	19.06.2026-31.12.2028	80 ore/lună
C.46.	A2(16)_Inginer mecanic (Masterand)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	125 lei/oră	19.06.2026-31.12.2028	40 ore/lună
C.47.	A2(17.1)_Tehnician (Student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	19.06.2026-31.12.2028	120 ore/lună
C.48.	A2(17.2)_Tehnician (Student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	19.06.2026-31.12.2028	120 ore/lună
C.50.	A2(19)_Expert în Programare și Modelare cu AI (LLM) (CS III)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	175 lei/oră	19.06.2026-31.12.2028	20 ore/lună
C.59.	A4(5.3)_Inginer mecatronist (Masterand)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	125 lei/oră	19.06.2026-31.12.2028	20 ore/lună
C.60.	A4(5.4)_Inginer mecatronist (Masterand)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	125 lei/oră	19.06.2026-31.12.2028	20 ore/lună
C.61.	A4(6)_Inginer mecanică fină si	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	125 lei/oră	19.06.2026-31.12.2028	40 ore/lună

	nanotehnologii (Masterand)					
C.62.	A4(7.1) Tehnician mecatronist (student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	19.06.2026- 31.12.2028	40 ore/lună
C.64.	A4(7.2) Tehnician mecatronist (student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	19.06.2026- 31.12.2028	40 ore/lună
C.72.	A5 (5.1)_ Tehnician electronica (Student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	19.06.2026- 31.12.2028	40 ore/lună
C.73.	A5 (5.2)_ Tehnician electronica (Student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	19.06.2026- 31.12.2028	40 ore/lună
C.74.	A5 (5.3)_ Tehnician electronica (Student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	19.06.2026- 31.12.2028	40 ore/lună
C.75.	A5 (5.4)_ Tehnician electronica (Student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	19.06.2026- 31.12.2028	40 ore/lună
C.76.	A5 (5.5)_ Tehnician electronica (Student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	19.06.2026- 31.12.2028	40 ore/lună
C.77.	A5 (5.6)_ Tehnician electronica (Student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	19.06.2026- 31.12.2028	40 ore/lună
C.79.	A6(2)_ Cercetător în microelectronică (CS I)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	250 lei/oră	19.06.2026- 31.12.2028	30 ore/lună
C.80.	A6 (3)_ Cercetător în electronică (CS II)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	250 lei/oră	19.06.2026- 31.12.2028	30 ore/lună
C.81.	A6(4.1)_ Expert in microelectronică și nanoelectronică	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	175 lei/oră	19.06.2026- 31.12.2028	80 ore/lună
C.82.	A6(4.2)_ Expert in microelectronică și nanoelectronică	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	175 lei/oră	19.06.2026- 31.12.2028	80 ore/lună
C.83.	A6(5)_ Expert in microelectronică	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	175 lei/oră	19.06.2026- 31.12.2028	120 ore/lună

C.84.	A6(6.1)_ Expert senior in electronică și telecomunicații	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	175 lei/oră	19.06.2026-31.12.2028	80 ore/lună
C.86.	A6(7.1)_ Expert in electronică și telecomunicații	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	125 lei/oră	19.06.2026-31.12.2028	120 ore/lună
C.87.	A6(7.2)_ Expert in electronică și telecomunicații	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	125 lei/oră	19.06.2026-31.12.2028	120 ore/lună
C.88.	A6(8.1)_ Inginer electronist (Doctorand)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	125 lei/oră	19.06.2026-31.12.2028	120 ore/lună
C.89.	A6(8.2)_ Inginer electronist (Doctorand)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	125 lei/oră	19.06.2026-31.12.2028	120 ore/lună
C.90.	A6(8.3)_ Inginer electronist (Doctorand)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	125 lei/oră	19.06.2026-31.12.2028	120 ore/lună
C.91.	A6(8.4)_ Inginer electronist (Doctorand)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	125 lei/oră	19.06.2026-31.12.2028	120 ore/lună
C.93.	A6(9.1)_ Inginer electronist (Masterand)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	125 lei/oră	19.06.2026-31.12.2028	120 ore/lună
C.94.	A6(9.2)_ Inginer electronist (Masterand)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	125 lei/oră	19.06.2026-31.12.2028	120 ore/lună
C.115.	A7(2)_ Expert în teoria circuitelor electrice (CSI)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	250 lei/oră	19.06.2026-31.12.2028	40 ore/lună
C.117.	A7(4)_ Cercetător în electrotehnică (CS III)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	175 lei/oră	19.06.2026-31.12.2028	50 ore/lună
C.118.	A7(5)_ Inginer proiectant circuite analogice	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	175 lei/oră	19.06.2026-31.12.2028	80 ore/lună
C.119.	A7(6)_ Inginer proiectant circuite digitale	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	175 lei/oră	19.06.2026-31.12.2028	80 ore/lună

C.121.	A7(8.1)_ Tehnician proiectant circuite integrate (Student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	19.06.2026-31.12.2028	50 ore/lună
C.122.	A7(8.2)_ Tehnician proiectant circuite integrate (Student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	19.06.2026-31.12.2028	50 ore/lună
C.123.	A7(8.3)_ Tehnician proiectant circuite integrate (Student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	19.06.2026-31.12.2028	50 ore/lună
C.124.	A7(8.4)_ Tehnician proiectant circuite integrate (Student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	19.06.2026-31.12.2028	50 ore/lună
C.125.	A7(8.5)_ Tehnician proiectant circuite integrate (Student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	19.06.2026-31.12.2028	50 ore/lună
C.126.	A7(8.6)_ Tehnician proiectant circuite integrate (Student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	19.06.2026-31.12.2028	50 ore/lună
C.127.	A7(8.7)_ Tehnician proiectant circuite integrate (Student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	19.06.2026-31.12.2028	50 ore/lună
C.128.	A7(8.8)_ Tehnician proiectant circuite integrate (Student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	19.06.2026-31.12.2028	50 ore/lună
C.129.	A7(8.9)_ Tehnician proiectant circuite integrate (Student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	19.06.2026-31.12.2028	50 ore/lună
C.130.	A7(8.10)_ Tehnician proiectant circuite integrate (Student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	19.06.2026-31.12.2028	50 ore/lună

<sup>1</sup>Perioada de angajare este conform perioadei de implementare a proiectului și prevederilor cererii de finanțare aprobate. În cazul în care este necesară prelungirea perioadei de activitate, aceasta se va modifica prin acordul părților, în baza unui act adițional la Contractul Individual de Muncă.

<sup>2</sup> Timpul de lucru se poate modifica prin acordul părților, în baza unui act adițional la Contractul Individual de Muncă, în funcție de activitățile proiectului.

**Încheierea contractului de muncă este condiționată de semnarea unei declarații de confidențialitate.**

Intervalul orar în care se poate desfășura activitatea este 06:00 – 22:00, programul de lucru având caracter flexibil, în funcție de specificul postului, fără a se suprapune programele de lucru în

cazul cumulului. Activitatea va fi remunerată lunar, proporțional cu timpul lucrat de către angajat, pe baza documentelor de raportare/conform procedurilor specifice ale proiectului și ținând cont de legislația în vigoare și prevederile/instrucțiunile/ordinele etc. aplicabile proiectului.

**A. Condițiile generale de participare la examen, conform legislație în vigoare, sunt:**

- a) are cetățenia română sau cetățenia unui alt stat membru al Uniunii Europene, a unui stat parte la Acordul privind Spațiul Economic European (SEE) sau cetățenia Confederației Elvețiene;
  - prin excepție de la condiția prevăzută la lit. a) pot fi angajați și cetățeni străini, cu respectarea regimului stabilit pentru aceștia prin legislația specifică și legislația muncii (atestatul de recunoaștere a diplomei de studii, eliberat de Centrul Național de Recunoaștere și Echivalare a Studiilor. Dacă țara care a emis diploma de studii nu este semnatară a Convenției de la Haga, caz în care este necesară apostilarea diplomei, sau nu a semnat cu România un tratat de recunoaștere reciprocă a actelor, atunci este necesară supralegalizarea diplomei, codul COR aferent funcției pe care se dorește angajarea trebuie să fie compatibil cu studiile cetățeanului străin, așa cum au fost ele recunoscute de instituția competentă)
- b) cunoaște limba română, scris și vorbit sau o limbă de circulație internațională;
- c) are capacitate de muncă în conformitate cu prevederile Legii nr. 53/2003 – Codul Muncii, republicată, cu modificările și completările ulterioare;
- d) \*are o stare de sănătate corespunzătoare postului pentru care candidează, atestată pe baza adeverinței medicale eliberate de medicul de familie sau de unitățile sanitare abilitate;
- e) îndeplinește condițiile de studii, de vechime în specialitate și, după caz, alte condiții specifice potrivit cerințelor postului scos la examen;
- f) \*nu a fost condamnată definitiv pentru săvârșirea unei infracțiuni contra securității naționale, contra autorității, contra umanității, infracțiuni de corupție sau de serviciu, infracțiuni de fals ori contra îndeplinirii justiției, infracțiuni săvârșite cu intenție care ar face o persoană candidată la post incompatibilă cu exercitarea funcției contractuale pentru care candidează, cu excepția situației în care a intervenit reabilitarea;
- g) \*nu execută o pedeapsă complementară prin care i-a fost interzisă exercitarea dreptului de a ocupa funcția, de a exercita profesia sau meseria ori de a desfășura activitatea de care s-a folosit pentru săvârșirea infracțiunii sau față de aceasta nu s-a luat măsura de siguranță a interzicerii ocupării unei funcții sau a exercitării unei profesii;
- h) \*nu a comis infracțiuni prevăzute la art. 1 alin. (2) din Legea nr. 118/2019 privind Registrul national automatizat cu privire la persoanele care au comis infracțiuni sexuale, de exploatare a unor persoane sau asupra minorilor, precum și pentru completare Legii nr. 76/2008 privind organizarea și funcționarea Sistemului Național de Date Genetice judiciare, cu modificările ulterioare, pentru domeniile prevăzute la art. 35 alin. (1) lit. h

*\*În cazul cetățenilor străini, pentru atestarea îndeplinirii condițiilor stipulate la punctele d), f), g), respectiv h) este necesară completarea unei declarații pe propria răspundere.*

**Actele necesare înscrierii sunt:**

- a) formular de înscriere la examen <https://posturivacante.upb.ro/cercetare/>, în original;
- b) copia actului de identitate sau orice alt document care atestă identitatea, potrivit legii, aflat în termen de valabilitate;
- c) copia certificatului de căsătorie sau a altui document prin care s-a realizat schimbarea de nume, după caz;

- d) copiile documentelor care atestă nivelul studiilor și ale altor acte care atestă efectuarea unor specializări, precum și copiile documentelor care atestă îndeplinirea condițiilor specifice ale postului solicitat prin prezentul anunț;
- e) copia carnetului de muncă, a adeverinței eliberate de angajator pentru perioada lucrată, care să ateste vechimea în muncă și în specialitatea studiilor solicitate pentru ocuparea postului;
- f) cazierul judiciar, în original, sau o declarație pe propria răspundere privind lipsa antecedentelor penale care să-l facă incompatibil cu funcția pentru care candidează, în original. În acest caz, candidatul declarat admis la selecția dosarelor și care nu a solicitat expres la înscrierea la concurs preluarea informațiilor privind antecedentele penale direct de la autoritatea sau instituția publică competentă cu eliberarea certificatelor de cazier judiciar are obligația de a completa dosarul de concurs cu originalul documentului, anterior datei de susținere a probei scrise și/sau probei practice;
- g) certificatul de integritate comportamentală, în original, din care să reiasă că nu s-a comis infracțiuni prevăzute la art. 1 alin. (2) din Legea nr. 118/2019 privind Registrul național automatizat cu privire la persoanele care au comis infracțiuni sexuale, de exploatare a unor persoane sau asupra minorilor, precum și pentru completarea Legii nr. 76/2008 privind organizarea și funcționarea Sistemului Național de Date Genetice Juridice, cu modificările ulterioare, pentru candidații înscriși pentru posturile din sistemului de învățământ, sănătate sau protecție social, precum și orice entitate publică sau privată a cărei activitate presupune contactul direct cu copii, persoane în vârstă, persoane cu dizabilități sau alte categorii de persoane vulnerabile ori care presupune examinarea fizică sau evaluarea psihologică a unei persoane;
- h) certificat medical eliberat de către medicul specialist de medicina muncii eliberat în baza avizului medical emis de către medicul specialist psihiatru și a adeverinței medicale eliberate de către medicul de familie, în original, care să ateste starea de sănătate corespunzătoare, eliberat cu cel mult 6 luni anterior derulării concursului, cu mențiunea apt pentru concurs. Dacă informațiile prezentate în certificat se dovedesc a fi neconforme, documentul va fi considerat nul;
- i) certificatul care atestă starea de sănătate conține, în clar, numărul, data, numele emitentului și calitatea acestuia, în formatul standard stabilit prin ordin al ministrului sănătății. Pentru candidații cu dizabilități, în situația solicitării de adaptare rezonabilă, certificatul care atestă starea de sănătate trebuie însoțit de copia certificatului de încadrare într-un grad de handicap, emis în condițiile legii (copia certificatului se prezintă însoțită de documentul original, pentru certificarea cu mențiunea „conform cu originalul”);
- j) curriculum vitae, model comun european, datat și semnat pe fiecare pagină, în care se menționează proiectul și postul vizat de candidat.

**În situația în care, POLITEHNICA București întreprinde toate diligențele pentru obținerea extrasului de pe cazierul judiciar, respectiv a certificatului de integritate comportamentală, și la eliberarea documentelor, de către autoritățile competente, se constată încălcarea condițiilor generale de participare la examenul de ocupare a postului, candidatul va fi exclus din cadrul examenului în orice etapă a acestuia și/sau nu va fi încadrat pe post.**

Înscrierile se fac până la data de **04.06.2026**, inclusiv, ora 15<sup>00</sup> - UTC +2 Eastern European Time (EET).

- fie la sediul Universității Naționale de Știință și Tehnologie POLITEHNICA București, Splaiul Independenței, nr. 313, sector 6, cod poștal 060042, clădire Rectorat, etaj 1, camera 114, telefon 021.402.9234/9233,
- fie încărcat, în format electronic, la adresa [resurse.umane@upb.ro](mailto:resurse.umane@upb.ro), respectând prevederile Regulamentului UE 2016/679 privind protecția persoanelor fizice în ceea ce privește prelucrarea datelor cu caracter personal.

Transmiterea documentelor prin poșta electronică se realizează în format .pdf cu volum maxim de 1 MB, documentele fiind acceptate doar în formă lizibilă și să nu existe informații sub formă de link în corpul e-mail-ului.

Orice document asumat în nume propriu de către candidat, transmis prin poșta electronică (formular de înscriere, declarație pe propria răspundere etc.), va fi semnat utilizând semnătura electronică avansată sau calificată.

Prin raportare la nevoile individuale, candidatul cu dizabilități poate înainta comisiei de examen, în termenul prevăzut pentru depunerea dosarelor, propunerea sa privind instrumentele necesare pentru asigurarea accesibilității probelor de concurs.

Nerespectarea termenului de depunere a dosarelor de examen și a formatului menționat, după caz, conduce la respingerea candidatului.

Toate documentele se depun în limba română.

Candidatul declarat admis are obligația de a prezenta secretarului comisiei de evaluare și selecție originalele documentelor prezentate în copie în vedere certificării „conform cu originalul”, dacă acest lucru îi este solicitat, conform procedurilor specifice fiecărui proiect.

## **B. Condițiile specifice de participare la concurs pentru posturile vacante scoase la concurs, conform specificației Fișei Postului sunt:**

Nr. crt.	Funcție	Nr. posturi	Condiții minime obligatorii	Criterii suplimentare de selecție
C.8.	A1(4.2) Cercetător în microelectronică (CS III)	1	<ul style="list-style-type: none"> <li>- studii superioare la nivel de doctorat în domeniul Inginerie electronică - 20 puncte.</li> <li>- grad științific CSIII sau echivalent - 20 puncte.</li> <li>- vechime în muncă min. 10 ani- 20 puncte.</li> </ul>	<ul style="list-style-type: none"> <li>-experiență de cercetare demonstrată prin 2 publicații științifice ISI/WOS relevante - 10 puncte.</li> <li>-minim 5 publicații în domeniul Inginerie electronică - 10 puncte.</li> <li>- participare la minim 3 conferințe internaționale – 10 puncte.</li> <li>-experiență în minim 3 proiecte cu finanțare națională/internațională pe pozitii similare – 10 puncte.</li> </ul>
C.10.	A1(5.2) Cercetător în Știința și Ingineria Materialelor (CS II)	1	<ul style="list-style-type: none"> <li>- studii superioare la nivel de doctorat, în domeniul Științe Inginerești – Știința și Ingineria Materialelor - 20 puncte.</li> <li>- grad științific min. CSII sau echivalent - 20 puncte.</li> <li>- vechime în muncă min. 10 ani- 20 puncte.</li> </ul>	<ul style="list-style-type: none"> <li>- experiență profesională de minimum 10 ani în activități de cercetare aplicată în domeniul Științei și Ingineriei Materialelor- 10 puncte.</li> <li>- minim 10 publicații ISI/WOS în domeniul Științei și Ingineriei Materialelor - 10 puncte.</li> <li>-participări la minim 5 conferințe internaționale, publicații științifice și documentare de specialitate -10 puncte.</li> <li>- experiență de participare în minim 5 proiecte cu finanțare națională si/sau internațională pe pozitii similare– 10 puncte.</li> </ul>

C.12.	A1(6.2)_ Inginer în microelectronică (Doctorand)	1	<p>-studii superioare la nivel de masterat sau echivalent în domeniul Inginerie electronică - 20 puncte.</p> <p>-studentul doctorand înscris la o școală doctorală în domeniul Inginerie electronică -20 puncte.</p> <p>-minim 2 publicații în domeniul Inginerie electronică - 20 puncte.</p>	<p>-experiență de cercetare demonstrată prin 2 publicații științifice ISI/WOS relevante - 20 puncte.</p> <p>-participare la minim 3 conferințe internaționale – 20 puncte.</p>
C.13.	A1(6.3)_ Inginer în microelectronică (Doctorand)	1	<p>-studii superioare la nivel de masterat sau echivalent în domeniul Inginerie electronică - 20 puncte.</p> <p>-studentul doctorand înscris la o școală doctorală în domeniul Inginerie electronică -20 puncte.</p> <p>-minim 2 publicații în domeniul Inginerie electronică - 20 puncte.</p>	<p>-experiență de cercetare demonstrată prin 2 publicații științifice ISI/WOS relevante - 20 puncte.</p> <p>- participare la minim 3 conferințe internaționale – 20 puncte.</p>
C.14.	A1(6.4)_ Inginer în microelectronică (Doctorand)	1	<p>- studii superioare la nivel de masterat sau echivalent în domeniul Inginerie electronică - 20 puncte.</p> <p>-studentul doctorand înscris la o școală doctorală în domeniul Inginerie electronică -20 puncte.</p> <p>- minim 2 publicații în domeniul Inginerie electronică - 20 puncte.</p>	<p>- experiență de cercetare demonstrată prin 2 publicații științifice ISI/WOS relevante - 20 puncte.</p> <p>- participare la minim 3 conferințe internaționale – 20 puncte.</p>
C.17.	A1(7.1)_ Inginer în microelectronică (Masterand)	1	<p>-studii de licență finalizate în domeniul Inginerie electronică – 30 puncte.</p> <p>-studii superioare în curs (nivel masterat) în domeniul Inginerie electronică — 30 puncte.</p>	<p>-minim un articol științific trimis către publicare sau participare la sesiunea de comunicări științifice studențești în domeniul Inginerie electronică – 40 puncte.</p>
C.18.	A1(7.2)_ Inginer în microelectronică (Masterand)	1	<p>-studii de licență finalizate în domeniul Inginerie electronică – 30 puncte.</p> <p>-studii superioare în curs (nivel masterat) în domeniul Inginerie electronică — 30 puncte.</p>	<p>-minim un articol științific trimis către publicare sau participare la sesiunea de comunicări științifice studențești în domeniul Inginerie electronică – 40 puncte.</p>
C.19.	A1(8.1)_ Tehnician în microelectronică (student)	1	<p>-studii medii absolvite cu diploma de bacalaureat - 30 puncte.</p> <p>- studentul trebuie sa faca dovada că este înscris la licență, în domeniul Inginerie electronică - 30 puncte.</p>	<p>- nivel mediu privind activitatea de proiectare CAD/EDA, probat prin absolvirea unui curs universitar de specialitate sau a unui proiect universitar de specialitate– 40 puncte.</p>
C.20.	A1(8.2)_ Tehnician în microelectronică (student)	1	<p>-studii medii absolvite cu diploma de bacalaureat - 30 puncte.</p> <p>- studentul trebuie sa faca dovada că este înscris la licență, în domeniul Inginerie electronică - 30 puncte.</p>	<p>- nivel mediu privind activitatea de proiectare CAD/EDA, probat prin absolvirea unui curs universitar de specialitate sau a unui proiect universitar de specialitate– 40 puncte.</p>
C.21.	A1(8.3)_ Tehnician în microelectronică (student)	1	<p>-studii medii absolvite cu diploma de bacalaureat - 30 puncte.</p> <p>- studentul trebuie sa faca dovada că este înscris la licență, în domeniul Inginerie electronică - 30 puncte.</p>	<p>- nivel mediu privind activitatea de proiectare CAD/EDA, probat prin absolvirea unui curs universitar de specialitate sau a unui proiect universitar de specialitate– 40 puncte</p>

C.22.	A1(8.4)_Tehnician în microelectronică (student)	1	-studii medii absolvite cu diploma de bacalaureat - 30 puncte. - studentul trebuie sa faca dovada că este înscris la licență, în domeniul Inginerie electronică - 30 puncte.	- nivel mediu privind activitatea de proiectare CAD/EDA, probat prin absolvirea unui curs universitar de specialitate sau a unui proiect universitar de specialitate- 40 puncte
C.23.	A1(8.5)_Tehnician în microelectronică (student)	1	-studii medii absolvite cu diploma de bacalaureat - 30 puncte. - studentul trebuie sa faca dovada că este înscris la licență, în domeniul Inginerie electronică - 30 puncte.	- nivel mediu privind activitatea de proiectare CAD/EDA, probat prin absolvirea unui curs universitar de specialitate sau a unui proiect universitar de specialitate- 40 puncte
C.24.	A1(8.6)_Tehnician în microelectronică (student)	1	-studii medii absolvite cu diploma de bacalaureat - 30 puncte. - studentul trebuie sa faca dovada că este înscris la licență, în domeniul Inginerie electronică - 30 puncte.	- nivel mediu privind activitatea de proiectare CAD/EDA, probat prin absolvirea unui curs universitar de specialitate sau a unui proiect universitar de specialitate- 40 puncte
C.25.	A1(8.7)_Tehnician în microelectronică (student)	1	-studii medii absolvite cu diploma de bacalaureat - 30 puncte. - studentul trebuie sa faca dovada că este înscris la licență, în domeniul Inginerie electronică - 30 puncte.	- nivel mediu privind activitatea de proiectare CAD/EDA, probat prin absolvirea unui curs universitar de specialitate sau a unui proiect universitar de specialitate- 40 puncte
C.26.	A1(9.1)_Tehnician electronist	1	- studii medii sau postliceale atestate cu diplomă de bacalaureat - 30 puncte. - nivel mediu MS Office, navigare internet, software de diagnosticare specific echipamentelor utilizate probat prin activități oficiale într-o instituție de cercetare- 30 puncte	- experiență specifică postului în domeniul inginerie electronică, minim 5 ani – 40 puncte
C.27.	A1(9.2)_Tehnician electronist	1	- studii medii sau postliceale atestate cu diplomă de bacalaureat - 30 puncte. - nivel mediu MS Office, navigare internet, software de diagnosticare specific echipamentelor utilizate probat prin activități oficiale într-o instituție de cercetare- 30 puncte.	- experiență specifică postului în domeniul inginerie electronică, minim 5 ani – 40 puncte.
C.28.	A1(9.3)_Tehnician electronist	1	- studii medii sau postliceale atestate cu diplomă de bacalaureat - 30 puncte. - nivel mediu MS Office, navigare internet, software specific echipamen-telor utilizate probat prin activități oficiale într-o instituție de cercetare- 30 puncte.	- experiență specifică postului în domeniul inginerie electronică, minim 5 ani – 40 puncte.
C.29.	A1(9.4)_Tehnician electronist	1	- studii medii sau postliceale atestate cu diplomă de bacalaureat - 30 puncte. - nivel mediu MS Office, navigare internet, software specific echipamen-telor utilizate probat prin activități oficiale într-o instituție de cercetare- 30 puncte.	- experiență specifică postului în domeniul inginerie electronică, minim 5 ani – 40 puncte.
C.38.	A2(9)_Expert în Dinamica și Stabilitatea	1	-doctorat în Științe Inginerești - 20 puncte.	-experiență dovedită prin publicarea de lucrări în jurnale sau în volumele unor manifestări științifice, în domeniul

	Structurilor (CS III)		-grad științific CSIII sau echivalent – 20 puncte. -vechime in muncă minim 5 ani- 20 puncte	analizei numerice și comportării materialelor (min. 10 lucrări în reviste indexate)– 20 puncte. - experiență dovedită în analiza cu elemente finite, vibrații, oboseală și materiale compozite hibride– 10 puncte. -experiență în Ansys/Autodesk Fusion/MATLAB/LabView (cursuri, certificari etc.) -10 puncte.
C.39.	A2(10)_Expert în Modelare și Optimizare Structurală (CS III)	1	-doctorat în domeniul Inginerie Mecanică - 20 puncte. -grad științific CSIII sau echivalent – 20 puncte. -vechime in muncă minim 5 ani- - 20 puncte.	-experiență dovedită prin publicarea de lucrări în jurnale sau în volumele unor manifestări științifice, în domeniul analizei numerice și comportării materialelor (min. 10 lucrări în reviste indexate)– 20 puncte. -publicații științifice relevante în reviste sau volume indexate Web of Science / Scopus în domenii de mecanică – 20 puncte.
C.40.	A2(11)_Expert în Analiză Structurală și Mecanica Materialelor (CS III)	1	-doctorat în domeniul Inginerie Mecanică - 20 puncte. -grad științific CSIII sau echivalent – 20 puncte. -vechime in muncă minim 5 ani- 20 puncte.	-experiență dovedită prin publicarea de lucrări în jurnale sau în volumele unor manifestări științifice, în domeniul analizei numerice și comportării materialelor (min. 10 lucrări în reviste indexate ISI cu factor de impact)– 20 puncte. -publicații științifice relevante în reviste sau volume indexate Web of Science / Scopus în domenii de mecanică – 10 puncte. -experiență dovedită în analiza teoretică, experimentală și numerică a materialelor (inclusiv polimerice, composite)– 10 puncte
C.41.	A2(12)_Expert în Integritatea Structurilor	1	-doctorat în domeniul Inginerie Mecanică – 20 puncte. -minimum 3 brevete- 20 puncte. -vechime in muncă minim 5 ani- 20 puncte.	-minim 4 ani experiență în mediul industrial - dezvoltare produse inclusiv fiabilitate termomecanică –20 puncte. - experiență dovedită în analiza cu elemente finite, vibrații, oboseală și materiale compozite hibride (lucrari stiintifice, vechime in munca etc.)– 20 puncte.
C.42.	A2(13)_Inginer mecatronist (Masterand)	1	-studii de licență în domeniul mecatronică și robotică- 30 puncte. -studii superioare în curs (nivel masterat) în domeniul Inginerie mecanică — 30 puncte	-minim un articol științific trimis către publicare sau participare la sesiunea de comunicări științifice studențești – 20 puncte. -medie de absolvire a studiilor de licență >9.50 – 20 puncte.

C.43.	A2(14.1)_Inginer autovehicule rutiere (Masterand)	1	-studii de licență în domeniul ingineria autovehiculelor– 30 puncte.  -studii superioare în curs (nivel masterat) în domeniul Inginerie mecanică — 30 puncte.	- experiență în echipe de lucru (dovedită prin proiecte școlare/studentești, voluntariat, activități extrașcolare, diplome de participare la conferințe sau sesiuni de comunicări) – 20 puncte.  -medie de absolvire a studiilor de licență >9.00 – 20 puncte.
C.44.	A2(14.2)_Inginer autovehicule rutiere (Masterand)	1	-studii de licență în domeniul ingineria autovehiculelor– 30 puncte.  -studii superioare în curs (nivel masterat) în domeniul Inginerie mecanică — 30 puncte.	- experiență în echipe de lucru (dovedită prin proiecte școlare/studentești, voluntariat, activități extrașcolare, diplome de participare la conferințe sau sesiuni de comunicări) – 20 puncte.  -medie de absolvire a studiilor de licență >9.00 – 20 puncte.
C.45.	A2(15)_ Inginer Industrial (Masterand)	1	- diplomă de licență în domeniul inginerie industrială – 30 puncte.  -studii superioare în curs (nivel masterat) în domeniul Inginerie industrială — 30 puncte.	- experiență în echipe de lucru (dovedită prin proiecte școlare/studentești, voluntariat First tech challenge, activități extrașcolare, diplome de participare la conferințe sau sesiuni de comunicări) – 10 puncte.  --medie de absolvire a studiilor de licență >8,50 – 20 puncte  -experiență dovedită prin publicarea de lucrări în jurnale sau în volumele unor manifestări științifice, în domeniul meatronicii și roboticii (min. o lucrare publicată în revistă indexată ISI) – 10 puncte.
C.46.	A2(16)_Inginer mecanic (Masterand)	1	-studii de licență în domeniul inginerie mecanică – 30 puncte.  -studii superioare în curs (nivel masterat) în domeniul Inginerie mecanică — 30 puncte.	- experiență în echipe de lucru (dovedită prin proiecte școlare/studentești, voluntariat de minim 3 luni, activități extrașcolare, diplome de participare la conferințe sau sesiuni de comunicări) – 20 puncte.  -certificat de calificare profesională de tehnician în automatizări -20puncte
C.47.	A2(17.1)_ Tehnici an (Student)	1	-studii superioare în curs (nivel licență) în domeniul Inginerie industrială— 30 puncte.  - studii medii absolvite cu diplomă de bacalaureat -30 puncte	- experiență în echipe de lucru (dovedită prin proiecte școlare/studentești, voluntariat First Tech challenge, activități extrașcolare, diplome de participare la conferințe sau sesiuni de comunicări) – 20 puncte.  -atestat competente digitale-20 puncte
C.48.	A2(17.2)_ Tehnicia n (Student)	1	-studii superioare în curs (nivel licență) în domeniul Inginerie industrială— 30 puncte.  - studii medii absolvite cu diplomă de bacalaureat -30 puncte	- experiență în echipe de lucru (dovedită prin proiecte școlare/studentești, voluntariat First Tech challenge, activități extrașcolare, diplome de participare la conferințe sau sesiuni de comunicări) – 20 puncte.  -atestat competente digitale-20 puncte

C.50.	A2(19)_Expert în Programare și Modelare cu AI (LLM) (CS III)	1	<p>-doctorat în domeniul Inginerie Mecanică – 20 puncte.</p> <p>-grad științific CSIII sau echivalent – 20 puncte.</p> <p>-vechime în muncă min. 5 ani- 20 puncte.</p>	<p>-experiență dovedită prin publicarea de lucrări în jurnale sau în volumele unor manifestări științifice, prin participarea la saloane de invenții și inovații, în domeniul analizei teoretice și experimentale (min. 4 lucrări în reviste indexate ISI Q1/Q2, minim o participare la salon de invenție)– 10 puncte.</p> <p>-experiență dovedită în Python/ C++/ C/ Java/ Unix/ Linux /PyCharm, Visual Studio, Eclipse, ClearCase, ClearQuest, Matlab (articole, cercetare științifică) - 20 puncte.</p> <p>-experiență dovedită în analiza teoretică, experimentală și numerică (inclusiv în domeniul mecatronică și robotică)– 10 puncte.</p>
C.59.	A4(5.3)_Inginer mecatronist (Masterand)	1	<p>-studii superioare la nivel de licență în Mecatronică și Robotică — 30 puncte.</p> <p>-student înscris într-un program de studii de master din domeniile Inginerie Mecanica sau Mecatronica și Robotica — 30 puncte.</p>	<p>-competențe de proiectare și simulare ingierească(pracurgerea unui curs de proiectare CAD, inclusiv la nivelul studiilor de licenta sau master) – 20 puncte</p> <p>-competențe specifice sistemelor mecatronice/optomecatronice (parcurearea unui curs de programare orientată obiect- inclusiv la nivelul studiilor de licenta sau master) – 20 puncte</p>
C.60.	A4(5.4)_Inginer mecatronist (Masterand)	1	<p>-studii superioare la nivel de licență în Mecatronică și Robotică — 30 puncte.</p> <p>-student înscris într-un program de studii de master din domeniile Inginerie Mecanica sau Mecatronica și Robotica — 30 puncte.</p>	<p>-competențe de proiectare și simulare ingierească(parcurearea unui curs de proiectare CAD, inclusiv la nivelul studiilor de licenta sau master) – 20 puncte</p> <p>-competențe specifice sistemelor mecatronice/optomecatronice (parcurearea unui curs de programare orientată obiect- inclusiv la nivelul studiilor de licenta sau master) – 20 puncte</p>
C.61.	A4(6)_Inginer mecanică fină si nanotehnologii (Masterand)	1	<p>-studii superioare la nivel de licență în Inginerie Mecanică sau Mecatronica si Robotica — 30 puncte.</p> <p>-student înscris într-un program de studii de master din domeniile Inginerie Mecanica sau Mecatronica și Robotica — 30 puncte.</p>	<p>-experiență în domeniul sistemelor optice(angajat pe o perioada de minim un an intr-o pozitie de Tehnician mecatronist, Tehnician Mecanic sau Tehnician în fizică) — 20 puncte;</p> <p>-competențe de calcul optic (parcurearea a cel puțin doua cursuri de optica, inclusiv la nivelul studiilor de licenta sau master) – 20 puncte</p>
C.62.	A4(7.1) Tehnician mecatronist (student)	1	<p>-studii superioare în curs (nivel licență) în domeniul Inginerie mecanică, sau Mecatronica și robotică — 30 puncte;</p> <p>-parcurearea si promovarea unui curs de proiectare asistata de calculator</p>	<p>-competențe specifice sistemelor mecatronice/optomecatronice (parcurearea unui curs de programare orientată obiect sau a unui curs care are ca tematica bazele sisteme automate - inclusiv la nivelul studiilor de licenta) – 40 puncte</p>

			CAD (inclusiv la nivelul studiilor de licență) — 30 puncte	
C.64.	A4(7.2) Tehnician mecatronist (student)	1	-studii superioare în curs (nivel licență) în domeniul Inginerie mecanică, sau Mecatronică și robotică — 30 puncte; -parcursul și promovarea unui curs de proiectare asistată de calculator CAD (inclusiv la nivelul studiilor de licență) — 30 puncte	-competențe specifice sistemelor mecatronice/optomecatronice (parcursul unui curs de programare orientată obiect sau a unui curs care are ca tematică bazele sisteme automate - inclusiv la nivelul studiilor de licență) – 40 puncte
C.72.	A5 (5.1)_ Tehnician electronica (Student)	1	-student în cadrul unui program de licență în domeniul Inginerie electronică, telecomunicații și tehnologii informaționale sau Calculatoare și Tehnologia Informației - 30 puncte. - studii medii absolvite cu diploma de bacalaureat-30 puncte.	-minim media 7 pentru anii de studii de licență precedenți încheiați – 40 puncte.
C.73.	A5 (5.2)_ Tehnician electronica (Student)	1	-student în cadrul unui program de licență în domeniul Inginerie electronică, telecomunicații și tehnologii informaționale sau Calculatoare și Tehnologia Informației - 30 puncte. -studii medii absolvite cu diploma de bacalaureat- 30 puncte.	-minim media 7 pentru anii de studii de licență precedenți încheiați – 40 puncte.
C.74.	A5 (5.3)_ Tehnician electronica (Student)	1	- Student în cadrul unui program de licență în domeniul Inginerie electronică, telecomunicații și tehnologii informaționale sau Calculatoare și Tehnologia Informației - 30 puncte. - studii medii absolvite cu diploma de bacalaureat-30 puncte.	-Minim media 7 pentru anii de studii de licență precedenți încheiați – 40 puncte.
C.75.	A5 (5.4)_ Tehnician electronica (Student)	1	-student în cadrul unui program de licență în domeniul Inginerie electronică, telecomunicații și tehnologii informaționale sau Calculatoare și Tehnologia Informației - 30 puncte. -studii medii absolvite cu diploma de bacalaureat-30 puncte.	-minim media 7 pentru anii de studii de licență precedenți încheiați – 40 puncte.
C.76.	A5 (5.5)_ Tehnician electronica (Student)	1	-student în cadrul unui program de licență în domeniul Inginerie electronică, telecomunicații și tehnologii informaționale sau Calculatoare și Tehnologia Informației - 30 puncte. - studii medii absolvite cu diploma de bacalaureat-30 puncte.	-minim media 7 pentru anii de studii de licență precedenți încheiați – 40 puncte.

C.77.	A5 (5.6)_ Tehnician electronica (Student)	1	-student în cadrul unui program de licență în domeniul Ingineriei electronice, telecomunicații și tehnologii informaționale sau Calculatoare și Tehnologia Informației - 30 puncte.  -studii medii absolvite cu diploma de bacalaureat- 30 puncte.	-minim media 7 pentru anii de studii de licență precedenți încheiați – 40 puncte.
C.79.	A6(2)_ Cercetător în microelectronică (CS I)	1	-studii superioare la nivel de doctorat în domeniul Electronică, Telecomunicații și Tehnologii Informaționale - 20 puncte.  -grad științific min. CSI sau echivalent - 20 puncte.  -vechime în muncă minim 15 ani - 20 puncte.	-participarea în proiecte de cercetare (1 proiect – 5 puncte și fiecare proiect suplimentar câte 5 puncte până la maxim 15 puncte).  -experiență dovedită prin publicarea de lucrări în jurnale sau în volumele unor manifestări științifice în domeniul dispozitivelor și circuitelor integrate analogice și de semnal mixt (min. zece lucrări, dintre care două ISI-Q1 sau ISI-Q2) - 25 puncte.
C.80.	A6 (3)_ Cercetător în electronică (CS II)	1	-studii superioare la nivel de doctorat în domeniul Electronică, Telecomunicații și Tehnologii Informaționale - 20 puncte.  -grad științific min. CSII sau echivalent - 20 puncte.  -vechime în muncă minim 5 ani - 20 puncte.	-participarea în proiecte de cercetare (1 proiect – 5 puncte și fiecare proiect suplimentar câte 5 puncte până la maxim 15 puncte).  -experiență dovedită prin publicarea de lucrări în jurnale sau în volumele unor manifestări științifice în domeniul dispozitivelor și circuitelor integrate analogice și de semnal mixt (min. zece lucrări, dintre care trei ISI-Q1 sau ISI-Q2) - 25 puncte.
C.81.	A6(4.1)_ Expert in microelectronică și nanoelectronică	1	-studii superioare la nivel de doctorat în domeniul Electronică, Telecomunicații și Tehnologii Informaționale - 30 puncte.  - minim 2 ani experiență specifică în proiectarea circuitelor integrate - 30 puncte.	-participarea în proiecte de cercetare (1 proiect – 5 puncte și fiecare proiect suplimentar câte 5 puncte până la maxim 10 puncte).  -experiență dovedită prin publicarea de lucrări în jurnale sau în volumele unor manifestări științifice în domeniul dispozitivelor și circuitelor integrate analogice și de semnal mixt (min. zece lucrări, dintre care trei ISI-Q1 sau ISI-Q2) - 30 puncte.
C.82.	A6(4.2)_ Expert in microelectronică și nanoelectronică	1	-studii superioare la nivel de masterat în domeniul Electronică, Telecomunicații și Tehnologii Informaționale - 30 puncte.  - minim 5 ani experiență specifică în implementarea circuitelor integrate - 30 puncte.	-experiență mai mare de 5 ani în implementarea circuitelor integrate va fi punctată astfel: 5 ani -5 puncte, 6 ani -10 puncte, 8 ani -20 puncte.  -experiență cu instrumentul software CADENCE VIRTUOSO- 20 puncte.
C.83.	A6(5)_ Expert in microelectronică	1	-studii superioare la nivel de masterat în domeniul microelectronicii- 30 puncte.	-experiență dovedită prin publicarea de lucrări în jurnale sau în volumele unor manifestări științifice în domeniul

			-minim 8 ani experiență în activități specifice în industrie sau în laboratoarele de cercetare din universitate -30 puncte.	electronicii (1 lucrare – 20 puncte, și fiecare lucrare suplimentară câte 10 puncte până la maxim 40 puncte) - 40 puncte.
C.84.	A6(6.1)_ Expert senior in electronică și telecomunicații	1	-studii superioare la nivel de masterat în domeniul microelectronicii - 30 puncte.  - minim 10 ani experiență în activități specifice în industrie sau în laboratoarele de cercetare din universitate -30 puncte.	-experiență în LabView (20 puncte).  -experiență în Visual Basic (20 puncte).
C.86.	A6(7.1)_ Expert in electronică și telecomunicații	1	-studii superioare la nivel de masterat în domeniul microelectronicii - 30 puncte.  - minim 8 luni experiență în activități specifice în industrie sau în laboratoarele de cercetare din universitate -30 puncte.	-participarea la minim 1 Sesiune de Comunicări Științifice sau la conferințe naționale sau internaționale în domeniul microelectronicii (10 puncte).  -experiență în suita Cadence Virtuoso (20 puncte).  -experiență în MATLAB (10 puncte).
C.87.	A6(7.2)_ Expert in electronică și telecomunicații	1	-studii superioare la nivel de masterat în domeniul microelectronicii - 30 puncte.  - minim 8 luni experiență în activități specifice în industrie sau în laboratoarele de cercetare din universitate -30 puncte.	-participarea la minim 1 Sesiune de Comunicări Științifice sau la conferințe naționale sau internaționale în domeniul microelectronicii (10 puncte).  -experiență în suita Cadence Virtuoso (20 puncte).  -experiență în MATLAB (10 puncte).
C.88.	A6(8.1)_ Inginer electronist (Doctorand)	1	-studii superioare la nivel de masterat sau echivalent în domeniul microelectronicii - 20 puncte.  - student doctorand înscris la o școală doctorală în domeniul electronicii – 20 puncte.  - minim 2 ani experiență în activități specifice în industrie sau în laboratoarele de cercetare din universitate -20 puncte.	-participarea la minim 1 Sesiune de Comunicări Științifice sau la conferințe naționale sau internaționale în domeniul microelectronicii (1 participare – 20 puncte și fiecare participare suplimentară câte 20 puncte până la maxim 40 puncte).
C.89.	A6(8.2)_ Inginer electronist (Doctorand)	1	-studii superioare la nivel de masterat sau echivalent în domeniul microelectronicii - 20 puncte.  - student doctorand înscris la o școală doctorală în domeniul electronicii – 20 puncte.  - minim 2 ani experiență în activități specifice în industrie sau în laboratoarele de cercetare din universitate -20 puncte.	-participarea la minim 1 Sesiune de Comunicări Științifice sau la conferințe naționale sau internaționale în domeniul microelectronicii (1 participare – 20 puncte și fiecare participare suplimentară câte 20 puncte până la maxim 40 puncte).
C.90.	A6(8.3)_ Inginer electronist (Doctorand)	1	-studii superioare la nivel de masterat sau echivalent în domeniul microelectronicii - 20 puncte.	-participarea la minim 1 Sesiune de Comunicări Științifice sau la conferințe naționale sau internaționale în domeniul microelectronicii (1 participare – 20

			<p>- student doctorand înscris la o școală doctorală în domeniul electronicii – 20 puncte.</p> <p>- minim 2 ani experiență în activități specifice în industrie sau în laboratoarele de cercetare din universitate -20 puncte.</p>	puncte și fiecare participare suplimentar câte 20 puncte până la maxim 40 puncte).
C.91.	A6(8.4)_ Inginer electronist (Doctorand)	1	<p>-studii superioare la nivel de masterat sau echivalent în domeniul microelectronicii - 20 puncte.</p> <p>- student doctorand înscris la o școală doctorală în domeniul electronicii – 20 puncte.</p> <p>- minim 2 ani experiență în activități specifice în industrie sau în laboratoarele de cercetare din universitate (20 puncte).</p>	-participarea la minim 1 Sesiune de Comunicări Științifice sau la conferințe naționale sau internaționale în domeniul microelectronicii (1 participare – 20 puncte și fiecare participare suplimentar câte 20 puncte până la maxim 40 puncte).
C.93.	A6(9.1)_ Inginer electronist (Masterand)	1	<p>-studii superioare absolvite cu diplomă de licență în domeniul electronicii- 20 puncte.</p> <p>-student înscris la un program de masterat în domeniul electronicii – 20 puncte.</p> <p>-minim 6 luni experiență în activități specifice în industrie sau în laboratoarele de cercetare din universitate -20 puncte.</p>	<p>-participarea la minim 1 Sesiune de Comunicări Științifice sau la conferințe naționale sau internaționale în domeniul microelectronicii (10 puncte).</p> <p>-experiență în suita Cadence Virtuoso (20 puncte).</p> <p>-experiență în MATLAB (10 puncte).</p>
C.94.	A6(9.2)_ Inginer electronist (Masterand)	1	<p>-studii superioare absolvite cu diplomă de licență în domeniul electronicii- 20 puncte.</p> <p>-student înscris la un program de masterat în domeniul electronicii – 20 puncte.</p> <p>-minim 6 luni experiență în activități specifice în industrie sau în laboratoarele de cercetare din universitate -20 puncte.</p>	<p>-participarea la minim 1 Sesiune de Comunicări Științifice sau la conferințe naționale sau internaționale în domeniul microelectronicii (10 puncte).</p> <p>-experiență în suita Cadence Virtuoso (20 puncte).</p> <p>-experiență în MATLAB (10 puncte).</p>
C.115.	A7(2)_ Expert în teoria circuitelor electrice (CSI)	1	<p>-studii superioare la nivel de doctorat în domeniul Inginerie electrică – 20 puncte.</p> <p>-grad științific min. CS I sau echivalent - 20 puncte.</p> <p>-vechime in munca minimum 15 ani - 20 puncte.</p>	<p>-minim 3 cărți publicate în domeniul circuitelor electrice, din care minim una ca autor principal - 10 puncte</p> <p>-membru IEEE într-o secțiune dedicată circuitelor electrice - 5 puncte.</p> <p>-activitate de publicare în reviste internaționale indexate, în calitate de prim autor – minim 5 lucrări;- 5 puncte.</p> <p>-minim 20 publicații în domeniul inginerie electrică – circuite electrice; - 10 puncte.</p>

				-experiență în proiecte cu finanțare națională/internațională pe poziții similare min 5 ani – 10 puncte
C.117.	A7(4)_ Cercetător în electrotehnică (CS III)	1	-studii superioare la nivel de doctorat în domeniul Inginerie electrică – 20 puncte.  -grad științific min. CS III, sau echivalent - 20 puncte.  -vechime in munca minimum 5 ani - 20 puncte.	-minim 2 ani experiență în activități de formator de specialiști în domeniul electrotehnicii – 10  -minim 5 publicații în domeniul inginerie electrică; - 20 puncte.  -participări la minim 2 conferințe naționale sau internaționale de specialitate. - 10 puncte
C.118.	A7(5)_ Inginer proiectant circuite analogice	1	-studii superioare la nivel de master în domeniul Inginerie electrică sau electronică – 20 puncte. -experiență profesională de minimum 10 ani în activități de proiectare a circuitelor electronice analogice sau digitale demonstrate prin activitate profesională desfășurată în următoarele domenii: 1. proiectare layout CMOS analogic – 10 puncte 2. proiectare amplificatoare de detecție (sense amplifiers) – 10 puncte 3. metodologii pentru reducerea riscurilor și îmbunătățirea randamentul de fabricație ale circuitelor integrate – 20 puncte	-participare activă în minim 2 proiecte naționale și internaționale în domeniul proiectării circuitelor analogice - 20 puncte -participare ca formator în activități de formare de specialiști în domeniu - 10 puncte. -activitate de publicare în reviste internaționale indexate, minim 2 lucrări - 10 puncte.
C.119.	A7(6)_ Inginer proiectant circuite digitale	1	-studii superioare la nivel de master sau echivalent în domeniul Inginerie electrică sau electronică – 20 puncte.  -experiență profesională de minimum 10 ani în activități de proiectare a circuitelor electronice analogice sau digitale demonstrate prin activitate profesională desfășurată în cel puțin două din următoarele domenii: 1. Hardware Digital de Bază si VLSI Digital Avansat – 20 puncte. 2. interfațare circuite digitale cu analogice – 10 puncte. 3. FrontEnd ASIC Design. – 10 puncte.	-participare activă în minim 2 proiecte naționale și internaționale în domeniul proiectării circuitelor digitale – 20 puncte  -participare ca formator în activități de formare de specialiști în domeniu - 10 puncte.  -activitate de publicare în reviste internaționale indexate, minim 2 lucrări – 10 puncte.
C.121.	A7(8.1)_ Tehnician proiectant circuite integrate (Student)	1	-studii medii absolvite cu diploma de bacalaureat -30 puncte.  -student inscris la studii de licenta in curs, anul II la una din Facultățile: Inginerie Electrică, Electronică, Telecomunicații și Tehnologia	-media notelor de evaluare la disciplina Bazele Electrotehnicii să fie min. 8.50 – 20 puncte  -nota de admitere in facultate minim 8.50 – 20 puncte

			Informației, Automatică și Calculatoare – 30 puncte	
C.122.	A7(8.2)_ Tehnician proiectant circuite integrate (Student)	1	-studii medii absolvite cu diploma de bacalaureat– 30 puncte.  -student inscris la studii de licenta in curs, anul II la una din Facultățile: Inginerie Electrică, Electronică, Telecomunicații și Tehnologia Informației, Automatică și Calculatoare – 30 puncte	-media notelor de evaluare la disciplina Bazele Electrotehnicii să fie min. 8.50 – 20 puncte  -nota de admitere in facultate minim 8.50 – 20 puncte
C.123.	A7(8.3)_ Tehnician proiectant circuite integrate (Student)	1	-studii medii absolvite cu diploma de bacalaureat– 30 puncte.  -student inscris la studii de licenta in curs, anul II la una din Facultățile: Inginerie Electrică, Electronică, Telecomunicații și Tehnologia Informației, Automatică și Calculatoare – 30 puncte	-media notelor de evaluare la disciplina Bazele Electrotehnicii să fie min. 8.50 – 20 puncte  -nota de admitere in facultate minim 8.50 – 20 puncte
C.124.	A7(8.4)_ Tehnician proiectant circuite integrate (Student)	1	-studii medii absolvite cu diploma de bacalaureat– 30 puncte.  -student inscris la studii de licenta in curs, anul II la una din Facultățile: Inginerie Electrică, Electronică, Telecomunicații și Tehnologia Informației, Automatică și Calculatoare – 30 puncte	-media notelor de evaluare la disciplina Bazele Electrotehnicii să fie min. 8.50 – 20 puncte  -nota de admitere in facultate minim 8.50 – 20 puncte
C.125.	A7(8.5)_ Tehnician proiectant circuite integrate (Student)	1	-studii medii absolvite cu diploma de bacalaureat– 30 puncte.  -student inscris la studii de licenta in curs, anul II la una din Facultățile: Inginerie Electrică, Electronică, Telecomunicații și Tehnologia Informației, Automatică și Calculatoare – 30 puncte	-media notelor de evaluare la disciplina Bazele Electrotehnicii să fie min. 8.50 – 20 puncte  -nota de admitere in facultate minim 8.50 – 20 puncte
C.126.	A7(8.6)_ Tehnician proiectant circuite integrate (Student)	1	-studii medii absolvite cu diploma de bacalaureat– 30 puncte.  -student inscris la studii de licenta in curs, anul II la una din Facultățile: Inginerie Electrică, Electronică, Telecomunicații și Tehnologia Informației, Automatică și Calculatoare – 30 puncte	-media notelor de evaluare la disciplina Bazele Electrotehnicii să fie min. 8.50 – 20 puncte  -nota de admitere in facultate minim 8.50 – 20 puncte
C.127.	A7(8.7)_ Tehnician proiectant circuite integrate (Student)	1	-studii medii absolvite cu diploma de bacalaureat– 30 puncte.  -student inscris la studii de licenta in curs, anul II la una din Facultățile: Inginerie Electrică, Electronică, Telecomunicații și Tehnologia Informației, Automatică și Calculatoare – 30 puncte	-media notelor de evaluare la disciplina Bazele Electrotehnicii să fie min. 8.50 – 20 puncte  -nota de admitere in facultate minim 8.50 – 20 puncte

C.128.	A7(8.8)_ Tehnician proiectant circuite integrate (Student)	1	-studii medii absolvite cu diploma de bacalaureat-30 puncte. -student inscris la studii de licenta in curs, anul II la una din Facultățile: Inginerie Electrică, Electronică, Telecomunicații și Tehnologia Informației, Automatică și Calculatoare – 30 puncte	-media notelor de evaluare la disciplina Bazele Electrotehnicii să fie min. 8.50 – 20 puncte -nota de admitere in facultate minim 8.50 – 20 puncte
C.129.	A7(8.9)_ Tehnician proiectant circuite integrate (Student)	1	-studii medii absolvite cu diploma de bacalaureat-30 puncte. -student inscris la studii de licenta in curs, anul II la una din Facultățile: Inginerie Electrică, Electronică, Telecomunicații și Tehnologia Informației, Automatică și Calculatoare – 30 puncte	-media notelor de evaluare la disciplina Bazele Electrotehnicii să fie min. 8.50 – 20 puncte -nota de admitere in facultate minim 8.50 – 20 puncte
C.130.	A7(8.10)_ Tehnician proiectant circuite integrate (Student)	1	-studii medii absolvite cu diploma de bacalaureat– 30 puncte. - student inscris la studii de licenta in curs, anul II la una din Facultățile: Inginerie Electrică, Electronică, Telecomunicații și Tehnologia Informației, Automatică și Calculatoare – 30 puncte	-media notelor de evaluare la disciplina Bazele Electrotehnicii să fie min. 8.50 – 20 puncte -nota de admitere in facultate minim 8.50 – 20 puncte

### C. Concursul constă în:

#### 1. Evaluarea dosarelor de candidatură.

Se consideră admis la concursul pentru ocuparea unui post vacant, candidatul care a îndeplinit condițiile minime obligatorii menționate la punctul B.

În situația în care sunt declarați admiși mai mulți candidați pe același post, aceștia vor fi invitați la proba interviu în urma căreia comisia de concurs va decide asupra candidatului câștigător.

2. Interviul (probă opțională) – se va susține doar în situația în care, sunt declarați admiși mai mulți candidați pe același post la proba evaluării dosarelor – pe baza grilei de evaluare a următoarelor competențe:

Criteriile de evaluare pentru stabilirea interviului sunt:	
a) abilități și cunoștințe impuse de funcție;	30 puncte
b) capacitatea de analiză și sinteză;	10 puncte
c) motivația candidatului;	30 puncte
d) comportamentul în situațiile de criză;	10 puncte
e) inițiativă și creativitate.	20 puncte

Se consideră selectat pentru ocuparea postului vacant, candidatul care a obținut cel mai mare punctaj, calculat ca medie aritmetică a punctajelor obținute la proba evaluării dosarelor și proba interviu.

## D: Bibliografia și E: Tematica: (în cazul probelor opționale)

Poziția postului conform deciziei	Funcție	Bibliografie	Tematică
C.8.	A1(4.2) Cercetător în microelectronică (CS III)	<ol style="list-style-type: none"> <li>1. Rao Tummala, "Fundamentals of Microsystems Packaging", McGraw-Hill.</li> <li>2. John H. Lau, "3D IC Integration and Packaging", McGraw-Hill Education.</li> <li>3. Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim.</li> <li>4. Eric Bogatin, "Signal and Power Integrity - Simplified", Pearson Education.</li> </ol>	<p>Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim., 2017, cap. 1 – 3.</p> <p>Dezvoltarea proiectelor de complexitate redusă și de mare complexitate (ierarhizate și concatenate).</p> <p>Crearea de componente virtuale.</p>
C.10.	A1(5.2) Cercetător în Știința și Ingineria Materialelor (CS II)	<ol style="list-style-type: none"> <li>1. Vardia, A., Tarzwell, R., Beaulieu, D.. "Fundamentals on Printed Circuits Board Technologies".</li> <li>2. Lu, D., Wong, C.P.. „Material for Advanced Packaging”.</li> <li>3. Vander Voort, G.F.. „Matallography – Principals and Practice”.</li> <li>4. Șaban, R., Bunea, D., Vasile, T., Brânzei, M., Gheorghe, D., Ioniță, Gh.. “Studiul și ingineria materialelor”, Ed.Didactică și Pedagogică, București.</li> <li>5. Martinez, I. ., "Thermal Effects of Materials”.</li> </ol>	<p>Deconstrucție fizică și analiza materiale.</p> <p>Extragere de parametri fizici (termici, mecanici, electrici) pentru modelare.</p> <p>Analiză a defectelor și cauzelor fiabilității reduse (proces tehnologic, cauze de natură termo-electro-mecanică).</p> <p>Utilizarea software speciaizat analiza de imagini.</p>
C.12.	A1(6.2)_Inginer în microelectronică (Doctorand)	<ol style="list-style-type: none"> <li>1. Rao Tummala, "Fundamentals of Microsystems Packaging", McGraw-Hill.</li> <li>2. John H. Lau, "3D IC Integration and Packaging", McGraw-Hill Education.</li> <li>3. Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim.</li> <li>4. Eric Bogatin, "Signal and Power Integrity - Simplified", Pearson Education.</li> </ol>	<p>Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim., 2017, cap. 1 – 3.</p> <p>Dezvoltarea proiectelor de complexitate redusă și de mare complexitate (ierarhizate și concatenate).</p> <p>Crearea de componente virtuale.</p>
C.13.	A1(6.3) Inginer în microelectronică (Doctorand)	<ol style="list-style-type: none"> <li>1. Rao Tummala, "Fundamentals of Microsystems Packaging", McGraw-Hill.</li> <li>2. John H. Lau, "3D IC Integration and Packaging", McGraw-Hill Education.</li> <li>3. Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim.</li> <li>4. Eric Bogatin, "Signal and Power Integrity - Simplified", Pearson Education.</li> </ol>	<p>Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim., 2017, cap. 1 – 3.</p> <p>Dezvoltarea proiectelor de complexitate redusă și de mare complexitate (ierarhizate și concatenate).</p> <p>Crearea de componente virtuale.</p>
C.14.	A1(6.4) Inginer în microelectronică (Doctorand)	<ol style="list-style-type: none"> <li>1. Rao Tummala, "Fundamentals of Microsystems Packaging", McGraw-Hill.</li> <li>2. John H. Lau, "3D IC Integration and Packaging", McGraw-Hill Education.</li> <li>3. Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim.</li> <li>4. Eric Bogatin, "Signal and Power Integrity - Simplified", Pearson Education.</li> </ol>	<p>Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim., 2017, cap. 1 – 3.</p> <p>Dezvoltarea proiectelor de complexitate redusă și de mare complexitate (ierarhizate și concatenate).</p> <p>Crearea de componente virtuale.</p>
C.17.		<ol style="list-style-type: none"> <li>1. Rao Tummala, "Fundamentals of Microsystems Packaging", McGraw-Hill.</li> <li>2. John H. Lau, "3D IC Integration and Packaging", McGraw-Hill Education.</li> </ol>	<p>Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim., 2017, cap. 1 – 3.</p>

	A1(7.1)_Inginer în microelectronică (Masterand)	3. Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim. 4. Eric Bogatin, "Signal and Power Integrity - Simplified", Pearson Education.	Dezvoltarea proiectelor de complexitate redusă și de mare complexitate (ierarhizate și concatenate). Crearea de componente virtuale.
C.18.	A1(7.2)_Inginer în microelectronică (Masterand)	1. Rao Tummala, "Fundamentals of Microsystems Packaging", McGraw-Hill. 2. John H. Lau, "3D IC Integration and Packaging", McGraw-Hill Education. 3. Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim. 4. Eric Bogatin, "Signal and Power Integrity - Simplified", Pearson Education.	Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim., 2017, cap. 1 – 3. Dezvoltarea proiectelor de complexitate redusă și de mare complexitate (ierarhizate și concatenate). Crearea de componente virtuale.
C.19.	A1(8.1)_Tehnician în microelectronică (student)	1. Rao Tummala, "Fundamentals of Microsystems Packaging", McGraw-Hill. 2. John H. Lau, "3D IC Integration and Packaging", McGraw-Hill Education. 3. Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim. 4. Eric Bogatin, "Signal and Power Integrity - Simplified", Pearson Education.	Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim., 2017, cap. 1 – 3. Dezvoltarea proiectelor de complexitate redusă și de mare complexitate (ierarhizate și concatenate). Crearea de componente virtuale
C.20.	A1(8.2)_Tehnician în microelectronică (student)	1. Rao Tummala, "Fundamentals of Microsystems Packaging", McGraw-Hill. 2. John H. Lau, "3D IC Integration and Packaging", McGraw-Hill Education. 3. Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim. 4. Eric Bogatin, "Signal and Power Integrity - Simplified", Pearson Education.	Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim., 2017, cap. 1 – 3. Dezvoltarea proiectelor de complexitate redusă și de mare complexitate (ierarhizate și concatenate). Crearea de componente virtuale.
C.21.	A1(8.3)_Tehnician în microelectronică (student)	1. Rao Tummala, "Fundamentals of Microsystems Packaging", McGraw-Hill. 2. John H. Lau, "3D IC Integration and Packaging", McGraw-Hill Education. 3. Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim. 4. Eric Bogatin, "Signal and Power Integrity - Simplified", Pearson Education.	Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim., 2017, cap. 1 – 3. Dezvoltarea proiectelor de complexitate redusă și de mare complexitate (ierarhizate și concatenate). Crearea de componente virtuale.
C.22.	A1(8.4)_Tehnician în microelectronică (student)	1. Rao Tummala, "Fundamentals of Microsystems Packaging", McGraw-Hill. 2. John H. Lau, "3D IC Integration and Packaging", McGraw-Hill Education. 3. Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim. 4. Eric Bogatin, "Signal and Power Integrity - Simplified", Pearson Education.	Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim., 2017, cap. 1 – 3. Dezvoltarea proiectelor de complexitate redusă și de mare complexitate (ierarhizate și concatenate). Crearea de componente virtuale.
C.23.	A1(8.5)_Tehnician în microelectronică (student)	1. Rao Tummala, "Fundamentals of Microsystems Packaging", McGraw-Hill. 2. John H. Lau, "3D IC Integration and Packaging", McGraw-Hill Education. 3. Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim. 4. Eric Bogatin, "Signal and Power Integrity - Simplified", Pearson Education.	Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim., 2017, cap. 1 – 3. Dezvoltarea proiectelor de complexitate redusă și de mare complexitate (ierarhizate și concatenate). Crearea de componente virtuale.
C.24.		1. Rao Tummala, "Fundamentals of Microsystems Packaging", McGraw-Hill.	Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor

	A1(8.6)_Tehnician în microelectronică (student)	<p>2. John H. Lau, "3D IC Integration and Packaging", McGraw-Hill Education.</p> <p>3. Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim.</p> <p>4. Eric Bogatin, "Signal and Power Integrity - Simplified", Pearson Education.</p>	<p>electronice", Editura Cavallioti-Editura Pim., 2017, cap. 1 – 3.</p> <p>Dezvoltarea proiectelor de complexitate redusă și de mare complexitate (ierarhizate și concatenate).</p> <p>Crearea de componente virtuale.</p>
C.25.	A1(8.7)_Tehnician în microelectronică (student)	<p>1. Rao Tummala, "Fundamentals of Microsystems Packaging", McGraw-Hill.</p> <p>2. John H. Lau, "3D IC Integration and Packaging", McGraw-Hill Education.</p> <p>3. Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim.</p> <p>4. Eric Bogatin, "Signal and Power Integrity - Simplified", Pearson Education.</p>	<p>Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim., 2017, cap. 1 – 3.</p> <p>Dezvoltarea proiectelor de complexitate redusă și de mare complexitate (ierarhizate și concatenate).</p> <p>Crearea de componente virtuale.</p>
C.26.	A1(9.1)_Tehnician electronist	<p>1. Rao Tummala, "Fundamentals of Microsystems Packaging", McGraw-Hill.</p> <p>2. John H. Lau, "3D IC Integration and Packaging", McGraw-Hill Education.</p> <p>3. Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim.</p> <p>4. Eric Bogatin, "Signal and Power Integrity - Simplified", Pearson Education.</p>	<p>Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim., 2017, cap. 1 – 3.</p> <p>Dezvoltarea proiectelor de complexitate redusă și de mare complexitate (ierarhizate și concatenate).</p> <p>Crearea de componente virtuale.</p>
C.27.	A1(9.2)_Tehnician electronist	<p>1. Rao Tummala, "Fundamentals of Microsystems Packaging", McGraw-Hill.</p> <p>2. John H. Lau, "3D IC Integration and Packaging", McGraw-Hill Education.</p> <p>3. Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim.</p> <p>4. Eric Bogatin, "Signal and Power Integrity - Simplified", Pearson Education.</p>	<p>Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim., 2017, cap. 1 – 3.</p> <p>Dezvoltarea proiectelor de complexitate redusă și de mare complexitate (ierarhizate și concatenate).</p> <p>Crearea de componente virtuale.</p>
C.28.	A1(9.3)_Tehnician electronist	<p>1. Rao Tummala, "Fundamentals of Microsystems Packaging", McGraw-Hill.</p> <p>2. John H. Lau, "3D IC Integration and Packaging", McGraw-Hill Education.</p> <p>3. Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim.</p> <p>4. Eric Bogatin, "Signal and Power Integrity - Simplified", Pearson Education.</p>	<p>Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim., 2017, cap. 1 – 3.</p> <p>Dezvoltarea proiectelor de complexitate redusă și de mare complexitate (ierarhizate și concatenate).</p> <p>Crearea de componente virtuale.</p>
C.29.	A1(9.4)_Tehnician electronist	<p>1. Rao Tummala, "Fundamentals of Microsystems Packaging", McGraw-Hill.</p> <p>2. John H. Lau, "3D IC Integration and Packaging", McGraw-Hill Education.</p> <p>3. Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim.</p> <p>4. Eric Bogatin, "Signal and Power Integrity - Simplified", Pearson Education.</p>	<p>Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim., 2017, cap. 1 – 3.</p> <p>Dezvoltarea proiectelor de complexitate redusă și de mare complexitate (ierarhizate și concatenate).</p> <p>Crearea de componente virtuale.</p>
C.38.	A2(9)_Expert în Dinamica și Stabilitatea Structurilor (CS III)	<p>1. ASM Handbook, Volume 8: Mechanical Testing and Evaluation (ASM International, 2000).</p> <p>2. Mechanical Properties and Testing of Polymers: An A–Z Reference de G.M. Swallowe.</p> <p>3. High Temperature Miniature Specimen Test Methods de Wei Sun et al.</p> <p>4. Mechanical Vibrations de Singiresu S. Rao.</p>	<p>Utilizare software: Ansys, Abaqus, Altair, Solidworks</p>

C.39.	A2(10)_Expert în Modelare și Optimizare Structurală (CS III)	<p>1.ASM Handbook, Volume 8: Mechanical Testing and Evaluation (ASM International, 2000).</p> <p>2.Mechanical Properties and Testing of Polymers: An A–Z Reference de G.M. Swallowe.</p> <p>3.High Temperature Miniature Specimen Test Methods de Wei Sun et al.</p> <p>4.Mechanical Vibrations de Singiresu S. Rao</p>	Utilizare software: Ansys, Abaqus, Altair, Solidworks
C.40.	A2(11)_Expert în Analiză Structurală și Mecanica Materialelor (CSIII)	<p>1.ASM Handbook, Volume 8: Mechanical Testing and Evaluation (ASM International, 2000).</p> <p>2.Mechanical Properties and Testing of Polymers: An A–Z Reference de G.M. Swallowe.</p> <p>3.High Temperature Miniature Specimen Test Methods de Wei Sun et al.</p> <p>4.Mechanical Vibrations de Singiresu S. Rao</p>	Utilizare software: Ansys, Abaqus, Altair, Solidworks
C.41.	A2(12)_Expert în Integritatea Structurilor	<p>1.ASM Handbook, Volume 8: Mechanical Testing and Evaluation (ASM International, 2000).</p> <p>2.Mechanical Properties and Testing of Polymers: An A–Z Reference de G.M. Swallowe.</p> <p>3.High Temperature Miniature Specimen Test Methods de Wei Sun et al.</p> <p>4.Mechanical Vibrations de Singiresu S. Rao.</p>	Utilizare software: Ansys, Abaqus, Altair, Solidworks
C.42.	A2(13)_Inginer mecatronist (Masterand)	<p>1.Concepts and Applications of Finite Element Analysis de Robert D. Cook, David S. Malkus, Michael E. Plesha și Robert J. Witt (Capitolele 13, 17, 18 și 19).</p> <p>2.Materials Science and Engineering- An Introduction de William D. Callister Jr. David G. Rethwisch (Capitolele 16-19,22).</p> <p>3.Mechanics of Materials de Ferdinand P. Beer, E. Russell Johnston Jr., John T. DeWolf (capitolele 2,4 și 7).</p>	Cunostințe de utilizare a echipamentelor: Zeiss Aramis, Zwick-Roell, Instron Utilizare software: Ansys, Labview, Pycharm, Abaqus, Solidworks
C.43.	A2(14.1)_Inginer autovehicule rutiere (Masterand)	<p>1.Concepts and Applications of Finite Element Analysis de Robert D. Cook, David S. Malkus, Michael E. Plesha și Robert J. Witt (Capitolele 13, 17, 18 și 19)</p> <p>2.Materials Science and Engineering- An Introduction de William D. Callister Jr. David G. Rethwisch (Capitolele 16-19,22)</p> <p>3.Mechanics of Materials de Ferdinand P. Beer, E. Russell Johnston Jr., John T. DeWolf (capitolele 2,4 și 7)</p>	Cunostințe de utilizare a echipamentelor: Zeiss Aramis, Zwick-Roell, Instron Utilizare software: Ansys, Labview, Pycharm, Abaqus, Solidworks
C.44.	A2(14.2)_Inginer autovehicule rutiere (Masterand)	<p>1.Concepts and Applications of Finite Element Analysis de Robert D. Cook, David S. Malkus, Michael E. Plesha și Robert J. Witt (Capitolele 13, 17, 18 și 19)</p> <p>2.Materials Science and Engineering- An Introduction de William D. Callister Jr. David G. Rethwisch (Capitolele 16-19,22)</p>	Cunostințe de utilizare a echipamentelor: Zeiss Aramis, Zwick-Roell, Instron Utilizare software: Ansys, Labview, Pycharm, Abaqus, Solidworks

		3.Mechanics of Materials de Ferdinand P. Beer, E. Russell Johnston Jr., John T. DeWolf (capitolele 2,4 și 7)	
C.45.	A2(15)_ Inginer Industrial (Masterand)	1. Concepts and Applications of Finite Element Analysis de Robert D. Cook, David S. Malkus, Michael E. Plesha și Robert J. Witt (Capitolele 13, 17, 18 și 19) 2. Materials Science and Engineering- An Introduction de William D. Callister Jr. David G. Rethwisch (Capitolele 16-19,22) 3. Mechanics of Materials de Ferdinand P. Beer, E. Russell Johnston Jr., John T. DeWolf (capitolele 2,4 și 7)	Cunostințe de utilizare a echipamentelor: Zeiss Aramis, Zwick-Roell, Instron Utilizare software: Ansys, Labview, Pycharm, Abaqus, Solidworks
C.46.	A2(16)_ Inginer mecanic (Masterand)	1. Concepts and Applications of Finite Element Analysis de Robert D. Cook, David S. Malkus, Michael E. Plesha și Robert J. Witt (Capitolele 13, 17, 18 și 19) 2. Materials Science and Engineering- An Introduction de William D. Callister Jr. David G. Rethwisch (Capitolele 16-19,22) 3. Mechanics of Materials de Ferdinand P. Beer, E. Russell Johnston Jr., John T. DeWolf (capitolele 2,4 și 7).	Cunostințe de utilizare a echipamentelor: Zeiss Aramis, Zwick-Roell, Instron Utilizare software: Ansys, Labview, Pycharm, Abaqus, Solidworks
C.47.	A2(17.1)_ Tehnician (Student)	1. Exploring Arduino- Tools and Techniques for Engineering Wizardry de Jeremy Blum (Part I și II). 2. Materials Science and Engineering- An Introduction de William D. Callister Jr. David G. Rethwisch (Capitolele 16-19,22). 3. Mechanics of Materials de Ferdinand P. Beer, E. Russell Johnston Jr., John T. DeWolf (capitolele 2,4 și 7).	Cunostințe de utilizare a echipamentelor: Zeiss Aramis, Zwick-Roell, Instron Utilizare software: GOM Correlate, Ansys, Labview, Pycharm
C.48.	A2(17.2)_ Tehnician (Student)	1. Exploring Arduino- Tools and Techniques for Engineering Wizardry de Jeremy Blum (Part I și II). 2. Materials Science and Engineering- An Introduction de William D. Callister Jr. David G. Rethwisch (Capitolele 16-19,22). 3. Mechanics of Materials de Ferdinand P. Beer, E. Russell Johnston Jr., John T. DeWolf (capitolele 2,4 și 7).	Cunostințe de utilizare a echipamentelor: Zeiss Aramis, Zwick-Roell, Instron Utilizare software: GOM Correlate, Ansys, Labview, Pycharm
C.50.	A2(19)_ Expert în Programare și Modelare cu AI (LLM) (CS III)	1. ASM Handbook, Volume 8: Mechanical Testing and Evaluation (ASM International, 2000). 2. Mechanical Properties and Testing of Polymers: An A-Z Reference de G.M. Swallowe. 3. High Temperature Miniature Specimen Test Methods de Wei Sun et al. 4. Mechanical Vibrations de Singiresu S. Rao.	Utilizare software: Ansys, Abaqus, Altair, Solidworks

C.59.	A4(5.3)_Inginer mecatronist (Masterand)	<p>1.Bishop, R.H., The Mechatronics Handbook - 2 Volume Set (1st ed.). CRC Press, Ed. 2002.</p> <p>2.Cartal, L. A.. Apostolescu,T. C. Proiectare asistată de calculator. București: Editura Universitară, Seria Științe exacte, 2024, 152 p. ISBN 978-606-28-1870-8.</p> <p>3. F. Ionescu, "Elemente de programare orientata pe obiecte", Ed. Printech, Bucuresti, 2000.</p>	<p>Principii de bază ale sistemelor mecatronice și arhitectura integrată mecanică–electronică–control.</p> <p>Rolul senzorilor și actuatorilor în sistemele mecatronice.</p> <p>Dezvoltarea de modele CAD pentru asamblare, poziționare și verificări de bază.</p> <p>Conceptele fundamentale și aplicații ale programării orientate pe obiecte (POO).</p>
C.60.	A4(5.4)_Inginer mecatronist (Masterand)	<p>1.Bishop, R.H., The Mechatronics Handbook - 2 Volume Set (1st ed.). CRC Press, Ed. 2002.</p> <p>2.Cartal, L. A.. Apostolescu,T. C. Proiectare asistată de calculator. București: Editura Universitară, Seria Științe exacte, 2024, 152 p. ISBN 978-606-28-1870-8.</p> <p>3. F. Ionescu, "Elemente de programare orientata pe obiecte", Ed. Printech, Bucuresti, 2000.</p>	<p>Principii de bază ale sistemelor mecatronice și arhitectura integrată mecanică–electronică–control.</p> <p>Rolul senzorilor și actuatorilor în sistemele mecatronice.</p> <p>Dezvoltarea de modele CAD pentru asamblare, poziționare și verificări de bază.</p> <p>Conceptele fundamentale și aplicații ale programării orientate pe obiecte (POO).</p>
C.61.	A4(6)_Inginer mecanică fină si nanotehnologii (Masterand)	<p>1.Born, M.. Wolf, E. Principles of Optics: Electromagnetic Theory of Propagation, Interference and Diffraction of Light. 7th ed.. Cambridge University Press: Cambridge, UK, 2013.</p> <p>2.Hornberg A. (ed.). Handbook of Machine Vision. Wiley-VCH 2006, Weinheim, Germany. Print ISBN 978-3-527-40584-8.</p> <p>3.Ciobanu Romeo Robert, Bazele sistemelor optomecatronice, Matrix ROM, 2025, ISBN 978-606-25-1003-9.</p>	<p>Noțiuni de bază privind propagarea luminii și formarea imaginii în sisteme optice.</p> <p>Influența fenomenelor de difracție și interferență asupra rezoluției și calității imaginii.</p> <p>Implicații ale limitărilor optice în proiectarea și integrarea mecanică a sistemelor optice.</p> <p>Integrarea sistemelor optice și de vedere artificială în standuri, echipamente și platforme mecanice.</p> <p>Rolul proiectării mecanice în asigurarea repetabilității și fiabilității sistemelor optice integrate.</p>
C.62.	A4(7.1) Tehnician mecatronist (student)	<p>1. Cartal, L. A.. Apostolescu,T. C. Proiectare asistată de calculator. București: Editura Universitară, Seria Științe exacte, 2024, 152 p. ISBN 978-606-28-1870-8.</p> <p>2. Bishop, R.H., The Mechatronics Handbook - 2 Volume Set (1st ed.). CRC Press, Ed. 2002.</p> <p>3. F. Ionescu, "Elemente de programare orientata pe obiecte", Ed. Printech, Bucuresti, 2000.</p> <p>[4] Dumitrache, I. (2010). Ingineria reglării automate București: Editura Politehnica Press.</p>	<p>Interpretarea desenelor tehnice și a modelelor 2D/3D realizate în aplicații CAD.</p> <p>Utilizarea modelelor CAD pentru asamblare, poziționare și verificări de bază.</p> <p>Conceptele fundamentale ale programării orientate pe obiecte (POO).</p> <p>Noțiuni generale privind structura și funcționarea sistemelor mecatronice.</p> <p>Rolul componentelor mecanice, electrice și electronice în ansambluri tehnice.</p> <p>Senzori și actuatori utilizați în sisteme mecatronice.</p>
C.64.		<p>1. Cartal, L. A.. Apostolescu,T. C. Proiectare asistată de calculator. București: Editura</p>	<p>Interpretarea desenelor tehnice și a modelelor 2D/3D realizate în aplicații CAD.</p>

	A4(7.2) Tehnician mecatronist (student)	Universitară, Seria Științe exacte, 2024, 152 p. ISBN 978-606-28-1870-8. 2. Bishop, R.H., The Mechatronics Handbook - 2 Volume Set (1st ed.). CRC Press, Ed. 2002. 3. F. Ionescu, "Elemente de programare orientata pe obiecte", Ed. Printech, Bucuresti, 2000. 4. Dumitrache, I. (2010). Ingineria reglării automate București: Editura Politehnica Press	Utilizarea modelelor CAD pentru asamblare, poziționare și verificări de bază. Conceptele fundamentale ale programării orientate pe obiecte (POO). Noțiuni generale privind structura și funcționarea sistemelor mecatronice. Rolul componentelor mecanice, electrice și electronice în ansambluri tehnice. Senzori și actuatori utilizați în sisteme mecatronice.
C.72.	A5 (5.1)_ Tehnician electronica (Student)	1.Stuart Sutherland, Simon Davidmann, Peter Flake: SystemVerilog for Design Second Edition 2.Orice carte/tutorial de C/C++. 3.Michael Kerrisk: The Linux Programming Interface.	Cunoștințe de utilizare a limbajelor de programare C/C++. Cunoștințe de utilizare SystemVerilog. Cunoștințe de utilizare Linux.
C.73.	A5 (5.2)_ Tehnician electronica (Student)	1.Stuart Sutherland, Simon Davidmann, Peter Flake: SystemVerilog for Design Second Edition 2.Orice carte/tutorial de C/C++. 3.Michael Kerrisk: The Linux Programming Interface.	Cunoștințe de utilizare a limbajelor de programare C/C++. Cunoștințe de utilizare SystemVerilog. Cunoștințe de utilizare Linux.
C.74.	A5 (5.3)_ Tehnician electronica (Student)	1.Stuart Sutherland, Simon Davidmann, Peter Flake: SystemVerilog for Design Second Edition 2.Orice carte/tutorial de C/C++. 3.Michael Kerrisk: The Linux Programming Interface.	Cunoștințe de utilizare a limbajelor de programare C/C++. Cunoștințe de utilizare SystemVerilog. Cunoștințe de utilizare Linux.
C.75.	A5 (5.4)_ Tehnician electronica (Student)	1.Stuart Sutherland, Simon Davidmann, Peter Flake: SystemVerilog for Design Second Edition 2.Orice carte/tutorial de C/C++. 3.Michael Kerrisk: The Linux Programming Interface.	Cunoștințe de utilizare a limbajelor de programare C/C++. Cunoștințe de utilizare SystemVerilog. Cunoștințe de utilizare Linux.
C.76.	A5 (5.5)_ Tehnician electronica (Student)	1.Stuart Sutherland, Simon Davidmann, Peter Flake: SystemVerilog for Design Second Edition 2.Orice carte/tutorial de C/C++. 3.Michael Kerrisk: The Linux Programming Interface.	Cunoștințe de utilizare a limbajelor de programare C/C++. Cunoștințe de utilizare SystemVerilog. Cunoștințe de utilizare Linux.
C.77.	A5 (5.6)_ Tehnician electronica (Student)	1.Stuart Sutherland, Simon Davidmann, Peter Flake: SystemVerilog for Design Second Edition 2.Orice carte/tutorial de C/C++. 3.Michael Kerrisk: The Linux Programming Interface.	Cunoștințe de utilizare a limbajelor de programare C/C++. Cunoștințe de utilizare SystemVerilog. Cunoștințe de utilizare Linux.
C.79.	A6(2)_ Cercetător în microelectronică (CS I)	1. Baker, R. J. (2019). CMOS: Circuit Design, Layout, and Simulation (4th ed.). WileyIEEE Press. 2. Weste, N. H. E., & Harris, D. M. (2010). CMOS VLSI Design: A Circuits and Systems Perspective (4th ed.). Pearson/AddisonWesley.	1. Amplificatoare Operaționale 2. Sub sisteme de Memorii SRAM, DRAM

C.80.	A6 (3)_ Cercetător în electronică (CS II)	1. Baker, R. J. (2019). CMOS: Circuit Design, Layout, and Simulation (4th ed.). WileyIEEE Press. 2. Weste, N. H. E., & Harris, D. M. (2010). CMOS VLSI Design: A Circuits and Systems Perspective (4th ed.). Pearson/AddisonWesley.	1. Amplificatoare Operaționale 2. Sub sisteme de Memorii SRAM, DRAM
C.81.	A6(4.1)_ Expert in microelectronica și nanoelectronica	1. Baker, R. J. (2019). CMOS: Circuit Design, Layout, and Simulation (4th ed.). WileyIEEE Press. 2. Weste, N. H. E., & Harris, D. M. (2010). CMOS VLSI Design: A Circuits and Systems Perspective (4th ed.). Pearson/AddisonWesley.	1. Amplificatoare Operaționale 2. Sub sisteme de Memorii SRAM, DRAM
C.82.	A6(4.2)_ Expert in microelectronica și nanoelectronica	1. Baker, R. J. (2019). CMOS: Circuit Design, Layout, and Simulation (4th ed.). WileyIEEE Press. 2. Weste, N. H. E., & Harris, D. M. (2010). CMOS VLSI Design: A Circuits and Systems Perspective (4th ed.). Pearson/AddisonWesley.	1. Amplificatoare Operaționale 2. Sub sisteme de Memorii SRAM, DRAM
C.83.	A6(5)_ Expert in microelectronica	1. Harris, D., & Harris, S. (2022). Digital Design and Computer Architecture: RISC V Edition. Morgan Kaufmann. 2. Weste, N. H. E., & Harris, D. M. (2010). CMOS VLSI Design: A Circuits and Systems Perspective (4th ed.). Pearson/AddisonWesley.	1. Proiectarea Logicii Secvențiale 2. Sub sisteme de Memorii SRAM, DRAM
C.84.	A6(6.1)_ Expert senior in electronica și telecomunicații	1. Baker, R. J. (2019). CMOS: Circuit Design, Layout, and Simulation (4th ed.). WileyIEEE Press. 2. Weste, N. H. E., & Harris, D. M. (2010). CMOS VLSI Design: A Circuits and Systems Perspective (4th ed.). Pearson/AddisonWesley.	1. Amplificatoare Operaționale 2. Stabilizatoare de tensiune
C.86.	A6(7.1)_ Expert in electronica și telecomunicații	1. Baker, R. J. (2019). CMOS: Circuit Design, Layout, and Simulation (4th ed.). WileyIEEE Press. 2. Weste, N. H. E., & Harris, D. M. (2010). CMOS VLSI Design: A Circuits and Systems Perspective (4th ed.). Pearson/AddisonWesley.	1. Amplificatoare Operaționale 2. Stabilizatoare de tensiune
C.87.	A6(7.2)_ Expert in electronica și telecomunicații	1. Baker, R. J. (2019). CMOS: Circuit Design, Layout, and Simulation (4th ed.). WileyIEEE Press. 2. Weste, N. H. E., & Harris, D. M. (2010). CMOS VLSI Design: A Circuits and Systems Perspective (4th ed.). Pearson/AddisonWesley.	1. Amplificatoare Operaționale 2. Stabilizatoare de tensiune
C.88.	A6(8.1)_ Inginer electronist (Doctorand)	1. Harris, D., & Harris, S. (2022). Digital Design and Computer Architecture: RISC V Edition. Morgan Kaufmann. 2. Weste, N. H. E., & Harris, D. M. (2010). CMOS VLSI Design: A Circuits and Systems Perspective (4th ed.). Pearson/AddisonWesley.	1. Proiectarea Logicii Secvențiale 2. Sub sisteme de Memorii SRAM, DRAM

C.89.	A6(8.2)_ Inginer electronist (Doctorand)	1. Harris, D., & Harris, S. (2022). Digital Design and Computer Architecture: RISC V Edition. Morgan Kaufmann. 2. Weste, N. H. E., & Harris, D. M. (2010). CMOS VLSI Design: A Circuits and Systems Perspective (4th ed.). Pearson/AddisonWesley.	1. Proiectarea Logicii Secvențiale 2. Sisteme de Memorii SRAM, DRAM
C.90.	A6(8.3)_ Inginer electronist (Doctorand)	1. Harris, D., & Harris, S. (2022). Digital Design and Computer Architecture: RISC V Edition. Morgan Kaufmann. 2. Weste, N. H. E., & Harris, D. M. (2010). CMOS VLSI Design: A Circuits and Systems Perspective (4th ed.). Pearson/AddisonWesley.	1. Proiectarea Logicii Secvențiale 2. Sisteme de Memorii SRAM, DRAM
C.91.	A6(8.4)_ Inginer electronist (Doctorand)	1. Harris, D., & Harris, S. (2022). Digital Design and Computer Architecture: RISC V Edition. Morgan Kaufmann. 2. Weste, N. H. E., & Harris, D. M. (2010). CMOS VLSI Design: A Circuits and Systems Perspective (4th ed.). Pearson/AddisonWesley.	1. Proiectarea Logicii Secvențiale 2. Sisteme de Memorii SRAM, DRAM
C.93.	A6(9.1)_ Inginer electronist (Masterand)	1. Harris, D., & Harris, S. (2022). Digital Design and Computer Architecture: RISC V Edition. Morgan Kaufmann. 2. Weste, N. H. E., & Harris, D. M. (2010). CMOS VLSI Design: A Circuits and Systems Perspective (4th ed.). Pearson/AddisonWesley.	1. Proiectarea Logicii Secvențiale 2. Sisteme de Memorii SRAM, DRAM
C.94.	A6(9.2)_ Inginer electronist (Masterand)	1. Harris, D., & Harris, S. (2022). Digital Design and Computer Architecture: RISC V Edition. Morgan Kaufmann. 2. Weste, N. H. E., & Harris, D. M. (2010). CMOS VLSI Design: A Circuits and Systems Perspective (4th ed.). Pearson/AddisonWesley.	1. Proiectarea Logicii Secvențiale 2. Sisteme de Memorii SRAM, DRAM
C.115.	A7(2)_ Expert în teoria circuitelor electrice (CSI)	1.L. O. Chua, C. A. Desoer, E. S. Kuh, "Linear and nonlinear circuits" Mc.GrawHill, 1987. 2.M. Fossesprez, Nonlinear circuits: qualitative analysis of nonlinear nonreciprocal circuits, John Wiley, 1992. 3.L. O. Chua, D. N. Green, A qualitative analysis of the behavior of nonlinear networks: steady state solutions of nonautonomous circuits, IEEE Trans. On CAS, vol. 23 (1976), pp. 530550. 4.Gheorghe A.G., Maricaru M., Neacșu M.G. "Frequency domain model of an electric vehicle charger for fast simulation" (2025) E3S Web of Conferences, 638, art. no. 03005.	Metode simbolice de analiză a circuitelor electrice neliniare. Metode de analiză a circuitelor analogice folosind modele în domeniul frecvenței. Cunoștințe referitoare la principiile de lucru ale pachetelor software CAD în domeniul circuitelor electrice CADENCE, EAD.

C.117.	A7(4)_ Cercetător în electrotehnică (CS III)	<ol style="list-style-type: none"> <li>1. Daniel Ioan. Modeling multiphysics systems and their complexity reduction. Ph.D Courses Wupertal Universitat, 2017.</li> <li>2. D. Ioan and G Ciuprina. Reduced Order Models of OnChip Passive Components and Interconnects, Workbench and Test Structures, chapter III.8, pages 447–467. Springer Berlin Heidelberg, 2008</li> <li>3. C. Geuzaine and J.F. Remacle. Gmsh: a three-dimensional finite element mesh generator with builtin pre and postprocessing facilities. International Journal for Numerical Methods in Engineering, 79(11):1309–1331, 2019.</li> <li>4. J.Y. Qian, G.P. Li, and F. De Flaviis. A parametric model of mems capacitive switch operating at microwave frequencies. In IEEE MTT-S International Microwave Symposium digest, 2000</li> <li>5. F. Hecht. FreeFEM Documentation. Release 4.0, April 2019.</li> </ol>	<p>Formulările matematică și numerică ale problemelor multifizice.</p> <p>Metode de reducere a ordinului de complexitate al problemelor multifizice.</p> <p>Experiență de lucru cu pachete software CAD în domeniul multiphysics Comsol, FreeFem++, OneLab.</p>
C.118.	A7(5)_ Inginer proiectant circuite analogice	<ol style="list-style-type: none"> <li>1. Alan Hastings, The Art of Analog Layout, Prentice Hall, 2001.</li> <li>2. Christopher Saint, Judy Saint IC Mask Design – Essential Layout Techniques.</li> </ol>	<p>Tehnologii de fabricație a circuitelor integrate analogice și digitale – procese de fabricație integrată pentru tranzistor bipolar, porți CMOS, elemente analogice BiCMOS, rezistoare, condensatoare.</p> <p>Tehnici de proiectare a layouturilor analogice.</p> <p>Tehnici de lucru cu un pachet software din categoria EDA Cadence Virtuoso, Siemens Mentor, Synopsys.</p>
C.119.	A7(6)_ Inginer proiectant circuite digitale	<ol style="list-style-type: none"> <li>1. Alan Hastings, The Art of Analog Layout, Prentice Hall, 2001.</li> <li>2. Christopher Saint, Judy Saint IC Mask Design – Essential Layout Techniques.</li> </ol>	<p>Tehnologii de fabricație a circuitelor integrate analogice și digitale.</p> <p>Tehnici de reducere a interferențelor dintre partea analogică și cea digitală într-un circuit integrat mixt.</p> <p>Tehnici de proiectare a layouturilor digitale.</p> <p>Tehnici de lucru cu un pachet software din categoria EDA Cadence Virtuoso, Siemens Mentor, Synopsys.</p>
C.121.	A7(8.1)_ Tehnician proiectant circuite integrate (Student)	<ol style="list-style-type: none"> <li>1. G. Ciuprina, D. Ioan, M. Popescu, S. Lup, R. Bărbulescu 10 seminarii de bază despre circuite electrice, Matrixrom, 2022.</li> <li>2. M. Iordache, Lucia Dumitriu, Teoria Circuitelor Electrice, Matrixrom, București 2006.</li> <li>3. C. K. Alexander, M. N. O Sadiku, Fundamentals of Electric Circuits, Mc Graw Hill</li> <li>4. Aant Agarwal, J. Lang, Foundations of Analog &amp; Digital Electronic Circuits, Elsevier, 2005</li> </ol>	<p>Metoda nodală modificată, pentru analiza circuitelor electrice liniare și neliniare.</p> <p>Schemele echivalente pentru tranzistoarele bipolar, MOS și MOSFET.</p> <p>Tehnici de simulare a circuitelor electrice cu un pachet software bazat pe platforma SPICE.</p>

C.122.	A7(8.2)_ Tehnician proiectant circuite integrate (Student)	<ol style="list-style-type: none"> <li>1. G. Ciuprina, D. Ioan, M. Popescu, S. Lup, R. Bărbulescu 10 seminarii de bază despre circuite electrice, Matrixrom, 2022.</li> <li>2. M. Iordache, Lucia Dumitriu, Teoria Circuitelor Electrice, Matrixrom, București 2006.</li> <li>3. C. K. Alexander, M. N. O Sadiku, Fundamentals of Electric Circuits, Mc Graw Hill.</li> <li>4. Aant Agarwal, J. Lang, Foundations of Analog &amp; Digital Electronic Circuits, Elsevier, 2005.</li> </ol>	<p>Metoda nodală modificată, pentru analiza circuitelor electrice liniare și neliniare. Schemele echivalente pentru tranzistoarele bipolar, MOS și MOSFET.</p> <p>Tehnici de simulare a circuitelor electrice cu un pachet software bazat pe platforma SPICE.</p>
C.123.	A7(8.3)_ Tehnician proiectant circuite integrate (Student)	<ol style="list-style-type: none"> <li>1. G. Ciuprina, D. Ioan, M. Popescu, S. Lup, R. Bărbulescu 10 seminarii de bază despre circuite electrice, Matrixrom, 2022.</li> <li>2. M. Iordache, Lucia Dumitriu, Teoria Circuitelor Electrice, Matrixrom, București 2006.</li> <li>3. C. K. Alexander, M. N. O Sadiku, Fundamentals of Electric Circuits, Mc Graw Hill.</li> <li>4. Aant Agarwal, J. Lang, Foundations of Analog &amp; Digital Electronic Circuits, Elsevier, 2005.</li> </ol>	<p>Metoda nodală modificată, pentru analiza circuitelor electrice liniare și neliniare. Schemele echivalente pentru tranzistoarele bipolar, MOS și MOSFET.</p> <p>Tehnici de simulare a circuitelor electrice cu un pachet software bazat pe platforma SPICE.</p>
C.124.	A7(8.4)_ Tehnician proiectant circuite integrate (Student)	<ol style="list-style-type: none"> <li>1. G. Ciuprina, D. Ioan, M. Popescu, S. Lup, R. Bărbulescu 10 seminarii de bază despre circuite electrice, Matrixrom, 2022.</li> <li>2. M. Iordache, Lucia Dumitriu, Teoria Circuitelor Electrice, Matrixrom, București 2006.</li> <li>3. C. K. Alexander, M. N. O Sadiku, Fundamentals of Electric Circuits, Mc Graw Hill.</li> <li>4. Aant Agarwal, J. Lang, Foundations of Analog &amp; Digital Electronic Circuits, Elsevier, 2005.</li> </ol>	<p>Metoda nodală modificată, pentru analiza circuitelor electrice liniare și neliniare. Schemele echivalente pentru tranzistoarele bipolar, MOS și MOSFET.</p> <p>Tehnici de simulare a circuitelor electrice cu un pachet software bazat pe platforma SPICE.</p>
C.125.	A7(8.5)_ Tehnician proiectant circuite integrate (Student)	<ol style="list-style-type: none"> <li>1. G. Ciuprina, D. Ioan, M. Popescu, S. Lup, R. Bărbulescu 10 seminarii de bază despre circuite electrice, Matrixrom, 2022.</li> <li>2. M. Iordache, Lucia Dumitriu, Teoria Circuitelor Electrice, Matrixrom, București 2006.</li> <li>3. C. K. Alexander, M. N. O Sadiku, Fundamentals of Electric Circuits, Mc Graw Hill.</li> <li>4. Aant Agarwal, J. Lang, Foundations of Analog &amp; Digital Electronic Circuits, Elsevier, 2005.</li> </ol>	<p>Metoda nodală modificată, pentru analiza circuitelor electrice liniare și neliniare. Schemele echivalente pentru tranzistoarele bipolar, MOS și MOSFET.</p> <p>Tehnici de simulare a circuitelor electrice cu un pachet software bazat pe platforma SPICE.</p>
C.126.	A7(8.6)_ Tehnician proiectant circuite integrate (Student)	<ol style="list-style-type: none"> <li>1. G. Ciuprina, D. Ioan, M. Popescu, S. Lup, R. Bărbulescu 10 seminarii de bază despre circuite electrice, Matrixrom, 2022.</li> <li>2. M. Iordache, Lucia Dumitriu, Teoria Circuitelor Electrice, Matrixrom, București 2006.</li> <li>3. C. K. Alexander, M. N. O Sadiku, Fundamentals of Electric Circuits, Mc Graw Hill.</li> <li>4. Aant Agarwal, J. Lang, Foundations of Analog &amp; Digital Electronic Circuits, Elsevier, 2005.</li> </ol>	<p>Metoda nodală modificată, pentru analiza circuitelor electrice liniare și neliniare. Schemele echivalente pentru tranzistoarele bipolar, MOS și MOSFET.</p> <p>Tehnici de simulare a circuitelor electrice cu un pachet software bazat pe platforma SPICE.</p>

C.127.	A7(8.7)_ Tehnician proiectant circuite integrate (Student)	<ol style="list-style-type: none"> <li>1. G. Ciuprina, D. Ioan, M. Popescu, S. Lup, R. Bărbulescu 10 seminarii de bază despre circuite electrice, Matrixrom, 2022.</li> <li>2. M. Iordache, Lucia Dumitriu, Teoria Circuitelor Electrice, Matrixrom, București 2006.</li> <li>3. C. K. Alexander, M. N. O Sadiku, Fundamentals of Electric Circuits, Mc Graw Hill.</li> <li>4. Aant Agarwal, J. Lang, Foundations of Analog &amp; Digital Electronic Circuits, Elsevier, 2005.</li> </ol>	<p>Metoda nodală modificată, pentru analiza circuitelor electrice liniare și neliniare. Schemele echivalente pentru tranzistoarele bipolar, MOS și MOSFET.</p> <p>Tehnici de simulare a circuitelor electrice cu un pachet software bazat pe platforma SPICE.</p>
C.128.	A7(8.8)_ Tehnician proiectant circuite integrate (Student)	<ol style="list-style-type: none"> <li>1. G. Ciuprina, D. Ioan, M. Popescu, S. Lup, R. Bărbulescu 10 seminarii de bază despre circuite electrice, Matrixrom, 2022.</li> <li>2. M. Iordache, Lucia Dumitriu, Teoria Circuitelor Electrice, Matrixrom, București 2006.</li> <li>3. C. K. Alexander, M. N. O Sadiku, Fundamentals of Electric Circuits, Mc Graw Hill.</li> <li>4. Aant Agarwal, J. Lang, Foundations of Analog &amp; Digital Electronic Circuits, Elsevier, 2005.</li> </ol>	<p>Metoda nodală modificată, pentru analiza circuitelor electrice liniare și neliniare. Schemele echivalente pentru tranzistoarele bipolar, MOS și MOSFET.</p> <p>Tehnici de simulare a circuitelor electrice cu un pachet software bazat pe platforma SPICE.</p>
C.129.	A7(8.9)_ Tehnician proiectant circuite integrate (Student)	<ol style="list-style-type: none"> <li>1. G. Ciuprina, D. Ioan, M. Popescu, S. Lup, R. Bărbulescu 10 seminarii de bază despre circuite electrice, Matrixrom, 2022.</li> <li>2. M. Iordache, Lucia Dumitriu, Teoria Circuitelor Electrice, Matrixrom, București 2006.</li> <li>3. C. K. Alexander, M. N. O Sadiku, Fundamentals of Electric Circuits, Mc Graw Hill.</li> <li>4. Aant Agarwal, J. Lang, Foundations of Analog &amp; Digital Electronic Circuits, Elsevier, 2005.</li> </ol>	<p>Metoda nodală modificată, pentru analiza circuitelor electrice liniare și neliniare. Schemele echivalente pentru tranzistoarele bipolar, MOS și MOSFET.</p> <p>Tehnici de simulare a circuitelor electrice cu un pachet software bazat pe platforma SPICE.</p>
C.130.	A7(8.10)_ Tehnician proiectant circuite integrate (Student)	<ol style="list-style-type: none"> <li>1. G. Ciuprina, D. Ioan, M. Popescu, S. Lup, R. Bărbulescu 10 seminarii de bază despre circuite electrice, Matrixrom, 2022.</li> <li>2. M. Iordache, Lucia Dumitriu, Teoria Circuitelor Electrice, Matrixrom, București 2006.</li> <li>3. C. K. Alexander, M. N. O Sadiku, Fundamentals of Electric Circuits, Mc Graw Hill.</li> <li>4. Aant Agarwal, J. Lang, Foundations of Analog &amp; Digital Electronic Circuits, Elsevier, 2005.</li> </ol>	<p>Metoda nodală modificată, pentru analiza circuitelor electrice liniare și neliniare. Schemele echivalente pentru tranzistoarele bipolar, MOS și MOSFET.</p> <p>Tehnici de simulare a circuitelor electrice cu un pachet software bazat pe platforma SPICE.</p>

Documentele necesare înscrierii și alte informații suplimentare se găsesc pe site-ul universității [www.upb.ro](http://www.upb.ro) sau la telefon 021.402.9233/9234.

## Datele de desfășurare a probelor de concurs:

<b>28.05.2026 - 04.06.2026</b>	-depunerea dosarelor de înscriere la concurs
<b>05.06.2026- 08.06.2026</b>	-verificarea administrativă, selecție și evaluare dosare
<b>09.06.2026</b>	<b>-afișarea rezultatelor parțiale</b> ( <i>proba evaluare dosare</i> )
<b>10.06.2026</b>	-depunerea contestațiilor ( <i>proba evaluare dosare</i> )
<b>11.06.2026</b>	-afișarea soluționării contestațiilor ( <i>proba evaluare dosare</i> )
	-programarea interviului ( <i>în cazul în care se înscriu mai mulți candidați pe același post</i> )
	<b>- comunicarea rezultatelor finale</b> ( <i>în cazul în care nu se organizează proba interviu</i> )
<b>12.06.2026</b>	-proba interviu
<b>15.06.2026</b>	-afișarea rezultatelor ( <i>proba interviu</i> )
<b>16.06.2026</b>	-depunerea contestațiilor ( <i>proba interviu</i> )
<b>17.06.2026</b>	-soluționarea contestațiilor ( <i>proba interviu</i> )
	<b>-comunicarea rezultatelor finale</b>

NOTĂ: Originalul documentului semnat se regăsește la sediul POLITEHNICA București, Direcția Informatizare și Resurse Umane, Serviciul Evidența Resurselor Umane, clădirea Rectorat, cam. 114.

