



MINISTERUL EDUCAȚIEI ȘI CERCETĂRII
Universitatea Națională de Știință și Tehnologie
POLITEHNICA București

Anexa 4

Nr. 4912/1/ASSET-IXC/07.04.2026

A N U N Ț

Universitatea Națională de Știință și Tehnologie POLITEHNICA București, în conformitate cu prevederile Legii nr. 53/2003 – Codul Muncii, republicată, cu modificările și completările ulterioare și ale Procedurii de sistem privind selecția și încadrarea personalului pe posturi în afara organigramei, aprobată prin Ordinul Ministrului Educației și Cercetării nr. 4003/09.05.2025, având în vedere aprobarea cererii de finanțare aferentă proiectului “*CONCEPȚIE, IMPLEMENTARE ȘI VALIDAREA FIABILITĂȚII UNOR NOI STRUCTURI DE INTEGRARE HETEROGENĂ PENTRU ASSET-IXC*” (ASSET-IXC), prin contractul de finanțare nr. RUE 9.PI/I4/C9, anunță organizarea concursului pentru ocuparea pe perioadă determinată, cu fracțiune de normă, program flexibil și timp inegal de lucru, a următoarelor posturi vacante, în cadrul proiectului menționat:

Poziția postului	Funcție	Presupune activități cu elevi/ studenți	Nr. posturi	Salariul lunar brut	Perioada propusă pentru încheiere a CIM ¹	Timpul de lucru (ore/lună) ²
C.1.	A1(1.1)_Cercetător în microelectronică (CS I)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	250 lei/oră	04.05.2026 - 31.12.2028	80 ore/lună
C.2.	A1(1.2)_Cercetător în microelectronică (CS I)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	250 lei/oră	04.05.2026 - 31.12.2028	50 ore/lună
C.4.	A1(2.1)_Cercetător în microelectronică (CS II)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	250 lei/oră	04.05.2026 - 31.12.2028	50 ore/lună
C.6.	A1(3)_Cercetător în microelectronică (CS III)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	175 lei/oră	04.05.2026 - 31.12.2028	80 ore/lună
C.7.	A1(4.1)_Cercetător în microelectronică (CS III)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	175 lei/oră	04.05.2026 - 31.12.2028	40 ore/lună
C.9.	A1(5.1)_Cercetător în Știința și	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	250 lei/oră	04.05.2026 - 31.12.2028	60 ore/lună



	Ingineria Materialelor (CS II)					
C.11.	A1(6.1)_Inginer în microelectronică (Doctorand)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	125 lei/oră	04.05.2026 - 31.12.2028	60 ore/lună
C.30.	A2(1)_Expert în Simularea Materialelor și Metode Experimentale Avansate (CSIII)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	175 lei/oră	04.05.2026 - 31.12.2028	10 ore/lună
C.31.	A2(2)_Expert în Mecanica Materialelor, Comportare la Vibrații și Testare Experimentală a Structurilor (CS I)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	250 lei/oră	04.05.2026 - 31.12.2028	20 ore/lună
C.32.	A2(3)_Expert în Analiză Structurală și Modelare Numerică (CS I)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	250 lei/oră	04.05.2026 - 31.12.2028	40 ore/lună
C.33.	A2(4)_Expert în Analiză Structurală și Mecanica Materialelor (CS I)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	250 lei/oră	04.05.2026 - 31.12.2028	40 ore/lună
C.34.	A2(5)_Expert în Analiză Numerică și Comportare a Materialelor (CS I)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	250 lei/oră	04.05.2026 - 31.12.2028	40 ore/lună
C.35.	A2(6)_Expert în Analiza Comportării Structurilor (CS II)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	250 lei/oră	04.05.2026 - 31.12.2028	40 ore/lună
C.36.	A2(7)_Expert în Simularea Proceselor și Integritatea Structurilor (CS II)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	250 lei/oră	04.05.2026 - 31.12.2028	40 ore/lună
C.37.	A2(8)_Expert în Simulare Numerică și Analiză Experimentală (CS II)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	250 lei/oră	04.05.2026 - 31.12.2028	40 ore/lună



C.49.	A2(18)_ Tehnician (Student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	04.05.2026 - 31.12.2028	120 ore/lună
C.51.	A4(1)_Expert în optică aplicată și sisteme optomecatronice (CS III)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	175 lei/oră	04.05.2026 - 31.12.2028	40 ore/lună
C.52.	A4(2)_Cercetător sisteme mecatronice ultraprecise (CS II)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	250 lei/oră	04.05.2026 - 31.12.2028	20 ore/lună
C.53.	A4(3)_Expert în sisteme mecatronice ultraprecise (CS III)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	175 lei/oră	04.05.2026 - 31.12.2028	20 ore/lună
C.54.	A4(4.1)_Inginer în mecanica fina (Doctorand)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	125 lei/oră	04.05.2026 - 31.12.2028	30 ore/lună
C.57.	A4(5.1)_Inginer mecatronist (Masterand)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	125 lei/oră	04.05.2026 - 31.12.2028	40 ore/lună
C.58.	A4(5.2)_Inginer mecatronist (Masterand)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	125 lei/oră	04.05.2026 - 31.12.2028	80 ore/lună
C.63.	A4(7.3)_Tehnician mecatronist (Student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	04.05.2026 - 31.12.2028	60 ore/lună
C.65.	A5(1.1) Cercetător în microelectronică (CSIII)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	175 lei/oră	04.05.2026 - 31.12.2028	50 ore/lună
C.66.	A5(1.2)_Cercetător în microelectronică (CSIII)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	175 lei/oră	04.05.2026 - 31.12.2028	50 ore/lună
C.67.	A5(1.3)_Cercetător în microelectronică (CSIII)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	175 lei/oră	04.05.2026 - 31.12.2028	50 ore/lună
C.68.	A5(2)_Cercetător în microelectronică (CSI)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	250 lei/oră	04.05.2026 - 31.12.2028	50 ore/lună
C.69.	A5(3)_Cercetător în microelectronică (CSII)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	250 lei/oră	04.05.2026 - 31.12.2028	49 ore/lună



C.70.	A5(4.1)_Inginer în microelectronică	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	175 lei/oră	04.05.2026 - 31.12.2028	50 ore/lună
C.71.	A5(4.2)_Inginer în microelectronică	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	175 lei/oră	04.05.2026 - 31.12.2028	50 ore/lună
C.78.	A6(1)_ Cercetător în microelectronică (CS II)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	250 lei/oră	04.05.2026 - 31.12.2028	30 ore/lună
C.103.	A6(10.1)_ Tehnician electronică (Student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	04.05.2026 - 31.12.2028	120 ore/lună
C.104.	A6(10.2)_ Tehnician electronică (Student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	04.05.2026 - 31.12.2028	120 ore/lună
C.105.	A6(10.3)_ Tehnician electronică (Student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	04.05.2026 - 31.12.2028	120 ore/lună
C.106.	A6(10.4)_ Tehnician electronică (Student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	04.05.2026 - 31.12.2028	120 ore/lună
C.107.	A6(10.5)_ Tehnician electronică (Student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	04.05.2026 - 31.12.2028	120 ore/lună
C.108.	A6(10.6)_ Tehnician electronică (Student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	04.05.2026 - 31.12.2028	120 ore/lună
C.109.	A6(10.7)_ Tehnician electronică (Student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	04.05.2026 - 31.12.2028	120 ore/lună
C.110.	A6(10.8)_ Tehnician electronică (Student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	04.05.2026 - 31.12.2028	120 ore/lună



C.111.	A6(10.9)_ Tehnician electronică (Student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	04.05.2026 - 31.12.2028	120 ore/lună
C.112.	A6(10.10)_ Tehnician electronică (Student)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	04.05.2026 - 31.12.2028	120 ore/lună
C.114.	A7(1)_ Cercetător în electrotehnică (CS III)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	175 lei/oră	04.05.2026 - 31.12.2028	60 ore/lună
C.115.	A7(2)_ Expert în teoria circuitelor electrice (CSI)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	250 lei/oră	04.05.2026 - 31.12.2028	40 ore/lună
C.116.	A7(3)_ Expert în simularea circuitelor electrice (CS II)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	250 lei/oră	04.05.2026 - 31.12.2028	30 ore/lună
C.117.	A7(4)_ Cercetător în electrotehnică (CS III)	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	175 lei/oră	04.05.2026 - 31.12.2028	50 ore/lună
C.118.	A7(5)_ Inginer proiectant circuite analogice	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	175 lei/oră	04.05.2026 - 31.12.2028	80 ore/lună
C.120.	A7(7)_ Tehnician	<input checked="" type="checkbox"/> DA <input type="checkbox"/> NU	1	75 lei/oră	04.05.2026 - 31.12.2028	80 ore/lună

¹Perioada de angajare este conform perioadei de implementare a proiectului și prevederilor cererii de finanțare aprobate. În cazul în care este necesară prelungirea perioadei de activitate, aceasta se va modifica prin acordul părților, în baza unui act adițional la Contractul Individual de Muncă.

²Timpul de lucru se poate modifica prin acordul părților, în baza unui act adițional la Contractul Individual de Muncă, în funcție de activitățile proiectului.

Intervalul orar în care se poate desfășura activitatea este 06:00 – 22:00, programul de lucru având caracter flexibil, în funcție de specificul postului, fără a se suprapune programele de lucru în cazul cumulului. Activitatea va fi remunerată lunar, proporțional cu timpul lucrat de către angajat, pe baza documentelor de raportare/conform procedurilor specifice ale proiectului și ținând cont de legislația în vigoare și prevederile/instrucțiunile/ordinele etc. aplicabile proiectului.

A. Condițiile generale de participare la examen, conform legislație în vigoare, sunt:

- a) are cetățenia română sau cetățenia unui alt stat membru al Uniunii Europene, a unui stat parte la Acordul privind Spațiul Economic European (SEE) sau cetățenia Confederației Elvețiene;
- prin excepție de la condiția prevăzută la lit. a) pot fi angajați și cetățeni străini, cu respectarea regimului stabilit pentru aceștia prin legislația specifică și legislația muncii (atestatul de recunoaștere a diplomei de studii, eliberat de Centrul Național de Recunoaștere și Echivalare a Studiilor. Dacă țara care a emis diploma de studii nu este semnatară a Convenției de la Haga, caz în care este necesară apostilarea diplomei, sau nu a semnat cu România un tratat de recunoaștere reciprocă a actelor, atunci este necesară supralegalizarea diplomei, codul COR aferent funcției pe care se dorește angajarea trebuie să fie compatibil cu studiile cetățeanului străin, așa cum au fost ele recunoscute de instituția competentă)
- b) cunoaște limba română, scris și vorbit sau o limbă de circulație internațională;
- c) are capacitate de muncă în conformitate cu prevederile Legii nr. 53/2003 – Codul Muncii, republicată, cu modificările și completările ulterioare;
- d) *are o stare de sănătate corespunzătoare postului pentru care candidează, atestată pe baza adevărinitei medicale eliberate de medicul de familie sau de unitățile sanitare abilitate;
- e) îndeplinește condițiile de studii, de vechime în specialitate și, după caz, alte condiții specifice potrivit cerințelor postului scos la examen;
- f) *nu a fost condamnată definitiv pentru săvârșirea unei infracțiuni contra securității naționale, contra autorității, contra umanității, infracțiuni de corupție sau de serviciu, infracțiuni de fals ori contra înfăptuirii justiției, infracțiuni săvârșite cu intenție care ar face o persoană candidată la post incompatibilă cu exercitarea funcției contractuale pentru care candidează, cu excepția situației în care a intervenit reabilitarea;
- g) *nu execută o pedeapsă complementară prin care i-a fost interzisă exercitarea dreptului de a ocupa funcția, de a exercita profesia sau meseria ori de a desfășura activitatea de care s-a folosit pentru săvârșirea infracțiunii sau față de aceasta nu s-a luat măsura de siguranță a interzicerii ocupării unei funcții sau a exercitării unei profesii;
- h) *nu a comis infracțiuni prevăzute la art. 1 alin. (2) din Legea nr. 118/2019 privind Registrul national automatizat cu privire la persoanele care au comis infracțiuni sexuale, de exploatare a unor persoane sau asupra minorilor, precum și pentru completare Legii nr. 76/2008 privind organizarea și funcționarea Sistemului Național de Date Genetice judiciare, cu modificările ulterioare, pentru domeniile prevăzute la art. 35 alin. (1) lit. h

**În cazul cetățenilor străini, pentru atestarea îndeplinirii condițiilor stipulate la punctele d), f), g), respectiv h) este necesară completarea unei declarații pe propria răspundere.*

Actele necesare înscrierii sunt:

- a) formular de înscriere la examen <https://posturivacante.upb.ro/cercetare/>, în original;

- b) copia actului de identitate sau orice alt document care atestă identitatea, potrivit legii, aflat în termen de valabilitate;
- c) copia certificatului de căsătorie sau a altui document prin care s-a realizat schimbarea de nume, după caz;
- d) copiile documentelor care atestă nivelul studiilor și ale altor acte care atestă efectuarea unor specializări, precum și copiile documentelor care atestă îndeplinirea condițiilor specifice ale postului solicitate prin prezentul anunț;
- e) copia carnetului de muncă, a adeverinței eliberate de angajator pentru perioada lucrată, care să ateste vechimea în muncă și în specialitatea studiilor solicitate pentru ocuparea postului;
- f) cazierul judiciar, în original, sau o declarație pe propria răspundere privind lipsa antecedentelor penale care să-l facă incompatibil cu funcția pentru care candidează, în original. În acest caz, candidatul declarat admis la selecția dosarelor și care nu a solicitat expres la înscrierea la concurs preluarea informațiilor privind antecedentele penale direct de la autoritatea sau instituția publică competentă cu eliberarea certificatelor de cazier judiciar are obligația de a completa dosarul de concurs cu originalul documentului, anterior datei de susținere a probei scrise și/sau probei practice;
- g) certificatul de integritate comportamentală, în original, din care să reiasă că nu s-a comis infracțiuni prevăzute la art. 1 alin. (2) din Legea nr. 118/2019 privind Registrul național automatizat cu privire la persoanele care au comis infracțiuni sexuale, de exploatare a unor persoane sau asupra minorilor, precum și pentru completarea Legii nr. 76/2008 privind organizarea și funcționarea Sistemului Național de Date Genetice Juridice, cu modificările ulterioare, pentru candidații înscriși pentru posturile din sistemului de învățământ, sănătate sau protecție social, precum și orice entitate publică sau private a cărei activitate presupune contactul direct cu copii, persoane în vârstă, persoane cu dizabilități sau alte categorii de persoane vulnerabile ori care presupune examinarea fizică sau evaluarea psihologică a unei persoane;
- h) certificat medical eliberat de către medicul specialist de medicina muncii eliberat în baza avizului medical emis de către medicul specialist psihiatru și a adeverinței medicale eliberate de către medicul de familie, în original, care să ateste starea de sănătate corespunzătoare, eliberat cu cel mult 6 luni anterior derulării concursului, cu mențiunea apt pentru concurs. Dacă informațiile prezentate în certificat se dovedesc a fi neconforme, documentul va fi considerat nul;
- i) certificatul care atestă starea de sănătate conține, în clar, numărul, data, numele emitentului și calitatea acestuia, în formatul standard stabilit prin ordin al ministrului sănătății. Pentru candidații cu dizabilități, în situația solicitării de adaptare rezonabilă, certificatul care atestă starea de sănătate trebuie însoțit de copia certificatului de încadrare într-un grad de handicap, emis în condițiile legii (copia certificatului se prezintă însoțită de documentul original, pentru certificarea cu mențiunea „conform cu originalul”);
- j) curriculum vitae, model comun european, datat și semnat pe fiecare pagină, în care se menționează proiectul și postul vizat de candidat.

În situația în care, POLITEHNICA București întreprinde toate diligențele pentru obținerea extrasului de pe cazierul judiciar, respectiv a certificatului de integritate



comportamentală, și la eliberarea documentelor, de către autoritățile competente, se constată încălcarea condițiilor generale de participare la examenul de ocupare a postului, candidatul va fi exclus din cadrul examenului în orice etapă a acestuia și/sau nu va fi încadrat pe post.

Înscrierile se fac până la data de **17.04.2026**, inclusiv, ora 15⁰⁰ - UTC +2 Eastern European Time (EET).

- fie la sediul Universității Naționale de Știință și Tehnologie POLITEHNICA București, Splaiul Independenței, nr. 313, sector 6, cod poștal 060042, clădire Rectorat, etaj 1, camera 114, telefon 021.402.9234/9233,
- fie încărcat, în format electronic, la adresa resurse.umane@upb.ro, respectând prevederile Regulamentului UE 2016/679 privind protecția persoanelor fizice în ceea privește prelucrarea datelor cu caracter personal.

Transmiterea documentelor prin poșta electronică se realizează în format .pdf cu volum maxim de 1 MB, documentele fiind acceptate doar în formă lizibilă și să nu existe informații sub formă de link în corpul e-mail-ului.

Orice document asumat în nume propriu de către candidat, transmis prin poșta electronică (formular de înscriere, declarație pe propria răspundere etc.), va fi semnat utilizând semnătura electronică avansată sau calificată.

Prin raportare la nevoile individuale, candidatul cu dizabilități poate înainta comisiei de examen, în termenul prevăzut pentru depunerea dosarelor, propunerea sa privind instrumentele necesare pentru asigurarea accesibilității probelor de concurs.

Nerespectarea termenului de depunere a dosarelor de examen și a formatului menționat, după caz, conduce la respingerea candidatului.

Toate documentele se depun în limba română.

Candidatul declarat admis are obligația de a prezenta secretarului comisiei de evaluare și selecție originalele documentelor prezentate în copie în vedere certificării „conform cu originalul”, dacă acest lucru îi este solicitat, conform procedurilor specifice fiecărui proiect.

B. Condițiile specifice de participare la concurs pentru posturile vacante scoase la concurs, conform specificației Fișei Postului sunt:

Nr. crt.	Funcție	Nr. posturi	Condiții minime obligatorii	Criterii suplimentare de selecție
C.1.	A1(1.1)_ Cercetător în microelectronică (CS I)	1	-studii superioare la nivel de doctorat în domeniul Inginerie electronică - 20 puncte.	-experiență de cercetare demonstrată prin 10 publicații științifice ISI/WOS relevante - 10 puncte.



			<p>-grad științific CSI sau echivalent - 20 puncte.</p> <p>-vechime în muncă min. 30 ani- 20 puncte.</p>	<p>-minim 30 publicații în domeniul Inginerie electronică - 10 puncte.</p> <p>-participare la minim 20 conferințe internaționale – 10 puncte.</p> <p>-experiență în minim 5 proiecte cu finanțare națională / internațională pe pozitii similare – 10 puncte.</p>
C.2.	A1(1.2)_Cercetător în microelectronică (CS I)	1	<p>-studii superioare la nivel de doctorat în domeniul Inginerie electronică - 20 puncte.</p> <p>-grad științific CSI sau echivalent - 20 puncte.</p> <p>-vechime în muncă min. 30 ani- 20 puncte.</p>	<p>-experiență de cercetare demonstrată prin 10 publicații științifice ISI/WOS relevante - 10 puncte.</p> <p>-minim 20 publicații în domeniul Inginerie electronică - 10 puncte.</p> <p>-participare la minim 20 conferințe internaționale – 10 puncte.</p> <p>-experiență în minim 5 proiecte cu finanțare națională/ internațională pe pozitii similare – 10 puncte.</p>
C.4.	A1(2.1)Cercetător în microelectronică (CS II)	1	<p>-studii superioare la nivel de doctorat în domeniul Inginerie electronică - 20 puncte.</p> <p>-grad științific CSII sau echivalent - 20 puncte.</p> <p>-vechime în muncă min. 10 ani- 20 puncte.</p>	<p>-experiență de cercetare demonstrată prin 5 publicații științifice ISI/WOS relevante - 10 puncte.</p> <p>-minim 10 publicații în domeniul Inginerie electronică - 10 puncte.</p> <p>-participare la minim 5 conferințe internaționale – 10 puncte.</p> <p>-experiență în minim 3 proiecte cu finanțare națională/internațională pe pozitii similare – 10 puncte.</p>
C.6.	A1(3)_Cercetător în microelectronică (CS III)	1	<p>- studii superioare la nivel de doctorat în domeniul Inginerie electronică - 20 puncte.</p> <p>- grad științific CSIII sau echivalent - 20 puncte.</p> <p>- vechime în muncă min. 10 ani- 20 puncte.</p>	<p>-experiență de cercetare demonstrată prin 2 publicații științifice ISI/WOS relevante - 10 puncte</p> <p>-minim 5 publicații în domeniul Inginerie electronică - 10 puncte.</p> <p>- participare la minim 3 conferințe internaționale – 10 puncte.</p> <p>- experiență în minim 3 proiecte cu finanțare națională / internațională pe pozitii similare – 10 puncte.</p>
C.7.	A1(4.1) Cercetător în microelectronică (CS III)	1	<p>- studii superioare la nivel de doctorat în domeniul Inginerie electronică - 20 puncte.</p> <p>-grad științific CSIII sau echivalent - 20 puncte.</p> <p>-vechime în muncă min. 10 ani- 20 puncte.</p>	<p>- experiență de cercetare demonstrată prin 2 publicații științifice ISI/WOS relevante - 10 puncte.</p> <p>-minim 5 publicații în domeniul Inginerie electronică - 10 puncte.</p> <p>- participare la minim 3 conferințe internaționale – 10 puncte.</p> <p>-experiență în minim 3 proiecte cu finanțare națională/internațională pe pozitii similare – 10 puncte.</p>



C.9.	A1(5.1) Cercetător în Știința și Ingineria Materialelor (CS II)	1	<p>- studii superioare la nivel de doctorat, în domeniul Științe Inginerești – Știința și Ingineria Materialelor- 20 puncte.</p> <p>-grad științific min. CSII sau echivalent - 20 puncte.</p> <p>-vechime în muncă min. 10 ani- 20 puncte.</p>	<p>- experiență profesională de minimum 10 ani în activități de cercetare aplicată în domeniul Științei și Ingineriei Materialelor- 10 puncte.</p> <p>- minim 10 publicații ISI/WOS în domeniul Științei și Ingineriei Materialelor - 10 puncte.</p> <p>-participări la minim 5 conferințe internaționale, publicații științifice și documentare de specialitate -10 puncte.</p> <p>- experiență de participare în minim 5 proiecte cu finanțare națională și/sau internațională pe poziții similare– 10 puncte.</p>
C.1 1.	A1(6.1)_Inginer în microelectronică (Doctorand)	1	<p>- studii superioare la nivel de masterat sau echivalent în domeniul Inginerie electronică - 20 puncte.</p> <p>-studentul doctorand înscris la o școală doctorală în domeniul Inginerie electronică -20 puncte.</p> <p>-minim 2 publicații în domeniul Inginerie electronică - 20 puncte.</p>	<p>- experiență de cercetare demonstrată prin 2 publicații științifice ISI/WOS relevante - 20 puncte.</p> <p>- participare la minim 3 conferințe internaționale – 20 puncte.</p>
C.3 0.	A2(1)_Expert în Simularea Materialelor și Metode Experimentale Avansate (CSIII)	1	<p>-doctorat în domeniul Inginerie Mecanică - 20 puncte.</p> <p>-grad științific CSIII sau echivalent – 20 puncte.</p> <p>-vechime în muncă minim 9 ani- 20 puncte.</p>	<p>-experiență dovedită prin publicarea de lucrări în jurnale sau în volumele unor manifestări științifice, în domeniul analizei teoretice și experimentale termomecanice a materialelor și structurilor (min. 30 lucrări indexate în baze de date internaționale, dintre care minim opt ISI-Q1/Q2) – 10 puncte.</p> <p>-experiență în Ansys/Autodesk Fusion/ MATLAB/LabView/ utilizare echipamente de testare la vibrații (cursuri, certificari, membru în echipe de cercetare) -10 puncte.</p> <p>- experiență dovedită în domeniul Analiză teoretică și experimentală a materialelor, inclusiv polimerice (lucrări științifice, vechime în munca)– 10 puncte.</p> <p>-minim 2 ani experiență în mediul industrial - dezvoltare produse inclusiv fiabilitate termomecanică - 10 puncte.</p>
C.3 1.	A2(2)_Expert în Mecanica Materialelor, Comportare la Vibrații și Testare Experimentală a Structurilor (CS I)	1	<p>-doctorat în domeniul Inginerie Mecanică – 20 puncte.</p> <p>-grad științific CSI sau echivalent – 20 puncte.</p> <p>-vechime în muncă minim 20 ani- 20 puncte.</p>	<p>-experiență dovedită prin publicarea de lucrări în jurnale sau în volumele unor manifestări științifice, în domeniul analizei teoretice și experimentale (min. 40 de lucrări în reviste indexate ISI cu factor de impact)– 20 puncte.</p>

				-experiență dovedită în analiza teoretică, experimentală și numerică a materialelor (inclusiv polimerice, composite) (lucrari științifice, vechime în munca etc.)– 20 puncte.
C.3 2.	A2(3)_Expert în Analiză Structurală și Modelare Numerică (CS I)	1	-doctorat în domeniul Inginerie Mecanică - 20 puncte. -grad științific CSI sau echivalent – 20 puncte. -vechime în muncă minim 20 ani- 20 puncte.	- experiență dovedită prin publicarea de lucrări în jurnale sau în volumele unor manifestări științifice, în domeniul analizei teoretice, experimentale și numerice (min. 20 lucrări în reviste/proceedings indexate ISI)– 20 puncte. -publicații științifice relevante (Scopus/Web of Science) în domenii de mecanică/comportare structural/analiză cu elemente finite -minimum 10– 20 puncte.
C.3 3.	A2(4)_Expert în Analiză Structurală și Mecanica Materialelor (CS I)	1	-doctorat în domeniul Inginerie Mecanică– 20 puncte. -grad științific min. CSI sau echivalent – 20 puncte. -vechime în muncă minim 20 ani- 20 puncte.	-experiență de cercetare demonstrată prin publicații științifice relevante și participare în proiecte internaționale de cercetare și inovare (min. 20 lucrări în reviste/proceedings indexate ISI/BDI)– 20 puncte. -experiență în aplicarea metodelor numerice pentru analiza structurală (lucrari științifice, vechime în munca etc.)– 20 puncte.
C.3 4.	A2(5)_Expert în Analiză Numerică și Comportare a Materialelor (CS I)	1	-doctorat în domeniul Inginerie Mecanică - 20 puncte. -grad științific CSI sau echivalent – 20 puncte. -vechime în muncă minim 20 ani- 20 puncte.	-experiență dovedită prin publicarea de lucrări în jurnale sau în volumele unor manifestări științifice, în domeniul analizei numerice și comportării materialelor (min. 40 lucrări în reviste indexate ISI)– 20 puncte. -experiență dovedită în analiza teoretică, experimentală și numerică a materialelor (inclusiv polimerice, composite) (lucrari științifice, vechime în munca etc.)– 20 puncte.
C.3 5.	A2(6)_Expert în Analiza Comportării Structurilor (CS II)	1	-doctorat în domeniul Inginerie Mecanică - 20 puncte. -grad științific CSII sau echivalent – 20 puncte. -vechime în muncă minim 20 ani- 20 puncte.	-experiență dovedită prin publicarea de lucrări în jurnale sau în volumele unor manifestări științifice, în domeniul analizei numerice și comportării materialelor (min. 30 lucrări în reviste indexate ISI)– 20 puncte. -experiență dovedită în analiza teoretică, experimentală și numerică a materialelor (inclusiv polimerice, composite) (lucrari științifice, vechime în munca etc.)– 20 puncte.
C.3 6.	A2(7)_Expert în Simularea Proceselor și Integritatea Structurilor (CS II)	1	-doctorat în domeniul Inginerie Mecanică - 20 puncte.	-experiență dovedită prin publicarea de lucrări în jurnale sau în volumele unor manifestări științifice, în domeniul analizei numerice și comportării



			<p>-grad științific CSII sau echivalent – 20 puncte.</p> <p>-vechime in muncă minim 20 ani- 20 puncte</p>	<p>materialelor (min. 20 lucrări în reviste indexate ISI din care minim 5 Q1/Q2–)– 20 puncte.</p> <p>-experiență dovedită în analiza teoretică, experimentală și numerică a materialelor (inclusiv polimerice, composite) (lucrari științifice, vechime in munca etc.)– 20 puncte.</p>
C.3 7.	A2(8)_Expert în Simulare Numerică și Analiză Experimentală (CS II)	1	<p>-doctorat în domeniul Inginerie Mecanică - 20 puncte.</p> <p>-grad științific CSII sau echivalent – 20 puncte.</p> <p>-vechime in muncă minim 10 ani- 20 puncte.</p>	<p>-experiență dovedită prin publicarea de lucrări în jurnale sau în volumele unor manifestări științifice, în domeniul analizei numerice și comportării materialelor (min. 10 lucrări în reviste indexate ISI)– 20 puncte.</p> <p>-experiență în Ansys, Autodesk Fusion, MATLAB, LabView (cursuri, certificari etc.) -10 puncte.</p> <p>- experiență dovedită în domeniul Analiză teoretică și experimentală a materialelor, inclusiv polimerice – 10 puncte.</p>
C.4 9.	A2(18)_ Tehnician (Student)	1	<p>-studii superioare în curs (nivel licență) în domeniul Inginerie industrială — 30 puncte.</p> <p>- studii medii absolvite cu diplomă de bacalaureat -30 puncte</p>	<p>- experiență în echipe de lucru (dovedită prin proiecte școlare/studentesti, voluntariat minim 3 luni, activități extrașcolare, diplome de participare la conferințe sau sesiuni de comunicări) – 20 puncte.</p> <p>-atestat competente digitale– 20 puncte.</p>
C.5 1.	A4(1)_Expert în optică aplicată și sisteme optomecatronice (CS III)	1	<p>-studii superioare la nivel de doctorat în domeniul Inginerie mecanică — 20 puncte.</p> <p>-grad științific CS III sau echivalent — 20 puncte.</p> <p>-vechime minimă de 5 ani în învățământul superior /sau în activitatea de cercetare științifică în domeniul Inginerie Mecanica sau Mecatronica si Robotica — 20 puncte.</p>	<p>-minim o lucrare de cercetare cotata Q1 sau Q2 in domeniul Inginerie Mecanica sau Mecatronica și Robotica, în calitate de prim autor — 20 puncte;</p> <p>-activitate de publicare lucrari științifice indexate BDI, inclusiv în calitate de prim autor, minim 10 ani. — 20 puncte.</p>
C.5 2.	A4(2)_Cercetător sisteme mecatronice ultraprecise (CS II)	1	<p>-studii superioare la nivel de doctorat în domeniul Inginerie mecanică - 20 puncte.</p> <p>-grad științific CS II sau echivalent— 20 puncte.</p> <p>-vechime minimă de 10 ani în învățământul superior /sau în activitatea de cercetare științifică in domeniul Inginerie Mecanica sau Mecatronica si Robotica — 20 puncte</p>	<p>-membru în echipa de cercetare pentru minim un proiect din domeniul Mecatronica și Robotică — 20 puncte</p> <p>-coautor la minim o lucrare științifică Q1 sau Q2 în domeniul Mecatronica și Robotică — 20 puncte.</p>

C.5 3.	A4(3)_Expert in sisteme mecatronice ultraprecise (CS III)	1	<p>-studii superioare la nivel de doctorat în domeniul Inginerie mecanică — 20 puncte.</p> <p>-grad științific CS III sau echivalent — 20 puncte.</p> <p>-vechime minimă de 5 ani în învățământul superior /sau în activitatea de cercetare științifică în domeniul Inginerie Mecanica sau Mecatronica si Robotica — 20 puncte.</p>	<p>-coautor la minim o lucrare de cercetare cotate Q1 sau Q2 in domeniul Inginerie Mecanica sau Mecatronica și Robotica — 20 puncte;</p> <p>-activitate de publicare lucrari stiintifice indexate BDI, inclusiv în calitate de prim autor, minim 10 ani. — 20 puncte.</p>
C.5 4.	A4(4.1)_Inginer in mecanica fina (Doctorand)	1	<p>-studii superioare la nivel de masterat sau echivalent în domeniul Mecatronică și Robotică — 30 puncte.</p> <p>-student înscris într-un program de studii doctorale din domeniile Inginerie Mecanica sau Mecatronica și Robotica — 30 puncte.</p>	<p>-competențe specifice sistemelor mecatronice / optomecatronice (parcurearea unui curs de programare orientată obiect- inclusiv la nivelul studiilor de licenta sau master) – 20 puncte</p> <p>-coautor la minim o lucrare științifică indexată BDI(Domeniu Inginerie/Multidisciplinar)– 20 puncte</p>
C.5 7.	A4(5.1)_Inginer mecatronist (Masterand)	1	<p>-studii superioare la nivel de licență în Mecatronică și Robotică — 30 puncte.</p> <p>-student înscris într-un program de studii de master din domeniile Inginerie Mecanica sau Mecatronica și Robotica — 30 puncte.</p>	<p>-competențe de proiectare și simulare inginerească (parcurearea unui curs de proiectare CAD, inclusiv la nivelul studiilor de licenta sau master) – 20 puncte</p> <p>-competențe specifice sistemelor mecatronice/optomecatronice (parcurearea unui curs de programare orientată obiect- inclusiv la nivelul studiilor de licenta sau master) – 20 puncte</p>
C.5 8.	A4(5.2)_Inginer mecatronist (Masterand)	1	<p>-studii superioare la nivel de licență în Mecatronică și Robotică — 30 puncte.</p> <p>-student înscris într-un program de studii de master din domeniile Inginerie Mecanica sau Mecatronica și Robotica — 30 puncte.</p>	<p>-competențe de proiectare și simulare inginerească (parcurearea unui curs de proiectare CAD, inclusiv la nivelul studiilor de licenta sau master) – 20 puncte</p> <p>-competențe specifice sistemelor mecatronice/optomecatronice (parcurearea unui curs de programare orientată obiect- inclusiv la nivelul studiilor de licenta sau master) – 20 puncte</p>
C.6 3.	A4(7.3)_Tehnician mecatronist (Student)	1	<p>-studii superioare în curs (nivel licență) în domeniul Inginerie mecanică, sau Mecatronica și robotică — 30 puncte;</p> <p>-parcurearea si promovarea unui curs de proiectare asistata de calculator CAD (inclusiv la nivelul studiilor de licenta) — 30 puncte</p>	<p>-competențe specifice sistemelor mecatronice/optomecatronice (parcurearea unui curs de programare orientată obiect sau a unui curs care are ca tematica bazele sisteme automate - inclusiv la nivelul studiilor de licenta) – 40 puncte</p>
C.6 5.	A5(1.1) Cercetător în microelectronică (CSIII)	1	<p>-studii superioare la nivel de doctorat în domeniul Inginerie electronică, telecomunicații și tehnologii</p>	<p>-experiență de minim 1 an în cercetare prin participarea la alte proiecte de</p>



			<p>informaționale sau Calculatoare și Tehnologia Informației - 20 puncte.</p> <p>-grad științific minim CS III sau echivalent - 20 puncte.</p> <p>-vechime în muncă min. 5 ani- 20 puncte.</p>	<p>cercetare naționale sau internaționale – 10 puncte.</p> <p>-minim 1 articol publicat în reviste de specialitate indexate WoS Q1 sau Q2 – 10 puncte.</p> <p>-minim 7 publicații în reviste/volume ale unor conferințe de specialitate - 20 puncte.</p>
C.6 6.	A5(1.2)_ Cercetător în microelectronică (CSIII)	1	<p>-studii superioare la nivel de doctorat în domeniul Inginerie electronică, telecomunicații și tehnologii informaționale sau Calculatoare și Tehnologia Informației - 20 puncte.</p> <p>- grad științific minim CS III sau echivalent - 20 puncte.</p> <p>-vechime în muncă min. 5 ani- 20 puncte.</p>	<p>-experiență de minim 1 an în cercetare prin participarea la alte proiecte de cercetare naționale sau internaționale – 10 puncte.</p> <p>-minim 1 articol publicat în reviste de specialitate indexate WoS Q1 sau Q2 – 10 puncte.</p> <p>-minim 7 publicații în reviste/volume ale unor conferințe de specialitate - 20 puncte.</p>
C.6 7.	A5(1.3)_ Cercetător în microelectronică (CSIII)	1	<p>-studii superioare la nivel de doctorat în domeniul Inginerie electronică, telecomunicații și tehnologii informaționale sau Calculatoare și Tehnologia Informației - 20 puncte.</p> <p>-grad științific minim CS III sau echivalent - 20 puncte.</p> <p>-vechime în muncă min. 5 ani- 20 puncte.</p>	<p>-experiență de minim 1 an în cercetare prin participarea la alte proiecte de cercetare naționale sau internaționale – 10 puncte.</p> <p>-minim 1 articol publicat în reviste de specialitate indexate WoS Q1 sau Q2 – 10 puncte.</p> <p>-minim 7 publicații în reviste/volume ale unor conferințe de specialitate - 20 puncte.</p>
C.6 8.	A5(2)_Cercetător în microelectronică (CSI)	1	<p>-studii superioare la nivel de doctorat în domeniul Inginerie electronică, telecomunicații și tehnologii informaționale sau Calculatoare și Tehnologia Informației - 20 puncte.</p> <p>-grad științific minim CS I sau echivalent - 20 puncte.</p> <p>-vechime în muncă min. 15 ani- 20 puncte.</p>	<p>-experiență de minim 5 ani în cercetare prin participarea la alte proiecte de cercetare naționale sau internaționale – 10 puncte.</p> <p>-minim 5 articole publicate în reviste de specialitate indexate WoS Q1 sau Q2 – 10 puncte.</p> <p>-minim 20 de publicații în reviste/volume ale unor conferințe de specialitate - 20 puncte.</p>
C. 69.	A5(3)_Cercetător în microelectronică (CSII)	1	<p>-studii superioare la nivel de doctorat în domeniul Inginerie electronică, telecomunicații și tehnologii informaționale sau Calculatoare și Tehnologia Informației - 20 puncte.</p> <p>- grad științific minim CS II sau echivalent - 20 puncte.</p> <p>-vechime în muncă min. 10 ani- 20 puncte.</p>	<p>-experiență de minim 3 ani în cercetare prin participarea la alte proiecte de cercetare naționale sau internaționale – 10 puncte.</p> <p>-minim 3 articole publicat e în reviste de specialitate indexate WoS Q1 sau Q2 – 10 puncte.</p> <p>-minim 15 publicații în reviste/volume ale unor conferințe de specialitate - 20 puncte.</p>

C.7 0.	A5(4.1)_Inginer în microelectronică	1	<p>-studii superioare de licență în domeniul Inginerie electronică, telecomunicații și tehnologii informaționale sau Calculatoare și Tehnologia Informației - 30 puncte.</p> <p>-minim 2 ani expertiența ca inginer în domeniul Inginerie Electronică sau Calculatoare și Tehnologia Informației-30 puncte.</p>	<p>-experiență de minim 1 an în cercetare prin participarea la alte proiecte de cercetare naționale sau internaționale – 20 puncte.</p> <p>-minim 1 articol publicat în reviste/volume ale unor conferințe de specialitate indexate într-o bază de date internațională –20 puncte.</p>
C.7 1.	A5(4.2)_Inginer în microelectronică	1	<p>-studii superioare de licență în domeniul Inginerie electronică, telecomunicații și tehnologii informaționale sau Calculatoare și Tehnologia Informației - 30 puncte.</p> <p>-minim 2 ani expertiența ca inginer în domeniul Inginerie Electronică sau Calculatoare și Tehnologia Informației-30 puncte.</p>	<p>-experiență de minim 1 an în cercetare prin participarea la alte proiecte de cercetare naționale sau internaționale – 20 puncte.</p> <p>-minim 1 articol publicat în reviste/volume ale unor conferințe de specialitate indexate într-o bază de date internațională – 20 puncte.</p>
C.7 8.	A6(1)_Cercetător în microelectronică (CS II)	1	<p>-studii superioare la nivel de doctorat în domeniul Electronică, Telecomunicații și Tehnologii Informaționale - 20 puncte.</p> <p>-grad științific min. CSII sau echivalent - 20 puncte.</p> <p>- vechime în muncă minim 5 ani - 20 puncte.</p>	<p>-participarea în proiecte de cercetare (1 proiect – 5 puncte și fiecare proiect suplimentar câte 5 puncte până la maxim 15 puncte).</p> <p>-experiență dovedită prin publicarea de lucrări în jurnale sau în volumele unor manifestări științifice în domeniul dispozitivelor și circuitelor integrate analogice și de semnal mixt (min. zece lucrări, dintre care cinci ISI-Q1 sau ISI-Q2) - 25 puncte.</p>
C.1 03.	A6(10.1)_ Tehnician electronică (Student)	1	<p>-studii medii absolvite cu diplomă de bacalaureat- 30 puncte</p> <p>-student înscris la un program de licență în domeniul microelectronicii/electronicii -30 puncte.</p>	<p>-experiență în suita Cadence Virtuoso (20 puncte).</p> <p>-experiență în MATLAB (20 puncte).</p>
C.1 04.	A6(10.2)_ Tehnician electronică (Student)	1	<p>-studii medii absolvite cu diplomă de bacalaureat - 30 puncte</p> <p>-student înscris la un program de licență în domeniul microelectronicii/electronicii -30 puncte.</p>	<p>-experiență în suita Cadence Virtuoso (20 puncte).</p> <p>-experiență în MATLAB (20 puncte).</p>
C.1 05.	A6(10.3)_ Tehnician electronică (Student)	1	<p>-studii medii absolvite cu diplomă de bacalaureat - 30 puncte</p> <p>-student înscris la un program de licență în domeniul microelectronicii/electronicii -30 puncte.</p>	<p>-experiență în suita Cadence Virtuoso (20 puncte).</p> <p>-experiență în MATLAB (20 puncte).</p>
C.1 06.	A6(10.4)_ Tehnician electronică (Student)	1	<p>-studii medii absolvite cu diplomă de bacalaureat - 30 puncte</p>	<p>-experiență în suita Cadence Virtuoso (20 puncte).</p>



			-student înscris la un program de licență în domeniul microelectronicii/electronicii -30 puncte.	-experiență în MATLAB (20 puncte).
C.1 07.	A6(10.5)_ Tehnician electronică (Student)	1	-studii medii absolvite cu diplomă de bacalaureat- 30 puncte -student înscris la un program de licență în domeniul microelectronicii/electronicii -30 puncte.	-experiență în suita Cadence Virtuoso (20 puncte). -experiență în MATLAB (20 puncte).
C.1 08.	A6(10.6)_ Tehnician electronică (Student)	1	-studii medii absolvite cu diplomă de bacalaureat- 30 puncte -student înscris la un program de licență în domeniul microelectronicii/electronicii -30 puncte.	-experiență în suita Cadence Virtuoso (20 puncte). -experiență în MATLAB (20 puncte).
C.1 09.	A6(10.7)_ Tehnician electronică (Student)	1	-studii medii absolvite cu diplomă de bacalaureat- 30 puncte -student înscris la un program de licență în domeniul microelectronicii/electronicii -30 puncte.	-experiență în suita Cadence Virtuoso (20 puncte). -experiență în MATLAB (20 puncte).
C.1 10.	A6(10.8)_ Tehnician electronică (Student)	1	-studii medii absolvite cu diplomă de bacalaureat- 30 puncte -student înscris la un program de licență în domeniul microelectronicii/electronicii -30 puncte.	-experiență în suita Cadence Virtuoso (20 puncte). -experiență în MATLAB (20 puncte).
C.1 11.	A6(10.9)_ Tehnician electronică (Student)	1	-studii medii absolvite cu diplomă de bacalaureat- 30 puncte -student înscris la un program de licență în domeniul microelectronicii/electronicii -30 puncte.	-experiență în suita Cadence Virtuoso (20 puncte). -experiență în MATLAB (20 puncte).
C.1 12.	A6(10.10)_ Tehnician electronică (Student)	1	-studii medii absolvite cu diplomă de bacalaureat- 30 puncte -student înscris la un program de licență în domeniul microelectronicii/electronicii -30 puncte.	-experiență în suita Cadence Virtuoso (20 puncte). -experiență în MATLAB (20 puncte).
C.1 14.	A7(1)_ Cercetător în electrotehnică (CS III)	1	-studii superioare la nivel de doctorat în domeniul Inginerie electrică – 20 puncte. -grad științific min. CS III, sau echivalent - 20 puncte.	-membru într-o societate științifică internațională dedicată ingineriei electrice - 5 puncte.

			-vechime in munca de minimum 5 ani -20 puncte.	-activitate de publicare în reviste internaționale indexate, în calitate de prim autor – minim 2 lucrări; 5 puncte. -minim 5 publicații în domeniul inginerie electrică – circuite electrice; - 10 puncte. -experiență profesională de minimum 5 ani în activități de cercetare aplicată în domeniul problemelor multifizice, demonstrată prin publicații științifice relevante-10 puncte. - participarea la minimum 2 proiecte naționale sau internaționale de cercetare - 10 puncte.
C.1 15.	A7(2)_ Expert în teoria circuitelor electrice (CSI)	1	-studii superioare la nivel de doctorat în domeniul Inginerie electrică – 20 puncte. -grad științific min. CS I sau echivalent - 20 puncte. -vechime in munca minimum 15 ani - 20 puncte.	-minim 3 cărți publicate în domeniul circuitelor electrice, din care minim una ca autor principal - 10 puncte -membru IEEE într-o secțiune dedicată circuitelor electrice - 5 puncte. -activitate de publicare în reviste internaționale indexate, în calitate de prim autor – minim 5 lucrări;- 5 puncte. -minim 20 publicații în domeniul inginerie electrică – circuite electrice; - 10 puncte. -experiență în proiecte cu finanțare națională/internațională pe poziții similare min 5 ani – 10 puncte
C.1 16.	A7(3)_ Expert în simularea circuitelor electrice (CS II)	1	-studii superioare la nivel de doctorat în domeniul Inginerie electrică – 20 puncte. -grad științific min. CS II sau echivalent - 20 puncte. -vechime in munca minimum 10 ani - 20 puncte.	-minim 3 cărți publicate în domeniul circuitelor electrice, din care minim una ca autor principal - 10 puncte -membru IEEE într-o secțiune dedicată circuitelor electrice - 5 puncte. -activitate de publicare în reviste internaționale indexate, în calitate de prim autor – minim 5 lucrări; -5 puncte. -minim 10 publicații în domeniul inginerie electrică – circuite electrice; - 10 puncte. -experiență în proiecte cu finanțare națională/internațională pe poziții similare min 5 ani – 10 puncte
C.1 17.	A7(4)_ Cercetător în electrotehnică (CS III)	1	-studii superioare la nivel de doctorat în domeniul Inginerie electrică – 20 puncte.	-minim 2 ani experiență în activități de formator de specialiști în domeniul electrotehnicii – 10

			<p>-grad științific min. CS III, sau echivalent - 20 puncte.</p> <p>-vechime in munca minimum 5 ani - 20 puncte.</p>	<p>-minim 5 publicații în domeniul inginerie electrică; - 20 puncte.</p> <p>-participări la minim 2 conferințe naționale sau internaționale de specialitate. - 10 puncte</p>
C.1 18.	A7(5)_ Inginer proiectant circuite analogice	1	<p>-studii superioare la nivel de master în domeniul Inginerie electrică sau electronică – 20 puncte.</p> <p>-experiență profesională de minimum 10 ani în activități de proiectare a circuitelor electronice analogice sau digitale demonstrate prin activitate profesională desfășurată în următoarele domenii:</p> <ol style="list-style-type: none"> 1. proiectare layout CMOS analogic – 10 puncte 2. proiectare amplificatoare de detecție (sense amplifiers) – 10 puncte 3. metodologii pentru reducerea riscurilor și îmbunătățirea randamentul de fabricație ale circuitelor integrate – 20 puncte 	<p>-participare activă în minim 2 proiecte naționale și internaționale în domeniul proiectării circuitelor analogice - 20 puncte</p> <p>-participare ca formator în activități de formare de specialiști în domeniu - 10 puncte.</p> <p>-activitate de publicare în reviste internaționale indexate, minim 2 lucrări - 10 puncte.</p>
C.1 20.	A7(7)_ Tehnician	1	<p>- studii medii absolvite cu diplomă de bacalaureat – 20 puncte.</p> <p>-experiență profesională de minim 10 ani în activități suport specifice de cercetare – 20 puncte.</p> <p>-experiență de minim 2 ani în activități de întreținere și mentenanță a echipamentelor/ obiectelor /materialelor consumabile asociate unor proiecte sau departamente – 20 puncte</p>	<p>-experiență de minim un an în activitățile legate de procesul de achiziție de aparate și materiale specifice profilului electric – 20 puncte.</p> <p>-colaborare în cadrul a minim 10 proiecte de cercetare – 20 puncte</p>

C. Concursul constă în:

1. Evaluarea dosarelor de candidatură.

Se consideră admis la concursul pentru ocuparea unui post vacant, candidatul care a îndeplinit condițiile minime obligatorii menționate la punctul B.

În situația în care sunt declarați admiși mai mulți candidați pe același post, aceștia vor fi invitați la proba interviu în urma căreia comisia de concurs va decide asupra candidatului câștigător.

2. Interviul (probă opțională) – se va susține doar în situația în care, sunt declarați admiși mai mulți candidați pe același post la proba evaluării dosarelor – pe baza grilei de evaluare a următoarelor competențe:

Criteriile de evaluare pentru stabilirea interviului sunt:	
a) abilități și cunoștințe impuse de funcție;	30 puncte
b) capacitatea de analiză și sinteză;	10 puncte
c) motivația candidatului;	30 puncte
d) comportamentul în situațiile de criză;	10 puncte
e) inițiativă și creativitate.	20 puncte

Se consideră selectat pentru ocuparea postului vacant, candidatul care a obținut cel mai mare punctaj, calculat ca medie aritmetică a punctajelor obținute la proba evaluării dosarelor și proba interviu.

D: Bibliografia și E: Tematica: (în cazul probelor opționale)

Poziția postului conform deciziei	Funcție	Bibliografie	Tematică
C.1.	AI(1.1)_Cercetător în microelectronică (CS I)	1. Rao Tummala, "Fundamentals of Microsystems Packaging", McGraw-Hill. 2. John H. Lau, "3D IC Integration and Packaging", McGraw-Hill Education. 3. Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim. 4. Eric Bogatin, "Signal and Power Integrity - Simplified", Pearson Education.	Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim., 2017, cap. 1 – 3. * Dezvoltarea proiectelor de complexitate redusă și de mare complexitate (ierarhizate și concatenate); * Crearea de componente virtuale;
C.2.	AI(1.2)_Cercetător în microelectronică (CS I)	1. Rao Tummala, "Fundamentals of Microsystems Packaging", McGraw-Hill. 2. John H. Lau, "3D IC Integration and Packaging", McGraw-Hill Education. 3. Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim. 4. Eric Bogatin, "Signal and Power Integrity - Simplified", Pearson Education.	Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim., 2017, cap. 1 – 3. * Dezvoltarea proiectelor de complexitate redusă și de mare complexitate (ierarhizate și concatenate); * Crearea de componente virtuale;
C.4.	AI(2.1)_Cercetător în microelectronică (CS II)	1. Rao Tummala, "Fundamentals of Microsystems Packaging", McGraw-Hill.	Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim., 2017, cap. 1 – 3.

		<p>2. John H. Lau, "3D IC Integration and Packaging", McGraw-Hill Education.</p> <p>3. Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim.</p> <p>4. Eric Bogatin, "Signal and Power Integrity - Simplified", Pearson Education.</p>	<p>* Dezvoltarea proiectelor de complexitate redusă și de mare complexitate (ierarhizate și concatenate);</p> <p>* Crearea de componente virtuale;</p>
C.6.	A1(3)_Cercetător în microelectronică (CS III)	<p>1. Rao Tummala, "Fundamentals of Microsystems Packaging", McGraw-Hill.</p> <p>2. John H. Lau, "3D IC Integration and Packaging", McGraw-Hill Education.</p> <p>3. Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim.</p> <p>4. Eric Bogatin, "Signal and Power Integrity - Simplified", Pearson Education.</p>	<p>Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim., 2017, cap. 1 – 3.</p> <p>* Dezvoltarea proiectelor de complexitate redusă și de mare complexitate (ierarhizate și concatenate);</p> <p>* Crearea de componente virtuale;</p>
C.7.	A1(4.1)_Cercetător în microelectronică (CS III)	<p>1. Rao Tummala, "Fundamentals of Microsystems Packaging", McGraw-Hill.</p> <p>2. John H. Lau, "3D IC Integration and Packaging", McGraw-Hill Education.</p> <p>3. Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim.</p> <p>4. Eric Bogatin, "Signal and Power Integrity - Simplified", Pearson Education.</p>	<p>Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim., 2017, cap. 1 – 3.</p> <p>* Dezvoltarea proiectelor de complexitate redusă și de mare complexitate (ierarhizate și concatenate);</p> <p>* Crearea de componente virtuale;</p>
C.9.	A1(5.1)_Cercetător în Știința și Ingineria Materialelor (CS II)	<p>1. Vardia, A., Tarzwell, R., Beaulieu, D.; "Fundamentals on Printed Circuit Board Technologies".</p> <p>2. Lu, D., Wong, C.P.; „Material for Advanced Packaging”.</p> <p>3. Vander Voort, G.F.; „Metallography – Principals and Practice”.</p> <p>4. Șaban, R., Bunea, D., Vasile, T., Brânzei, M., Gheorghe, D., Ioniță, Gh.; "Studiul și ingineria materialelor", Ed.Didactică și Pedagogică, București.</p> <p>5. Martinez, I.; „Thermal Effects of Materials”.</p>	<p>Deconstrucție fizică și analiza materiale;</p> <p>- Extragere de parametri fizici (termici, mecanici, electrici) pentru modelare;</p> <p>-Analiză a defectelor și cauzelor fiabilității reduse (proces tehnologic, cauze de natură termo-eleto-mecanică)</p> <p>- Utilizarea software speciaizat analiza de imagini;</p>
C.11.	A1(6.1)_Inginer în microelectronică (Doctorand)	<p>1. Rao Tummala, "Fundamentals of Microsystems Packaging", McGraw-Hill.</p>	<p>Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice",</p>

		<p>2. John H. Lau, "3D IC Integration and Packaging", McGraw-Hill Education.</p> <p>3. Codreanu N.D. ș.a. "Tehnici CAD de realizare a modulelor electronice", Editura Cavallioti-Editura Pim.</p> <p>4. Eric Bogatin, "Signal and Power Integrity - Simplified", Pearson Education.</p>	<p>Editura Cavallioti-Editura Pim., 2017, cap. 1 – 3.</p> <p>* Dezvoltarea proiectelor de complexitate redusă și de mare complexitate (ierarhizate și concatenate);</p> <p>* Crearea de componente virtuale;</p>
C.30.	A2(1)_Expert în Simularea Materialelor și Metode Experimentale Avansate (CSIII)	<p>1. ASM Handbook, Volume 8: Mechanical Testing and Evaluation (ASM International, 2000)</p> <p>2. Mechanical Properties and Testing of Polymers: An A-Z Reference de G.M. Swallowe</p> <p>3. High Temperature Miniature Specimen Test Methods de Wei Sun et al.</p> <p>4. Mechanical Vibrations de Singiresu S. Rao</p> <p>5. Anderson, T.L. – Fracture Mechanics: Fundamentals and Applications</p>	Utilizare software: Ansys, Abaqus, Altair, Solidworks
C.31.	A2(2)_Expert în Mecanica Materialelor, Comportare la Vibrații și Testare Experimentală a Structurilor (CS I)	<p>1. ASM Handbook, Volume 8: Mechanical Testing and Evaluation (ASM International, 2000)</p> <p>2. Mechanical Properties and Testing of Polymers: An A-Z Reference de G.M. Swallowe</p> <p>3. High Temperature Miniature Specimen Test Methods de Wei Sun et al.</p> <p>4. Mechanical Vibrations de Singiresu S. Rao</p> <p>5. Anderson, T.L. – Fracture Mechanics: Fundamentals and Applications</p>	Utilizare software: Ansys, Abaqus, Altair, Solidworks
C.32.	A2(3)_Expert în Analiză Structurală și Modelare Numerică (CS I)	<p>1. ASM Handbook, Volume 8: Mechanical Testing and Evaluation (ASM International, 2000)</p> <p>2. Mechanical Properties and Testing of Polymers: An A-Z Reference de G.M. Swallowe</p> <p>3. High Temperature Miniature Specimen Test Methods de Wei Sun et al.</p> <p>4. Mechanical Vibrations de Singiresu S. Rao</p> <p>5. Anderson, T.L. – Fracture Mechanics: Fundamentals and Applications</p>	Utilizare software: Ansys, Abaqus, Altair, Solidworks
C.33.	A2(4)_Expert în Analiză Structurală și Mecanica Materialelor (CS I)	<p>1. ASM Handbook, Volume 8: Mechanical Testing and Evaluation (ASM International, 2000)</p> <p>2. Mechanical Properties and Testing of Polymers: An A-Z Reference de G.M. Swallowe</p>	Utilizare software: Ansys, Abaqus, Altair, Solidworks

		<p>3. High Temperature Miniature Specimen Test Methods de Wei Sun et al.</p> <p>4. Mechanical Vibrations de Singiresu S. Rao</p>	
C.34.	A2(5)_Expert în Analiză Numerică și Comportare a Materialelor (CS I)	<p>ASM Handbook, Volume 8: Mechanical Testing and Evaluation (ASM International, 2000)</p> <p>Mechanical Properties and Testing of Polymers: An A–Z Reference de G.M. Swallowe</p> <p>High Temperature Miniature Specimen Test Methods de Wei Sun et al.</p> <p>Mechanical Vibrations de Singiresu S. Rao</p>	Utilizare software: Ansys, Abaqus, Altair, Solidworks
C.35.	A2(6)_Expert în Analiza Comportării Structurilor (CS II)	<p>ASM Handbook, Volume 8: Mechanical Testing and Evaluation (ASM International, 2000)</p> <p>Mechanical Properties and Testing of Polymers: An A–Z Reference de G.M. Swallowe</p> <p>High Temperature Miniature Specimen Test Methods de Wei Sun et al.</p> <p>Mechanical Vibrations de Singiresu S. Rao</p>	Utilizare software: Ansys, Abaqus, Altair, Solidworks
C.36.	A2(7)_Expert în Simularea Proceselor și Integritatea Structurilor (CS II)	<p>ASM Handbook, Volume 8: Mechanical Testing and Evaluation (ASM International, 2000)</p> <p>Mechanical Properties and Testing of Polymers: An A–Z Reference de G.M. Swallowe</p> <p>High Temperature Miniature Specimen Test Methods de Wei Sun et al.</p> <p>Mechanical Vibrations de Singiresu S. Rao</p>	Utilizare software: Ansys, Abaqus, Altair, Solidworks
C.37.	A2(8)_Expert în Simulare Numerică și Analiză Experimentală (CS II)	<p>ASM Handbook, Volume 8: Mechanical Testing and Evaluation (ASM International, 2000)</p> <p>Mechanical Properties and Testing of Polymers: An A–Z Reference de G.M. Swallowe</p> <p>High Temperature Miniature Specimen Test Methods de Wei Sun et al.</p> <p>Mechanical Vibrations de Singiresu S. Rao</p>	Utilizare software: Ansys, Abaqus, Altair, Solidworks



C.49.	A2(18)_ Tehnician (Student)	<p>Exploring Arduino- Tools and Techniques for Engineering Wizardry de Jeremy Blum (Part I și II)</p> <p>Materials Science and Engineering- An Introduction de William D. Callister Jr. David G. Rethwisch (Capitolele 16-19,22)</p> <p>Mechanics of Materials de Ferdinand P. Beer, E. Russell Johnston Jr., John T. DeWolf (capitolele 2,4 și 7)</p> <p>Cunostițe de utilizare a echipamentelor: Zeiss Aramis, Zwick-Roell, Instron</p>	Utilizare software: GOM Correlate, Ansys, Labview, Pycharm
C.51.	A4(1)_Expert în optică aplicată și sisteme optomecatronice (CS III)	<p>[1] Bishop, R.H., The Mechatronics Handbook - 2 Volume Set (1st ed.). CRC Press, Ed. 2002.</p> <p>[2] Born, M.; Wolf, E. Principles of Optics: Electromagnetic Theory of Propagation, Interference and Diffraction of Light; 7th ed.; Cambridge University Press: Cambridge, UK, 2013.</p> <p>[3] Hornberg A. (ed.). Handbook of Machine Vision. Wiley-VCH 2006, Weinheim, Germany. Print ISBN 978-3-527-40584-8;</p>	<p>Arhitectura sistemelor mecatronice: integrarea componentelor mecanice, electronice, de acționare și control.</p> <p>Rolul senzorilor și actuatorilor în funcționarea sistemelor mecatronice.</p> <p>Principii de proiectare și analiză a sistemelor mecatronice complexe.</p> <p>Propagarea luminii și formarea imaginilor în sisteme optice.</p> <p>Limitări fundamentale ale sistemelor optice și implicații în aplicații inginerești.</p> <p>Considerații privind performanța optică în aplicații de măsurare, inspecție și interacțiune om-mașină.</p>
C.52.	A4(2)_Cercetător sisteme mecatronice ultraprecise (CS II)	<p>[1] Bishop, R.H., The Mechatronics Handbook - 2 Volume Set (1st ed.). CRC Press, Ed. 2002.</p> <p>[2] Born, M.; Wolf, E. Principles of Optics: Electromagnetic Theory of Propagation, Interference and Diffraction of Light; 7th ed.; Cambridge University Press: Cambridge, UK, 2013.</p> <p>[3] Hornberg A. (ed.). Handbook of Machine Vision. Wiley-VCH 2006, Weinheim, Germany. Print ISBN 978-3-527-40584-8;</p>	<p>Arhitectura sistemelor mecatronice: integrarea componentelor mecanice, electronice, de acționare și control.</p> <p>Rolul senzorilor și actuatorilor în funcționarea sistemelor mecatronice.</p> <p>Principii de proiectare și analiză a sistemelor mecatronice complexe.</p> <p>Considerații privind performanța optică în aplicații de măsurare,</p>

			inspecție și interacțiune om–mașină.
C.53.	A4(3)_Expert in sisteme mecatronice ultraprecise (CS III)	<p>[1] Bishop, R.H., The Mechatronics Handbook - 2 Volume Set (1st ed.). CRC Press, Ed. 2002.</p> <p>[2] Born, M.; Wolf, E. Principles of Optics: Electromagnetic Theory of Propagation, Interference and Diffraction of Light; 7th ed.; Cambridge University Press: Cambridge, UK, 2013.</p> <p>[3] Hornberg A. (ed.). Handbook of Machine Vision. Wiley-VCH 2006, Weinheim, Germany. Print ISBN 978-3-527-40584-8;</p>	<p>Arhitectura sistemelor mecatronice: integrarea componentelor mecanice, electronice, de acționare și control.</p> <p>Rolul senzorilor și actuatorilor în funcționarea sistemelor mecatronice.</p> <p>Principii de proiectare și analiză a sistemelor mecatronice complexe.</p> <p>Limitări fundamentale ale sistemelor optice și implicații în aplicații inginerești.</p> <p>Considerații privind performanța optică în aplicații de măsurare, inspecție și interacțiune om–mașină.</p>
C.54.	A4(4.1)_Inginer in mecanica fina (Doctorand)	<p>[1] Bishop, R.H., The Mechatronics Handbook - 2 Volume Set (1st ed.). CRC Press, Ed. 2002.</p> <p>[2] Cartal, L. A.; Apostolescu, T. C. Proiectare asistată de calculator. București: Editura Universitară, Seria Științe exacte, 2024, 152 p. ISBN 978-606-28-1870-8.</p> <p>[3] F. Ionescu, "Elemente de programare orientată pe obiecte", Ed. Printech, Bucuresti, 2000;</p>	<p>Principii de bază ale sistemelor mecatronice și arhitectura integrată mecanică–electronică–control.</p> <p>Rolul senzorilor și actuatorilor în sistemele mecatronice.</p> <p>Dezvoltarea de modele CAD pentru asamblare, poziționare și verificări de bază.</p> <p>Conceptele fundamentale și aplicații ale programării orientate pe obiecte (POO).</p>
C.57.	A4(5.1)_Inginer mecatronist (Masterand)	<p>[1] Bishop, R.H., The Mechatronics Handbook - 2 Volume Set (1st ed.). CRC Press, Ed. 2002.</p> <p>[2] Cartal, L. A.; Apostolescu, T. C. Proiectare asistată de calculator. București: Editura Universitară, Seria Științe exacte, 2024, 152 p. ISBN 978-606-28-1870-8.</p> <p>[3] F. Ionescu, "Elemente de programare orientată pe obiecte", Ed. Printech, Bucuresti, 2000;</p>	<p>Principii de bază ale sistemelor mecatronice și arhitectura integrată mecanică–electronică–control.</p> <p>Rolul senzorilor și actuatorilor în sistemele mecatronice.</p> <p>Dezvoltarea de modele CAD pentru asamblare, poziționare și verificări de bază.</p>



			Conceptele fundamentale și aplicații ale programării orientate pe obiecte (POO).
C.58.	A4(5.2)_Inginer mecatronist (Masterand)	<p>[1] Bishop, R.H., The Mechatronics Handbook - 2 Volume Set (1st ed.). CRC Press, Ed. 2002.</p> <p>[2] Cartal, L. A.; Apostolescu, T. C. Proiectare asistată de calculator. București: Editura Universitară, Seria Științe exacte, 2024, 152 p. ISBN 978-606-28-1870-8.</p> <p>[3] F. Ionescu, "Elemente de programare orientată pe obiecte", Ed. Printech, Bucuresti, 2000;</p>	<p>Principii de bază ale sistemelor mecatronice și arhitectura integrată mecanică–electronică–control.</p> <p>Rolul senzorilor și actuatorilor în sistemele mecatronice.</p> <p>Dezvoltarea de modele CAD pentru asamblare, poziționare și verificări de bază.</p> <p>Conceptele fundamentale și aplicații ale programării orientate pe obiecte (POO).</p>
C.63.	A4(7.3)_Tehnician mecatronist (Student)	<p>[1] Cartal, L. A.; Apostolescu, T. C. Proiectare asistată de calculator. București: Editura Universitară, Seria Științe exacte, 2024, 152 p. ISBN 978-606-28-1870-8.</p> <p>[2] Bishop, R.H., The Mechatronics Handbook - 2 Volume Set (1st ed.). CRC Press, Ed. 2002.</p> <p>[3] F. Ionescu, "Elemente de programare orientată pe obiecte", Ed. Printech, Bucuresti, 2000;</p> <p>[4] Dumitrache, I. (2010). Ingineria reglării automate București: Editura Politehnica Press</p>	<p>Interpretarea desenelor tehnice și a modelelor 2D/3D realizate în aplicații CAD.</p> <p>Utilizarea modelelor CAD pentru asamblare, poziționare și verificări de bază.</p> <p>Conceptele fundamentale ale programării orientate pe obiecte (POO).</p> <p>Noțiuni generale privind structura și funcționarea sistemelor mecatronice.</p> <p>Rolul componentelor mecanice, electrice și electronice în ansambluri tehnice.</p> <p>Senzori și actuatori utilizați în sisteme mecatronice.</p>
C.65.	A5(1.1) Cercetător în microelectronică (CSIII)	<p>- Gheorghe M. Ștefan: Loops & Complexity in Digital Systems. Lecture Notes on Digital Design in the Giga-Gate per Chip Era.</p> <p>-John Hennessy, David Patterson: Computer Architecture: A Quantitative Approach</p>	<p>- Cunoștințe de arhitecturi de calcul.</p> <p>- Cunoștințe de proiectare a circuitelor digitale.</p> <p>- Cunoștințe de utilizare a unui limbaj de descriere hardware (Verilog/SystemVerilog).</p>

		<p>-Stuart Sutherland, Simon Davidmann, Peter Flake: SystemVerilog for Design Second Edition.</p> <p>-Orice carte/tutorial de C/C++.</p>	<p>- Cunoștințe de utilizare a limbajelor de programare C/C++.</p>
C.66.	A5(1.2)_ Cercetător în microelectronică (CSIII)	<p>- Gheorghe M. Ștefan: Loops & Complexity in Digital Systems. Lecture Notes on Digital Design in the Giga-Gate per Chip Era.</p> <p>-John Hennessy, David Patterson: Computer Architecture: A Quantitative Approach</p> <p>-Stuart Sutherland, Simon Davidmann, Peter Flake: SystemVerilog for Design Second Edition.</p> <p>-Orice carte/tutorial de C/C++.</p>	<p>- Cunoștințe de arhitecturi de calcul.</p> <p>- Cunoștințe de proiectare a circuitelor digitale.</p> <p>- Cunoștințe de utilizare a unui limbaj de descriere hardware (Verilog/SystemVerilog).</p> <p>- Cunoștințe de utilizare a limbajelor de programare C/C++.</p>
C.67.	A5(1.3)_ Cercetător în microelectronică (CSIII)	<p>- Gheorghe M. Ștefan: Loops & Complexity in Digital Systems. Lecture Notes on Digital Design in the Giga-Gate per Chip Era.</p> <p>-John Hennessy, David Patterson: Computer Architecture: A Quantitative Approach</p> <p>-Stuart Sutherland, Simon Davidmann, Peter Flake: SystemVerilog for Design Second Edition.</p> <p>-Orice carte/tutorial de C/C++.</p>	<p>- Cunoștințe de arhitecturi de calcul.</p> <p>- Cunoștințe de proiectare a circuitelor digitale.</p> <p>- Cunoștințe de utilizare a unui limbaj de descriere hardware (Verilog/SystemVerilog).</p> <p>- Cunoștințe de utilizare a limbajelor de programare C/C++.</p>
C.68.	A5(2)_ Cercetător în microelectronică (CSI)	<p>-John Hennessy, David Patterson: Computer Architecture: A Quantitative Approach</p> <p>-Stuart Sutherland, Simon Davidmann, Peter Flake: SystemVerilog for Design Second Edition.</p>	<p>- Cunoștințe de arhitecturi de calcul.</p> <p>- Cunoștințe de proiectare a circuitelor digitale.</p> <p>- Cunoștințe de utilizare a unui limbaj de descriere hardware (Verilog/SystemVerilog).</p>
C.69.	A5(3)_ Cercetător în microelectronică (CSII)	<p>-John Hennessy, David Patterson: Computer Architecture: A Quantitative Approach</p> <p>-Orice carte/tutorial de C/C++.</p> <p>-Michael Kerrisk: The Linux Programming Interface.</p>	<p>- Cunoștințe de arhitecturi de calcul.</p> <p>- Cunoștințe de utilizare a limbajelor de programare C/C++.</p> <p>- Cunoștințe de Linux.</p>
C.70.	A5(4.1)_ Inginer în microelectronică	<p>-John Hennessy, David Patterson: Computer Architecture: A Quantitative Approach</p> <p>-Orice carte/tutorial de C/C++.</p>	<p>- Cunoștințe de arhitecturi de calcul.</p>

		-Michael Kerrisk: The Linux Programming Interface.	- Cunoștințe de utilizare a limbajelor de programare C/C++. - Cunoștințe de Linux.
C.71.	A5(4.2)_Inginer în microelectronică	-John Hennessy, David Patterson: Computer Architecture: A Quantitative Approach -Stuart Sutherland, Simon Davidmann, Peter Flake: SystemVerilog for Design Second Edition - Chris Spear, Greg Tumbush: SystemVerilog for Verification: A Guide to Learning the Testbench Language Features -Orice carte/tutorial de C/C++. -Michael Kerrisk: The Linux Programming Interface.	- Cunoștințe de arhitecturi de calcul. - Cunoștințe de utilizare a limbajelor de programare C/C++. - Cunoștințe de utilizare SystemVerilog. - Cunoștințe de Linux.
C.78.	A6(1)_ Cercetător în microelectronică (CS II)	[1] Baker, R. J. (2019). CMOS: Circuit Design, Layout, and Simulation (4th ed.). Wiley-IEEE Press. [2] Weste, N. H. E., & Harris, D. M. (2010). CMOS VLSI Design: A Circuits and Systems Perspective (4th ed.). Pearson/Addison-Wesley.	1. Amplificatoare Operaționale 2. Sub sisteme de Memorii - SRAM, DRAM
C.103.	A6(10.1)_ Tehnician electronică (Student)	[1] Harris, D., & Harris, S. (2022). Digital Design and Computer Architecture: RISC-V Edition. Morgan Kaufmann. [2] Weste, N. H. E., & Harris, D. M. (2010). CMOS VLSI Design: A Circuits and Systems Perspective (4th ed.). Pearson/Addison-Wesley.	1. Proiectarea Logicii Secvențiale 2. Sub sisteme de Memorii - SRAM, DRAM
C.104.	A6(10.2)_ Tehnician electronică (Student)	[1] Harris, D., & Harris, S. (2022). Digital Design and Computer Architecture: RISC-V Edition. Morgan Kaufmann. [2] Weste, N. H. E., & Harris, D. M. (2010). CMOS VLSI Design: A Circuits and Systems Perspective (4th ed.). Pearson/Addison-Wesley.	1. Proiectarea Logicii Secvențiale 2. Sub sisteme de Memorii - SRAM, DRAM
C.105.	A6(10.3)_ Tehnician electronică (Student)	[1] Harris, D., & Harris, S. (2022). Digital Design and Computer Architecture: RISC-V Edition. Morgan Kaufmann. [2] Weste, N. H. E., & Harris, D. M. (2010). CMOS VLSI Design: A	1. Proiectarea Logicii Secvențiale 2. Sub sisteme de Memorii - SRAM, DRAM

		Circuits and Systems Perspective (4th ed.). Pearson/Addison-Wesley.	
C.106.	A6(10.4)_ Tehnician electronică (Student)	[1] Harris, D., & Harris, S. (2022). Digital Design and Computer Architecture: RISC-V Edition. Morgan Kaufmann. [2] Weste, N. H. E., & Harris, D. M. (2010). CMOS VLSI Design: A Circuits and Systems Perspective (4th ed.). Pearson/Addison-Wesley.	1. Proiectarea Logicii Secvențiale 2. Sub sisteme de Memorii - SRAM, DRAM
C.107.	A6(10.5)_ Tehnician electronică (Student)	[1] Harris, D., & Harris, S. (2022). Digital Design and Computer Architecture: RISC-V Edition. Morgan Kaufmann. [2] Weste, N. H. E., & Harris, D. M. (2010). CMOS VLSI Design: A Circuits and Systems Perspective (4th ed.). Pearson/Addison-Wesley.	1. Proiectarea Logicii Secvențiale 2. Sub sisteme de Memorii - SRAM, DRAM
C.108.	A6(10.6)_ Tehnician electronică (Student)	[1] Harris, D., & Harris, S. (2022). Digital Design and Computer Architecture: RISC-V Edition. Morgan Kaufmann. [2] Weste, N. H. E., & Harris, D. M. (2010). CMOS VLSI Design: A Circuits and Systems Perspective (4th ed.). Pearson/Addison-Wesley.	1. Proiectarea Logicii Secvențiale 2. Sub sisteme de Memorii - SRAM, DRAM
C.109.	A6(10.7)_ Tehnician electronică (Student)	[1] Harris, D., & Harris, S. (2022). Digital Design and Computer Architecture: RISC-V Edition. Morgan Kaufmann. [2] Weste, N. H. E., & Harris, D. M. (2010). CMOS VLSI Design: A Circuits and Systems Perspective (4th ed.). Pearson/Addison-Wesley.	1. Proiectarea Logicii Secvențiale 2. Sub sisteme de Memorii - SRAM, DRAM
C.110.	A6(10.8)_ Tehnician electronică (Student)	[1] Harris, D., & Harris, S. (2022). Digital Design and Computer Architecture: RISC-V Edition. Morgan Kaufmann. [2] Weste, N. H. E., & Harris, D. M. (2010). CMOS VLSI Design: A Circuits and Systems Perspective (4th ed.). Pearson/Addison-Wesley.	1. Proiectarea Logicii Secvențiale 2. Sub sisteme de Memorii - SRAM, DRAM
C.111.	A6(10.9)_ Tehnician electronică (Student)	[1] Harris, D., & Harris, S. (2022). Digital Design and Computer Architecture: RISC-V Edition. Morgan Kaufmann. [2] Weste, N. H. E., & Harris, D. M. (2010). CMOS VLSI Design: A	1. Proiectarea Logicii Secvențiale 2. Sub sisteme de Memorii - SRAM, DRAM

		Circuits and Systems Perspective (4th ed.). Pearson/Addison-Wesley.	
C.112.	A6(10.10)_ Tehnician electronică (Student)	<p>[1] Harris, D., & Harris, S. (2022). Digital Design and Computer Architecture: RISC-V Edition. Morgan Kaufmann.</p> <p>[2] Weste, N. H. E., & Harris, D. M. (2010). CMOS VLSI Design: A Circuits and Systems Perspective (4th ed.). Pearson/Addison-Wesley.</p>	<p>1. Proiectarea Logicii Secvențiale</p> <p>2. Sub sisteme de Memorii - SRAM, DRAM</p>
C.114.	A7(1)_ Cercetător în electrotehnică (CS III)	<p>[1] Daniel Ioan. Modeling multiphysics systems and their complexity reduction. Ph.D Courses - Wupertal Universitat, 2017.</p> <p>[2] - D. Ioan and G Ciuprina. Reduced Order Models of On-Chip Passive Components and Interconnects, Workbench and Test Structures, chapter III.8, pages 447–467. Springer Berlin Heidelberg, 2008</p> <p>[3] C. Geuzaine and J.F. Remacle. Gmsh: a three-dimensional finite element mesh generator with built-in pre- and post-processing facilities. International Journal for Numerical Methods in Engineering, 79(11):1309–1331, 2019.</p> <p>[4] J.Y. Qian, G.P. Li, and F. De Flaviis. A parametric model of mems capacitive switch operating at microwave frequencies. In IEEE MTT-S International Microwave Symposium digest, 2000</p> <p>[5] F. Hecht. FreeFEM Documentation. Release 4.0, April 2019.</p>	<p>- formulările matematică și numerică ale problemelor multifizice</p> <p>- metode de reducere a ordinului de complexitate al problemelor multifizice</p> <p>- experiență de lucru cu pachete software CAD în domeniul multiphysics - Comsol, FreeFemm++, OneLab</p>
C.115.	A7(2)_ Expert în teoria circuitelor electrice (CSI)	<p>[1] - L. O. Chua, C. A. Desoer, E. S. Kuh, "Linear and nonlinear circuits" Mc.Graw-Hill, 1987.</p> <p>[2] - M. Fossesprez, Nonlinear circuits: qualitative analysis of nonlinear nonreciprocal circuits, John Wiley, 1992.</p> <p>[3] - L. O. Chua, D. N. Green, A qualitative analysis of the behavior of nonlinear networks: steady state solutions of nonautonomous circuits,</p>	<p>- metode simbolice de analiză a circuitelor electrice neliniare</p> <p>- metode de analiză a circuitelor analogice folosind modele în domeniul frecvenței</p> <p>- cunoștințe referitoare la principiile de lucru ale pachetelor software CAD în domeniul circuitelor</p>

		<p>IEEE Trans. On CAS, vol. 23 (1976), pp. 530-550.</p> <p>[4] - Gheorghe A.G., Maricaru M., Neacșu M.G. "Frequency domain model of an electric vehicle charger for fast simulation" (2025) E3S Web of Conferences, 638, art. no. 03005.</p>	<p>electrice - CADENCE, EAD</p>
C.116.	A7(3)_ Expert în simularea circuitelor electrice (CS II)	<p>[1] - L. O. Chua, C. A. Desoer, E. S. Kuh, "Linear and nonlinear circuits" Mc.Graw-Hill, 1987.</p> <p>[2] - M. Fossesprez, Nonlinear circuits: qualitative analysis of nonlinear nonreciprocal circuits, John Wiley, 1992.</p> <p>[3] - L. O. Chua, D. N. Green, A qualitative analysis of the behavior of nonlinear networks: steady state solutions of nonautonomous circuits, IEEE Trans. On CAS, vol. 23 (1976), pp. 530-550.</p> <p>[4] - Gheorghe A.G., Maricaru M., Neacșu M.G. "Frequency domain model of an electric vehicle charger for fast simulation" (2025) E3S Web of Conferences, 638, art. no. 03005.</p> <p>[5] F. Constantinescu, A. Ionescu, C. V. Marin, M. Nițescu, Analiza Circuitelor Electrice cu PSPICE – Lucrari de Laborator, Editura Printech, București, 2003.</p>	<p>- aplicații ale metodelor simbolice ale polilor și zerourilor în domeniul circuitelor electrice</p> <p>- modele în domeniul frecvenței pentru analiza dispozitive-lor neliniare</p> <p>- experiență de lucru cu pachete software CAD în domeniul circuitelor electrice - CADENCE, EAD</p> <p>- cunoștințe solide de operare cu un simulator de circuite electrice bazat pe o platformă SPICE</p>
C.117.	A7(4)_ Cercetător în electrotehnică (CS III)	<p>[1] Daniel Ioan. Modeling multiphysics systems and their complexity reduction. Ph.D Courses - Wupertal Universitat, 2017.</p> <p>[2] - D. Ioan and G Ciuprina. Reduced Order Models of On-Chip Passive Components and Interconnects, Workbench and Test Structures, chapter III.8, pages 447–467. Springer Berlin Heidelberg, 2008</p> <p>[3] C. Geuzaine and J.F. Remacle. Gmsh: a three-dimensional finite element mesh generator with built-in pre- and post-processing facilities. International Journal for Numerical Methods in Engineering, 79(11):1309–1331, 2019.</p>	<p>- formulările matematică și numerică ale problemelor multifizice</p> <p>- metode de reducere a ordinului de complexitate al problemelor multifizice</p> <p>- experiență de lucru cu pachete software CAD în domeniul multiphysics - Comsol, FreeFemm++, OneLab</p>

		<p>[4] J.Y. Qian, G.P. Li, and F. De Flaviis. A parametric model of mems capacitive switch operating at microwave frequencies. In IEEE MTT-S International Microwave Symposium digest, 2000</p> <p>[5] F. Hecht. FreeFEM Documentation. Release 4.0, April 2019.</p>	
C.118.	A7(5)_ Inginer proiectant circuite analogice	<p>[1] Alan Hastings, The Art of Analog Layout, Prentice Hall, 2001</p> <p>[2] Christopher Saint, Judy Saint IC Mask Design – Essential Layout Techniques</p>	<p>Tehnologii de fabricație a circuitelor integrate analogice și digitale – procese de fabricație integrată pentru tranzistor bipolar, porți CMOS, elemente analogice BiCMOS, rezistoare, condensatoare.</p> <p>Tehnici de proiectare a layout-urilor analogice.</p> <p>Tehnici de lucru cu un pachet software din categoria EDA - Cadence Virtuoso, Siemens Mentor, Synopsys.</p>
C.120.	A7(7)_ Tehnician	<p>[1] A. Carabulea, I.D. Gheorghiu, I. Mocanu, Reingineria Industrială a Riscului Energetic în Concepția Cercetării Operaționale</p> <p>[2] N.C. Ciocoiu, Managementul riscului în afaceri și proiecte, Ed. ASE, 2006</p> <p>[3] M. Gheorghe, Inventarul de valori I.V.L.-25 – utilitate, funcționare și statistici preliminare, Revista de Psihologie Organizațională vol. 1, nr. 1</p>	<p>Tehnici de gestionare a logisticii pentru activitățile de cercetare științifică.</p> <p>Tehnici de gestionare a bugetelor și prioritizare a cheltuielilor pentru activități de cercetare științifică.</p>

Documentele necesare înscrierii și alte informații suplimentare se găsesc pe site-ul universității www.upb.ro sau la telefon 021.402.9233/9234.

Datele de desfășurare a probelor de concurs:

08.04.2026 - 17.04.2026	-depunerea dosarelor de înscriere la concurs
20.04.2026- 21.04.2026	-verificarea administrativă, selecție și evaluare dosare
22.04.2026	-afișarea rezultatelor parțiale (<i>proba evaluare dosare</i>)

23.04.2026	-depunerea contestațiilor (<i>proba evaluare dosare</i>)
24.04.2026	-afișarea soluționării contestațiilor (<i>proba evaluare dosare</i>)
	-programarea interviului (<i>în cazul în care se înscriu mai mulți candidați pe același post</i>)
	- comunicarea rezultatelor finale (<i>în cazul în care nu se organizează proba interviu</i>)
27.04.2026	-proba interviu
28.04.2026	-afișarea rezultatelor (<i>proba interviu</i>)
29.04.2026	-depunerea contestațiilor (<i>proba interviu</i>)
30.04.2026	-soluționarea contestațiilor (<i>proba interviu</i>)
	- comunicarea rezultatelor finale

NOTĂ: Originalul documentului semnat se regăsește la sediul POLITEHNICA București, Direcția Informatizare și Resurse Umane, Serviciul Evidența Resurselor Umane, clădirea Rectorat, cam. 114.

