



**CENTRUL UNIVERSITAR PITEȘTI**  
Târgu din Vale, 1, 110040-Pitești, Romania  
Tel./Fax: +40 348 453102; <http://www.upit.ro>

**Nr. 377/FECC/1/05.11.2024**

## A N U N Ț

### Privind organizarea examenului de promovare a personalului

Universitatea Națională de Știință și Tehnologie POLITEHNICA București, în conformitate cu prevederile Legii nr. 153/2017 – privind salarizarea personalului plătit din fonduri publice, cu modificările și completările ulterioare, ale Hotărârii nr. 1.336/28.10.2022 pentru aprobarea Regulamentului-cadru privind organizarea și dezvoltarea carierei personalului contractual din sectorul bugetar plătit din fonduri publice și prevederile O.M.E.N. nr. 5138/2014, anunță organizarea examenului de promovare pentru candidatul al cărui dosar de examen a fost înregistrat cu marca numărul 34290, în cadrul Centrului Universitar Pitești, Facultatea de Electronică, Comunicații și Calculatoare, Departamentul Electronică, Calculatoare și Inginerie Electrică, din funcția de *laborant grad II (S)* în funcția de *laborant grad I (S)*.

- 1. Data și ora desfășurării examenului:** 19.11.2024, ora 10<sup>00</sup>
- 2. Locul desfășurării examenului:** Sala nr. 213 Corp T, etaj 2 – la sediul Centrului Universitar Pitești, str. Târgu din Vale, nr. 1.
- 3. Examenul va consta în:** probă scrisă – sinteză - prezență fizică
- 4. Bibliografia:**

Bibliografia: poate cuprinde acte normative, lucrări, articole de specialitate sau surse de informare și documentare expres indicate, cu relevanță, pentru care se organizează concursul:

- Kraig Mitzner, Bob Doe, Alexander Akulin, Anton Suponin, Dirk Müller - Complete PCB Design Using OrCAD Capture and Layout Complete PCB Design Using OrCAD Capture and PCB Editor 2nd Edition Ed Newnes, Elsevier iun\_2019, ISBN: 9780128176849, eBook ISBN: 9780128176856; Bostan Ionel, Circuite logice Secvențialele: teorie și aplicații, Matrix Rom, 2022;.

- Mazăre Alin-Gheorghită, Ionescu Laurențiu-Mihai ,Tehnici CAD utilizând CADENCE, lucrări practice, Editura Universității din Pitești, 2015, ISBN: 978-606-560-444-5;
- Ionel Bostan, Metode clasice si moderne in studiul circuitelor digitale, lucrări practice, Matrix Rom, București 2006;
- Liță, B. Cioc, D. Vișan, Componente si circuite pasive. Întrebări si răspunsuri, Editura Matrix Rom, 2016;

## 5. Tematica pentru examen:

- Circuite logice Combinaționale;
- Circuite logice Secvențiale;
- Proiectarea cablajelor electronice utilizând mediul de proiectare OrCAD;
- Construcția aparaturii electronice;

## 6. Calendar de desfășurare a examenului de promovare:

- 19.11.2024, ora 10<sup>00</sup> – susținere probă scrisă – sinteză - prezență fizică;
- 20.11.2024, ora 16<sup>00</sup> – afișare rezultate;
- 21.11.2024, ora 16<sup>00</sup> – depunere contestații;
- 22.11.2024, ora 16<sup>00</sup> – soluționare contestații și afișare rezultate finale.

Rezultatele examenului de promovare se afișează la sediul Centrului Universitar Pitești, precum și pe pagina de internet a acestuia, respectiv a Universității Naționale de Știință și Tehnologie POLITEHNICA București în termen de maxim 2 zile lucrătoare de la data susținerii acestuia, folosind codul numeric de identificare atribuit candidatului, conform H.G. 1.336 din 28 octombrie 2022.

NOTĂ: Originalul documentului semnat se regăsește la sediul Centrului Universitar Pitești, Serviciul Resurse Umane Salarizare, Rectorat, în conformitate cu prevederile Hotărârii nr. 1.336 din 28 octombrie 2022 pentru aprobarea Regulamentului-cadru privind organizarea și dezvoltarea carierei personalului contractual din sectorul bugetar plătit din fonduri publice.